

In Arbeit [OC] [Ice Lake] - Lenovo IdeaPad 5 15IIL - Bericht

Beitrag von „pebbly“ vom 30. November 2020, 23:17

Dank [cobanramo](#) bin ich dem Ziel schon ein erheblichen Schritt weiter. Mein nächstes Problem:

Das Trackpad funktioniert nicht richtig. Ich habe VoodooI2C und VoodooI2CHID eingebunden, was dazu führt, dass

- das Trackpad sehr laggy reagiert. Bei einer normalen Bewegung des Fingers über das Trackpad springt der Cursor, statt der Bewegung zu folgen
- die CPU Frequenz geht auf Maximum
- kein Ruhezustand möglich ist

Zum Trackpad:

- Modell: Microsoft Precision Trackpad - Scheint kein ELAN zu sein, mit dem Kext funktioniert es gar nicht
- ACPI Pfad: SB.PCI0.I2C1. TPD0
- IOInterruptSpecifiers hat den Hex-Wert 30

Nach dem das einbinden des XOSI Patches und dem einfügen der Kexte in der richtigen Reihenfolge geholfen hat, habe ich mir den [VoodooI2C Guide](#) genauer angeschaut. So wie es aussieht, funktioniert das GPIO Pinning nicht richtig, da IOInterruptSpecifiers anscheinend mit 30 > 2F ist. Blöder weise ist **der Guide für mich danach unverständlich, was ich da wie in der DSDT patchen muss. Wie mache ich da beim Guide weiter? Ist das Trackpad nun well-pinned, root-pinned, oder CRS pinned?**

Der XOSI Patch ist der Default des Dortania Guides, da mir der Code aus meiner DSDT gleich aussieht.

Code: Auszug aus der ungepatchten DSDT

```
1. Scope (_SB.PCI0.I2C1)
2. {
3. Name (I2CN, Zero)
4. Name (I2CX, Zero)
5. Device (TPD0)
6. {
7. Name (HID2, Zero)
8. Name (SBFB, ResourceTemplate ())
9. {
10. I2cSerialBusV2 (0x002C, ControllerInitiated, 0x00061A80,
11. AddressingMode7Bit, "\\_SB.PCI0.I2C1",
12. 0x00, ResourceConsumer, _Y41, Exclusive,
13. )
14. })
15. Name (SBFI, ResourceTemplate ())
16. {
17. Interrupt (ResourceConsumer, Level, ActiveLow, ExclusiveAndWake, ,, _Y42)
18. {
19. 0x00000000,
20. }
21. })
22. Name (SBFG, ResourceTemplate ())
23. {
24. GpioInt (Level, ActiveLow, ExclusiveAndWake, PullDefault, 0x0000,
25. "\\_SB.PCI0.GPI0", 0x00, ResourceConsumer, ,
26. )
27. { // Pin list
28. 0x0000
29. }
30. })
31. CreateWordField (SBFB, \_SB.PCI0.I2C1.TPD0._Y41._ADR, BADR) // _ADR: Address
32. CreateDWordField (SBFB, \_SB.PCI0.I2C1.TPD0._Y41._SPE, SPED) // _SPE: Speed
33. CreateWordField (SBFG, 0x17, INT1)
34. CreateDWordField (SBFI, \_SB.PCI0.I2C1.TPD0._Y42._INT, INT2) // _INT: Interrupts
35. Method (_INI, 0, NotSerialized) // _INI: Initialize
36. {
37. If ((OSYS < 0x07DC))
38. {
39. SRXO (0x06010010, One)
40. }
41.
```

```

42. INT1 = GNUM (0x06010010)
43. INT2 = INUM (0x06010010)
44. If ((TPTY == One))
45. {
46.  _HID = "MSFT0001"
47.  BADR = 0x15
48.  HID2 = One
49.  Return (Zero)
50. }
51.
52. If ((TPTY == 0x02))
53. {
54.  _HID = "MSFT0001"
55.  _SUB = "SYNA0001"
56.  BADR = 0x2C
57.  HID2 = 0x20
58.  Return (Zero)
59. }
60. }
61.
62. Name (_HID, "XXXX0000") // _HID: Hardware ID
63. Name (_CID, "PNP0C50" /* HID Protocol Device (I2C bus) */) // _CID: Compatible ID
64. Name (_SUB, "XXXX0000") // _SUB: Subsystem ID
65. Name (_S0W, 0x03) // _S0W: S0 Device Wake State
66. Method (_DSM, 4, Serialized) // _DSM: Device-Specific Method
67. {
68.  If ((Arg0 == HIDG))
69.  {
70.   Return (HIDD (Arg0, Arg1, Arg2, Arg3, HID2))
71.  }
72.
73.  If ((Arg0 == TP7G))
74.  {
75.   Return (TP7D (Arg0, Arg1, Arg2, Arg3, SBFB, SBFG))
76.  }
77.
78.  Return (Buffer (One))
79.  {
80.   0x00 // .
81.  })
82. }
83.
84. Method (_STA, 0, NotSerialized) // _STA: Status
85. {

```

```

86. If ((TPTY == Zero))
87. {
88. Return (Zero)
89. }
90. Else
91. {
92. Return (0x0F)
93. }
94. }
95.
96. Method (_CRS, 0, NotSerialized) // _CRS: Current Resource Settings
97. {
98. If ((OSYS < 0x07DC))
99. {
100. Return (SBFI) /* \_SB_.PCI0.I2C1.TPD0.SBFI */
101. }
102.
103. Return (ConcatenateResTemplate (SBFB, SBFI))
104. }
105.
106. Method (TPRD, 0, Serialized)
107. {
108. Return (^^^LPCB.EC0.ECTP) /* \_SB_.PCI0.LPCB.EC0_.ECTP */
109. }
110.
111. Method (TPWR, 1, Serialized)
112. {
113. ^^^LPCB.EC0.ECTP = Arg0
114. }
115. }
116. }

```

Alles anzeigen

Code: Systemlog

1. MBP ~ % log show --predicate 'process == "kernel"' --last 30m | grep Voodoo
2. 2020-11-29 12:59:28.669452+0100 0xb9 Default 0x0 0 0 kernel: (VoodooGPIO) VoodooGPIOIceLakeLP::Loading GPIO Data for IceLake-LP
3. 2020-11-29 12:59:28.669590+0100 0xb9 Default 0x0 0 0 kernel: (VoodooGPIO) VoodooGPIOIceLakeLP::VoodooGPIO Init!
4. 2020-11-29 12:59:28.677227+0100 0xb9 Default 0x0 0 0 kernel: (VoodooGPIO) VoodooGPIOIceLakeLP::VoodooGPIO Initializing Community 0

5. 2020-11-29 12:59:42.697291+0100 0x101 Default 0x0 0 0 kernel: (VoodooI2C) VoodooI2CControllerDriver::pci8086,34e9 Timeout waiting for bus to accept transfer request
6. 2020-11-29 13:00:14.928610+0100 0x7ff Default 0x0 0 0 kernel: (VoodooI2CHID) VoodooI2CPrecisionTouchpadHIDEventDriver::setProperties USBMouseStopsTrackpad = 0

Code: HPET Patches aus SSDTTime für OC Config

1. _CRS to XCRS Disabled 255F4352 53 to 25584352 53
2. IPIC IRQ Disabled 22040079 00 to 22000079 00
3. MATH IRQ Disabled 22002079 00 to 22000079 00
4. RTC IRQ Disabled 22000179 00 to 22000079 00
5. TIMR IRQ Disabled 22010079 00 to 22000079 00
6. PS2K IRQ Disabled 22020038 7900 to 22000038 7900

Die HPET Patches habe ich von SSDTTime generieren lassen. Doch ich merke keinen Unterschied, wenn sie zusammen mit der SSDT aktiv sind, oder nicht. Auch finde ich keine weiteren Informationen dazu, was sie bewirken sollen.

Anbei der Auszug aus dem IORegexplorer, sowie die DSDT + Patche und meine aktuelle EFI.