

# Lenovo Thinkcentre M720 Big Sur

**Beitrag von „5T33Z0“ vom 2. Januar 2021, 22:55**

Damit dein SSDT-HPET Patch richtig funktioniert, fehlen noch Einträge unter ACPI > Patches für die IRQs. Da ist bisher nur der CRS to XCRS Rename drin. Wenn man aber die SSDT HPET Datei aber mit SSDT-Time erzeugt, ist da auch noch ne OC\_patches.plist dabei, mit Einträgen, die man in seine Config übernehmen muss.

Ich bin nicht sicher, ob du SSDT-PMC.aml wirklich benötigst. Am besten mal DSDT dumpen mit DSDT-Time unter Windows und darin nach "PMCR" oder "APP9876" suchen. Falls der Eintrag vorhanden ist, brauchst Du diese SSDT nicht.