

Erledigt

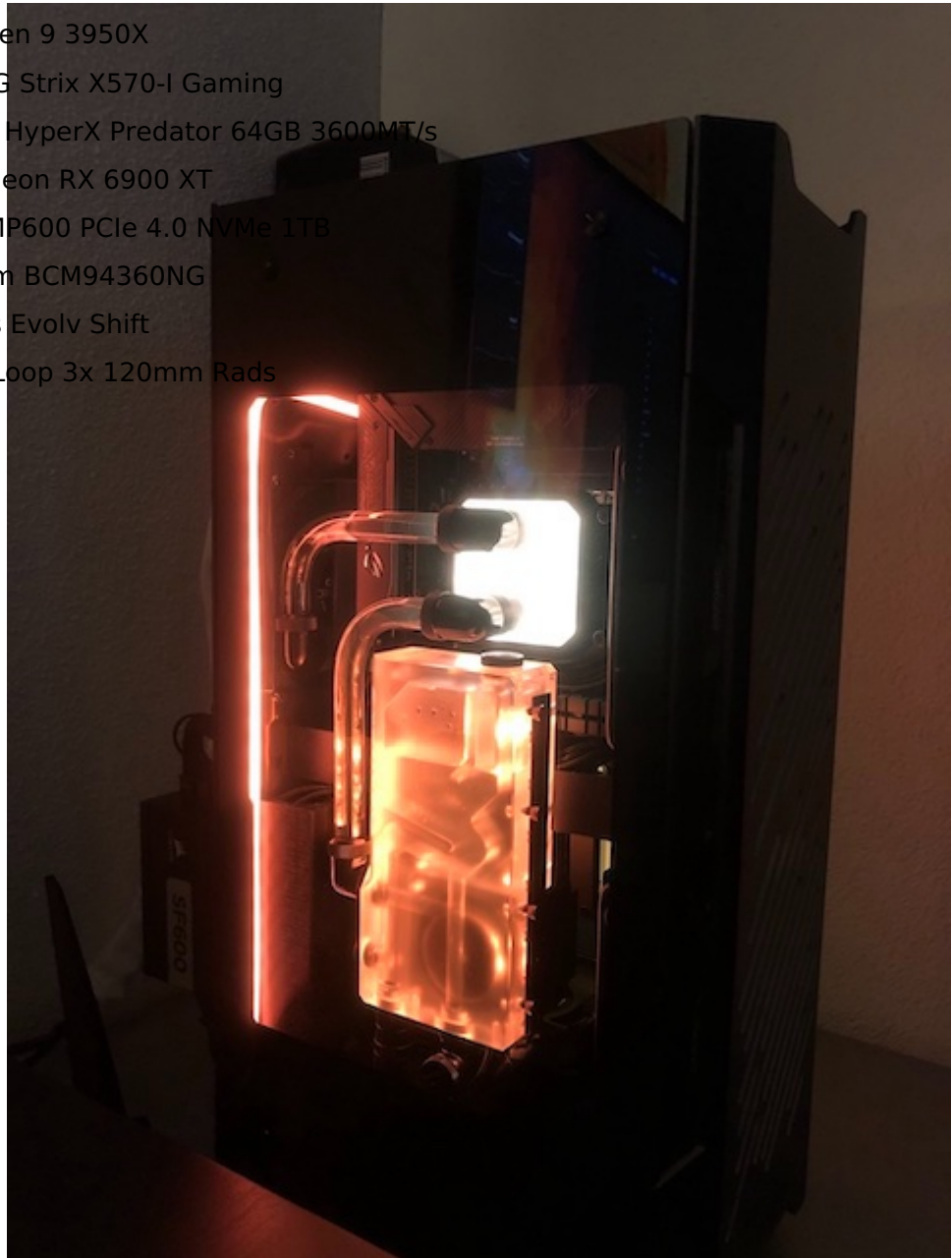
Ryzen 9 3950X, Asus ROG Strix X570-I, AMD Radeon RX 6900 XT

Beitrag von „Aluveitie“ vom 5. Januar 2021, 10:52

Tower of Power

CPU	AMD Ryzen 9 3950X
Motherboard	Asus ROG Strix X570-I Gaming
RAM	Kingston HyperX Predator 64GB 3600MT/s
GPU	AMD Radeon RX 6900 XT
Storage	Corsair MP600 PCIe 4.0 NVMe 1TB
Wifi/Bluetooth	Broadcom BCM94360NG
Case	Phanteks Evolv Shift
Cooling	Custom Loop 3x 120mm Rads

Mit dem onboard Temperatur Sensor Header lassen sich alle Lüfter basierend auf der Wassertemperatur statt der CPU steuern. Das System läuft damit fast lautlos selbst wenn CPB aktiv ist und die Lüfter nicht ständig unnötigerweise aufdrehen sobald ein Core heiss wird. Selbst bei längerer Last auf der CPU bleibt wird diese nicht wärmer als erwartet ohne das die Lüfter hörbar werden.



BIOS

- Version: 3001
- Above 4G Decoding: Enabled
- ResizableBAR: Disabled
- Fast Boot: Disabled
- CSM: Disabled
- DOCP: Enabled

ACPI

- `SSDT-HPET.aml` fixt IRQ Konflikte zusammen mit dem ersten Rename Patch
- `SSDT-PLUG.aml` setzt den Plugin Type
- `SSDT-SBRG.aml` fixt EC, RTC memory und IRQ Konflikte
- `SSDT-USBX.aml` fixt USB Power
- `SSDT-SBUS-MCHC.aml` fixt SMBUS support

Der zweite Patch benennt XHC0 zu XHC2 um. Das ist optional da die `USBPorts.kext` auf den Device Pfad statt den Name `matched`, aber es ist einfacher die Ports auseinanderzuhalten.

Note: Der XHC0 wird nicht wie üblich in XHCI umdefiniert da das MacPro7,1 SMBIOS das nicht benötigt, falls iMacPro1,1 verwendet wird muss ein übliches `SSDT-XHC` erstellt werden.

What's working

- Big Sur
- Ethernet
- Wifi/Bluetooth
- Audio
- Sleep

Benchmarks

```
Cinebench R23 CPU @4.3 GHz 1224 SC / 24821 MC
                  CPU @PBO    1234 SC / 24205 MC
GeekBench 5   CPU @stock    1266 SC / 14454 MC
                  CPU @4.3 GHz 1280 SC / 15274 MC
                  CPU @PBO    1320 SC / 15190 MC
```

EFI: [Github](#)

