

x16 PCIe 4.0 auf 2 mal x16 PCIe 3.0 - Gibts das?

Beitrag von „cobanramo“ vom 21. Januar 2021, 00:25

[Zitat von schluki](#)

dem PCIe 4.0 vorgaukelt

[PCI Express;](#)

PCIe Standards

	PCIe 1.0/1.1	PCIe 2.0/2.1	PCIe 3.0	PCIe 4.0	PCIe 5.0	PCIe 6.0
Transfers/s	2,5 GT/s	5 GT/s	8 GT/s	16 GT/s	32 GT/s	64 GT/s
Kodierung	8b10b	8b10b	128b130b	128b130b	128b130b	PAM-4
Bandbreiten bei						
x1 (25 mm Slotlänge)	250 MB/s	500 MB/s	984,6 MB/s	1,97 GB/s	3,94 GB/s	7,53 GB/s
x4 (39 mm Slotlänge)	1 GB/s	2 GB/s	3,94 GB/s	7,88 GB/s	15,75 GB/s	30,12 GB/s
x8 (56 mm Slotlänge)	2 GB/s	4 GB/s	7,88 GB/s	15,75 GB/s	31,5 GB/s	60,24 GB/s
x16 (89 mm Slotlänge)	4 GB/s	8 GB/s	15,75 GB/s	31,5 GB/s	63,0 GB/s	120,47 GB/s

PCIe 4.0 ist nur ein standard der den sagen wir mal "Speed" "Datendurchsatz" "Bandbreite" des Busses definiert.

Das hat mit Lanes in diesem Sinne nichts zutun. Lanes werden vom "CPU" "Platform" zuverfügung gestellt.

So eine Lane (Daten Autobahn) "Geschwindigkeit" "Durchsatz" wird dann eben vom PCIe Standard definiert.

Zwischen den PCIe Standard´s kannst du in einem Modernem Bios/Uefi heutzutage auch ganz einfach umstellen. (Gen1, Gen2, Gen3, Auto, usw.)

"Eine PCIe Verbindung (Link) zwischen einem Peripheriegerät und dem PCIe Root Complex kann aus 1 bis zu 32 sogenannter Lanes bestehen."

Gruss Coban