

Hilfe! Meine CPU taktet uns bis 3,4 GHz, obwohl sie 3,6 GHz können sollte

Beitrag von „mitchde“ vom 14. Februar 2021, 08:42

Würde das SMBIOS komplett auf den anderen MACTyp umstellen.

Dazu erstmal dein - du nutzt Clover ? - config.plist mal wo anderes hin kopieren.

Dann mit CloverKonfigurator deine bestehende config .plist mit dem Konfigurator öffnen und auch die vorher (Kopie) config.plist.

In der Kopie änderst du das Mac Modell per Auswahlliste auf MacPro6,1.

Dann kopierst du noch aus der parallel geöffneten SMUUUID und die Seriennummer in die geänderte (MacPro) config.plist (teilweise werden diese bei Apps für Lizenz Aktivierung gebraucht).

WICHTIG: Bei solche Änderungen wie beim Powermanagement ist ein **USB Stick** mit aktuell funktionierendem Clover) echt gut! Falls noch nicht vorhanden besser mal anlegen oder du hast den evtl. schon auf ner anderen HD , das geht auch. So kannst du, wenn die Änderungen früh zur Kernelpanic führen, vom USB Stick starten und das rückgängig machen. **Oder** andersrum du machst diese Änderungen erstmal nur auf dem USB Stick, bootest von da um das zu prüfen 😊

Damit andere dir evtl. besser helfen können wäre ein Upload deiner config.plist nützlich.

PS: Normalerweise funktioniert die generate PSTATES/CSTATES Funktion in Clover gut.

Wenn du dir mit dem SSDTGEN eine eigene SSDT.aml generierst musst du diese generate Funktion UND auch PluginType deaktivieren UND bei dem PluginType als Auswahlliste leer lassen.

BEides parallel (SSDT..aml und Clovers Generate States, PluginType wird Murks 😊

EDIT: Gerade gesehen dass laut Dortania Guides diese Ivy Bridge-E(HEDT/server) CPU doch XPCM kann (also PluginType aktiviert in Clover nutzt man kein SSDTGEN .aml

Note: *SSDT-PLUG is only compatible with Intel's Haswell and newer CPUs, Sandy Bridge and Ivy Bridge will need to follow the [ssdtPRgen method \(opens new window\)](#)(in post-install))*

- **Ivy Bridge-E**(HEDT/server) however is **supported by XCPM**

<https://dortania.github.io/Get...-ACPI/Universal/plug.html>

SSDTGEN:

<https://github.com/Piker-Alpha/ssdtPRGen.sh>

Das Ergebnis ist ein .dsl (Lesbar mit TExtedit) und die .aml (die du in Clover nutzt).

Sollte das mit der Aussage oben (**Ivy Bridge-E kann XCPM**) stimmen, müsste in der lesbaren dsl im Text

"plugin-type", One auftauchen bzw. schon im Header der .dsl , welche SSDTGEN erzeugt

"machdep.xcpm.mode.....: 1"

So sieht der HEader bei meiner IVY Normal CPU aus.

```

DefinitionBlock ("", "SSDT", 1, "APPLE ", "CpuPm", 0x00021500)
{
    External (_PR_.CPU0, DeviceObj)
    External (_PR_.CPU1, DeviceObj)
    External (_PR_.CPU2, DeviceObj)
    External (_PR_.CPU3, DeviceObj)

    Scope (\_PR.CPU0)
    {
        Method (_INI, 0, NotSerialized) // _INI: Initialize
        {
            Debug = "ssdtPRGen version.....: 21.5 / Mac OS X 10.15.2 (19C57)"
            Debug = "custom mode.....: 0"
            Debug = "host processor.....: Intel(R) Core(TM) i5-3570K CPU @ 3.40GHz"
            Debug = "target processor.....: i5-3570K"
            Debug = "number of processors...: 1"
            Debug = "baseFrequency.....: 1600"
            Debug = "frequency.....: 3400"
            Debug = "busFrequency.....: 100"
            Debug = "logicalCPUs.....: 4"
            Debug = "maximum TDP.....: 77"
            Debug = "packageLength.....: 25"
            Debug = "turboStates.....: 6"
            Debug = "maxTurboFrequency.....: 4000"
            Debug = "machdep.xcpm.mode.....: 1"
        }

        Name (APLF, Zero)
        Name (APSN, 0x06)
        Name (APSC, Package (0x10)

```

PS: Bei obigem Bild, Header der SSDTGEN erzeugten .dsl für meine I5-3570K - normaler Turbo Takt 3.8 Ghz habe ich beim Aufruf der shell die max Turbofrequenz auf **4.0 GHz** verändert. So ist das gleich wie im BIOS eingestellt. Ohne Parameter erstellt der SSDTGEN das für den Prozessor normal nötige dsl., nur bei OC schon im BIOS sind Parameter nötig.

