

Erledigt

Open Core mit BigSur auf Clover mit Big Sur

Beitrag von „5T33Z0“ vom 7. März 2021, 19:05

VOR dem Erstellen der SSDT-PM an, aber danach aus: <https://dortania.github.io/Opency-bridge-power-management>

Also aus, weil die SSDT-PM vorhanden ist. Der Sanity Checker zeigt es aber immer falsch an.

Nichtsdestotrotz wird die CPU mit MBP11,1 Systemdefinition im idle Betrieb höher takten aus genannten Gründen. Man kann XCPM für IvyBridge CPUs zwar aktivieren, via Kernel Patch, aber bringt nicht wirklich mehr:

[\[GUIDE\] X86PlatformPlugin \(XCPM\) für Ivy Bridge CPUs unter Catalina und Big Sur aktivieren](#)