

Sleep funktioniert nicht mehr auf Optiplex 7060 SFF

Beitrag von „hackopti2“ vom 2. Mai 2021, 17:21

danke für die Tipps, dazu erstmal:

- den Patch hab ich hinzugefügt
- einen RTC-/AWAC-Fix hab ich, bzw. hat SSDTime das hier generiert:

```
DefinitionBlock ("", "SSDT", 2, "CORP", "HPET", 0x00000000)
```

```
{
```

```
External (_SB_.PCI0.LPCB, DeviceObj)
```

```
External (_SB_.PCI0.LPCB.HPET, DeviceObj)
```

```
Name (\_SB.PCI0.LPCB.HPET._CRS, ResourceTemplate () // _CRS: Current Resource Settings
```

```
{
```

```
IRQNoFlags ()
```

```
{0,8,11}
```

```
Memory32Fixed (ReadWrite,
```

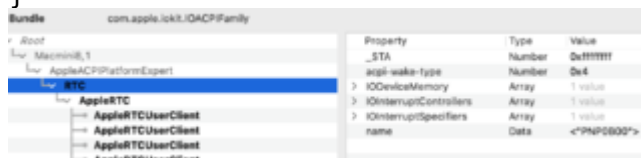
```
0xFED00000, // Address Base
```

```
0x00000400, // Address Length
```

```
)
```

```
})
```

```
}
```



<- das ist dann doch so "richtig"?

-was den RTCMemoryFix angeht hab ich folgendes hinzugefügt, das hatte aber bisher keine Wirkung: rtcfx_exclude=58,59

inzwischen hab ich weiter geforscht, hier mal im RTC:

```
40: 00 00 50 20 44 20 00 00 00 00 00 00 00 00 00 00
50: 00 00 00 00 02 5A 00 00 1D 3D 00 00 00 00 00 00
B0: AA 8F 8B 9D 00 00 00 00 00 00 00 00 00 00 00 00
Checksum is 13 3C vs 1D 3D from rtc (0)
```

sleep wake cycle

```
40: 00 00 FE F0 74 20 00 00 00 00 00 00 00 00 00 00
50: 00 00 00 00 02 5A 00 00 1D 3D 00 00 00 00 00 00
B0: AA 8F 8B 9D 00 00 00 00 00 00 00 00 00 00 00 00
Checksum is 32 92 vs 1D 3D from rtc (0)
```

sleep wake cycle

```
40: 00 00 FE F0 74 20 00 00 00 00 00 00 00 00 00 00
50: 00 00 00 00 02 5A 00 00 1D 3D 00 00 00 00 00 00
B0: 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
Checksum is 1D 81 vs 1D 3D from rtc (0)
```

42-44 und B0-B3 sind hier anscheinend die Regionen, die sich ändern und nicht zu der Checksumme in 58,59 passen.

Bluetooth, Wifi, ASPM ist alles aus - CSM ist an, da sonst Sleep nicht funktioniert.

Was mir aber nicht klar ist: was mach ich jetzt mit der Info oder bin ich da auf nem Irrweg?

was mich dabei total irritiert: ich hab einen baugleichen 7060 Micro (nicht Small) Form Factor, der dieses Problem nicht hat.