

In Arbeit

Acer Aspire E5 772 - Feintuning

Beitrag von „grt“ vom 1. Juni 2021, 20:16

[Zitat von Pexa](#)

Kann das was zu tun haben mit den Patches die wir entfernt haben?

hat es. nur brauchen die patches eine ssdt, bzw. etwas mehr inhalt in der SSDT-HPET. die patches schalten die _CRS (current resource settings) der jeweiligen devices ab, weil da interrupts drinstehen, die mit der HPET-SSDT und dem zugehörigen patch ins HPET-device transferiert wurden.

die interrupts aus den _CRS-methoden von IPIC und _TIMR sollten entfernt werden, aber der rest der _CRS-methode macht schon sinn. den einfach wegzuschmeissen halte ich für "unschön", und das könnte auch u.u. probleme hervorrufen.