

Erledigt

Dell XPS 13 9343 Finetuning

Beitrag von „grt“ vom 10. Juni 2021, 16:08

[Zitat von MacPeet](#)

muss die 0 und die 8 bei RTC und TIMR entfernt werden

hab ich in der letzten SSDT-HPET gemacht: _CRS-methoden (aus der originalen DSDT) in eine ssdt kopiert, die IRQNoFlag-zeile entfernt, den HPET-BUF0 ebenfalls in die SSDT kopiert, die irqs eingefügt, und im hinblick auf den dualboot das ganze per if (OSI "Darwin" differenziert.

dazu dann die renames _CRS to XCRS in den jeweiligen devices, ohne die es halt nicht funktioniert. und die sind in der letzten systemdsdt nicht aufgetaucht. das sollte als erstes gefixt werden.