

ThinkPad W540 Opencore

Beitrag von „grt“ vom 12. September 2021, 13:13

mir ist beim inspizieren der ganzen efis, die ich inzwischen hier von dir herumliegen habe 😊
eins aufgefallen: in allen neueren sind zwar die patches für die interrupts in _PIC, TIMR und HPET enthalten, aber nirgendwo gibts eine SSDT-IRQ oder so ähnlich. will heissen, die methoden in den devices sind zwar abgewürgt (ist ja richtig so bei haswell), aber der bereinigte ersatz dafür fehlt. gut ist das nicht...

und du hast einen dualboot eingerichtet, und springst zwischen den systemen hin&her? wo liegen die jeweiligen bootloader, bzw. sind die systeme komplett getrennt - bootest du per F12 oder gibts nur einen bootloader für beide?

die probleme mit der grafik gibts ja nun schon die ganze zeit - vielleicht wärs sinnvoller, erstmal unter catalina noch ein wenig zu optimieren, bevor du wieder was neues anfängst...