

[Sammelthread] MacOS Monterey 12.x DEV-Beta Erfahrungen

Beitrag von „LetsGo“ vom 9. Oktober 2021, 15:43

USBInjectAll.kext wird für SSDT-UIAC benötigt, soweit ich weiß.

[apfelnico](#)

Habe jetzt mit Hilfe des verlinkten Guides von [atl](#) eine SSDT für meine USB Ports erstellt. Ich meine mich noch erinnern zu können das du mal etwas von "ausklammüseren" geschrieben hast. Zurzeit bekomme ich nur meine ersten 15 Ports der OEM SSDT angezeigt, wenn ich die Custom SSDT in den ACPI Ordner lege und in die config.plist einbinde. Also die wird einfach ignoriert. Kannst du mir bitte sagen, was ich noch beachten habe, damit das funktioniert?

Nachtrag:

Mit ACPI/Delete Eintrag hat es funktioniert. Jetzt wird die OEM SSDT in der die USB Ports enthalten sind nicht geladen. Wo ich noch nicht durchblicke ist USB-C. Dieser wird mir nämlich im Hackintool als connector-type USB2 angezeigt. Jemand ne Idee?

Ich habe mal für XUSC 0x09 und 0x0A versucht. Sollte USB-C mit und ohne Switch sein.

```
Method (XUSC, 1, Serialized)
{
    Name (PCKG, Package (0x04)
    {
        0xFF,
        0x09,|
        Zero,
        Zero
    })
    PCKG [One] = Arg0
    Return (PCKG) /* \_SB_.PCI0.XHC_.RHUB.XUSC.PCKG */
}
```

```

Method (XUSC, 1, Serialized)
{
    Name (PCKG, Package (0x04)
    {
        0xFF,
        0x0A,
        Zero,
        Zero
    })
    PCKG [One] = Arg0
    Return (PCKG) /* \_SB_.PCI0.XHC_.RHUB.XUSC.PCKG */
}

```

```

Scope (\_SB_.PCI0.XHC.RHUB.SS02)
{
    Method (_UPC, 0, Serialized) // _UPC: USB Port Capabilities
    {
        Return (XUSC (One))
    }

    Method (_PLD, 0, Serialized) // _PLD: Physical Location of Device
    {
        Name (GPLD, Package (0x01)
        {
            Buffer (0x14)
            {
                /* 0000 */ 0x82, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, // .....
                /* 0008 */ 0x61, 0x0C, 0x00, 0x01, 0x00, 0x00, 0x00, 0x00, // a.....
                /* 0010 */ 0xFF, 0xFF, 0xFF, 0xFF // ....
            }
        })
        Return (GPLD) /* \_SB_.PCI0.XHC_.RHUB.SS02._PLD.GPLD */
    }
}

```

XHC	SS01	0x14A00000	0x11	USB3	5 Gbps	
XHC	SS02	0x14B00000	0x12	USB2	5 Gbps	Ultra USB 3.0