

Alder Lake: Die ersten Preise sortieren sich für Vorbesteller

Beitrag von „Aluveitie“ vom 4. November 2021, 12:26

[Zitat von Bob-Schmu](#)

Weil die Gracemont Kerne ohne SMT das nicht können.

Klar, aber hätten sie die AVX512 Logik gleich ganz gestrichen hätten sie Platz für 2 weitere P- oder 8 weitere E-Kerne gehabt. Das wäre dann wesentlich interessanter gewesen.

Interessant ist, das Intel jahrelang beim RAM recht zurückgehalten hat (DDR4 2666 wenn man nicht Z Board/K Prozessor hatte?), und jetzt 180 Grad dreht. Natürlich positiv für die Konsumenten. Obwohl hier die Timings wohl mehr schaden als die Bandbreite hilft. Bin gespannt was dann bei Tests mit DDR4 vs DDR5 rauschaut.