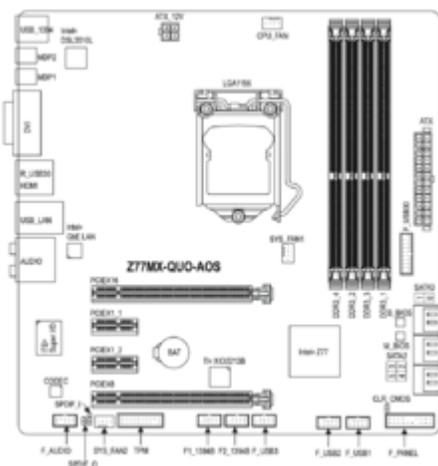


# IVY Bridge Zeitverschwendung oder noch machbar

Beitrag von „plutect“ vom 12. Dezember 2021, 17:37

In den letzten Stunden habe ich OpenCore auf 0.7.6 ohne Fehler upgedatet und noch einmal mittels Hackintool die USB Ports zu Mappen versucht ohne erfolg, die BT Adapterkarte hängt am internen USB3 -> EH02 HP23 natürlich deklariere ich diesen als intern bevor ich den Kext Exportiere aber der USBPort.kext dürfte nicht geladen werden nach einem Neustart ist alles so



B2 hänge ändert das nichts

Wenn es nicht um den Sleep gehen würde brauche ich die Ports gar nicht Mappen denn es funktioniert alles soweit aber ohne Sleep ist es für mich nichts. Den Kext Erstelle ich unter Catalina.

Jetzt muß ich es wohl auf andere Art versuchen USBToolBox hatte ich schon kurz unter macOS aufgerufen sowie jetzt auch unter Windows. Ich muß mich einlesen und versuchen ...

Bei der [SSDT](#) Variante wie von [apfelnico](#) vorgestellt blicke ich gar nicht durch 🤔

Das ist übrigens das "gute" Stück:

