

RX 6xxx(XT) Thread, Lieferbarkeit, Kompatibilität, Leistung

Beitrag von „SchmockLord“ vom 26. Januar 2022, 20:28

@GNDA

Kannst du die Logik mal erklären? So in der Art wäre auch mein Ansatz gewesen, so viele Devices wie PCI-Bridges anlegen, richtig?

Also je PCI-Bridge ein Device SL50, SL51 etc.

Aber warum z.B. erst SL50, SL51 und dann wieder SL10 und SL11?

```
DefinitionBlock ("", "SMT", 1, "MO", "R0001", 0x00000000)
{
    External (_SB._PCI2.BR2A, DeviceID)
    External (_SB._PCI2.BR2A.SL45, DeviceID)
    External (STOR, Method) // 3 Arguments
    Scope (_SB._PCI2.BR2A)
    {
        Scope (SL45)
        {
            Device (SL48)
            {
                Name (_ADR, 0x00000000) // _ADR: Address
            }
            Device (SL51)
            {
                Name (_ADR, 0x00000000) // _ADR: Address
                Device (SL48)
                {
                    Name (_ADR, Zero) // _ADR: Address
                    Device (SL11)
                    {
                        Name (_ADR, Zero) // _ADR: Address
                        Device (GF00)
                        {
                            Name (_ADR, Zero) // _ADR: Address
                            Method (_DMM, 2, NotSerialized) // _DMM: 2-ice-Specific Method
                        }
                    }
                }
            }
            // [[Bridge == TopSID ["0000708-1318-441c-80c9-f405ae79490"] /* Unknown UUID */]]
            Local0 = Package {0x10}
        }
    }
}
```