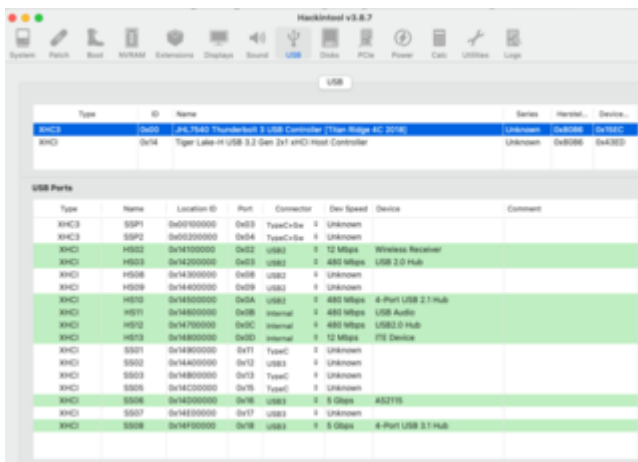


USB mittels SSDT deklarieren

Beitrag von „cobanramo“ vom 26. April 2022, 22:42

Ich bin zwar nicht der Nico aber kannst mal den hier probieren mein Sirtaki freund.. 😊

Ist gemäss Vorlage deiner Bild, den "SSDT-JHL7540-TitanRidge.aml" musst du weiterhin einsetzen, ist eh ein separater Controller.



Type	ID	Name	Series	Model	Device
XHCI	0000	JHL7540 Thunderbolt 2 USB Controller (Titan Ridge AC 2018)	Unknown	0x0000	0x7540
XHCI	0004	Tiger Lake-H USB 3.2 Gen (2x) xHCI Host Controller	Unknown	0x0000	0x435D

Type	Name	Location ID	Port	Connector	Dev Speed	Device	Comment
XHCI	SSP1	0x00000000	0x03	Type-C-Dev	4	Unknown	
XHCI	SSP2	0x00200000	0x04	Type-C-Dev	4	Unknown	
XHCI	H002	0x14000000	0x02	USB2	4	TI MiPixel Wireless Receiver	
XHCI	H003	0x14200000	0x03	USB2	4	480 Mbps USB 2.0 Hub	
XHCI	H008	0x14300000	0x08	USB2	4	Unknown	
XHCI	H009	0x14400000	0x09	USB2	4	Unknown	
XHCI	H010	0x14600000	0x0A	USB2	4	480 Mbps 4-Port USB 2.1 Hub	
XHCI	H011	0x14800000	0x0B	Internal	4	480 Mbps USB Audio	
XHCI	H012	0x14700000	0x0C	Internal	4	480 Mbps USB 2.0 Hub	
XHCI	H013	0x14800000	0x0D	Internal	4	TI MiPixel PIS Device	
XHCI	SS01	0x14800000	0x11	Type-C	4	Unknown	
XHCI	SS02	0x14400000	0x12	USB3	4	Unknown	
XHCI	SS03	0x14800000	0x13	Type-C	4	Unknown	
XHCI	SS05	0x16000000	0x15	Type-C	4	Unknown	
XHCI	SS06	0x14000000	0x16	USB3	4	5 Gbps AS2116	
XHCI	SS07	0x14000000	0x17	USB3	4	Unknown	
XHCI	SS08	0x14000000	0x18	USB3	4	5 Gbps 4-Port USB 3.1 Hub	

Du brauchst mit diesem SSDT keinen originalen "SSDT-7 xh_rksu4.aml" blocken, es wird unter ALLE macOS Systeme den gepaschten zustand liefern.

Unter alle anderen Betriebssysteme wird weiterhin die originale Tabelle verfügbar sein.

Versuchs mal.

Gruss Coban