

## **Erledigt** Boot loop in OpenCore

**Beitrag von „apfel-baum“ vom 1. Mai 2022, 18:35**

unter display properties

"PciRoot(0x0)/Pci(0x1,0x0)/Pci(0x0,0x0)/Pci(0x0,0x0)/Pci(0x0,0x0)" -denkst du das gehört so?, oder hast du da den letzten ausdruck ein paar mal zuviel kopiert, m.e. ist der ein bischen zu lang

desweiteren, wo hast du im guide den "shikigva" gelesen?

lg 😊