

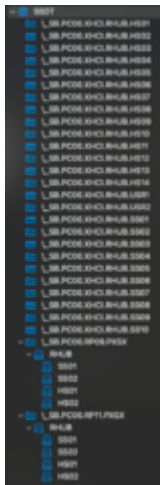
USB mittels SSDT deklarieren

Beitrag von „ozw00d“ vom 7. Mai 2022, 10:19

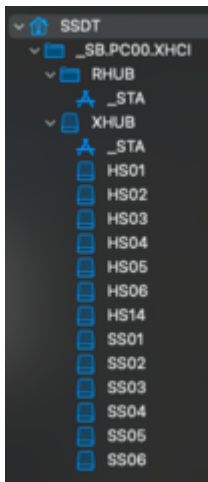
[cobanramo](#) kannst du mal erläutern, wie du zu einer solchen ssdt kommst.

Also welche schritte du genau durchführst?

Ich habe im original meiner ssdt das hier:



und ein Forenmitglied hatte mir mal das hier gezaubert:



Ist ähnlich zu dem wie du es hast. nur leider bekommt mein Hirn das nicht auf die reihe, nach zu vollziehen wie man dahin kommt.

Zumal ich auch nicht auf die kette bekomme, wie es sich mit usb-c Anschlüssen und internen Anschlüssen verhält.

Ich habe mir bereits die Anschlüsse alle notiert, bin allerdings folgenden weg gegangen:

- XHCI-unsupported.kext in die config eingetragen,
- xhciportlimit in config aktiviert,
- via hackintool die Ports herausgefunden und notiert.

Nun hängt es daran das ich einmal die Methode

Code

```
1. Method (_STA, 0, NotSerialized) // _STA: Status
2. {
3. If (_OSI ("Darwin"))
4. {
5. Return (Zero)
6. }
7. Else
8. {
9. Return (0x0F)
10. }
11. }
```

Alles anzeigen

nur für meine Ports deklarieren möchte.

Auch fehlt mir hier noch:

Code

```
1. Name (_UPC, Package (0x04) // _UPC: USB Port Capabilities
2. {
3. 0xFF,
```

4. 0x03,
5. Zero,
6. Zero
7. })

das Verständnis, was ich wie setzen muss.

Anfänglich schaut es ja überall gleich aus.

Kannst du mich dahingehen ein wenig erleuchten?