

RX 6xxx(XT) Thread, Lieferbarkeit, Kompatibilität, Leistung

Beitrag von „kaneske“ vom 22. Juni 2022, 20:19

Ok, danke für die Vorabinformation, die PLX Geschichten haben mir bei SSDTs teilweise extreme Schwierigkeiten bereitet die ich alleine nicht gelöst bekam.

Zitat

[Zitat von khe91](#) Die [SSDT-PC02-BR2A.aml](#) **funktioniert** und tut was sie soll, die zweite muss noch Fehler haben, da die PCI ID unverändert ist.

Ist die IOReg die du gesendet hast mit der geladenen SSDT-PC02-BR2A.aml???

Da ist kein Device GFX0 und kein HDAU, was du aber in den Scopes erzeugen willst.

Woran machst du denn fest dass die geladen ist, wenn es sein sollte?