

RX 6xxx(XT) Thread, Lieferbarkeit, Kompatibilität, Leistung

Beitrag von „kaneske“ vom 22. Juni 2022, 22:14

Joa, kann auch sein.

Ich hab mal getestet, fehlte mir die DSM Methode in meinen SSDTs also hab ich die nicht extern referenziert sondern eingebaut.

Damit kann ich bei mir halt eine Anpassung vornehmen.

```
PC00@0
├── AppleACPIPCI
│   ├── GNA0@8
│   ├── HDEF@1F,3
│   │   └── AppleHDAController@1F,3
│   ├── HECI@16
│   ├── LPCB@1F
│   │   └── SMCSuperIO
│   ├── MC@0
│   ├── pci8086,467d@A
│   ├── pci8086,7aa4@1F,5
│   ├── pci8086,7aa7@14,2
│   ├── PEG0@6
│   └── PEG1@1
│       ├── IOPP
│       │   ├── PEGP@0
│       │   │   ├── IOPP
│       │   │   └── EGP1@0
│       │   │       └── IOPP
│       │           ├── GFX0@0
│       │           └── AMDRadeonX6000_AmdAgdcServices
│               └── <"AMD Radeon RX 6900 XTXH">
```

Meine ist eine Referenz XT 6900er also hab ich via SSDT die Karte:

an PC00/PEG1 mit EGP1 als GFX0 geklebt und dann Attribute vergeben.