

# RX 6xxx(XT) Thread, Lieferbarkeit, Kompatibilität, Leistung

Beitrag von „khe91“ vom 27. Juni 2022, 07:42

[Zitat von kaneske](#)

Ich häng mal neu an, [khe91](#) zwei weitere Varianten.

Beide getestet, keine Veränderung.

[Zitat von kaneske](#)

[khe91](#) du hast aber auch deine BRG0 SSDT raus wenn du die von mir nimmst oder?

Ja nur Deine, neben den notwendigen.

Code

1. <key>ACPI</key>
2. <dict>
3. <key>Add</key>
4. <array>
5. <dict>
6. <key>Comment</key>
7. <string></string>
8. <key>Enabled</key>
9. <true/>
10. <key>Path</key>
11. <string>SSDT-CPU-WRAP.aml</string>
12. </dict>
13. <dict>
14. <key>Comment</key>
15. <string></string>
16. <key>Enabled</key>
17. <true/>
18. <key>Path</key>
19. <string>SSDT-PLUG-DRTNIA.aml</string>
20. </dict>
21. <dict>

22. <key>Comment</key>  
23. <string></string>  
24. <key>Enabled</key>  
25. <true/>  
26. <key>Path</key>  
27. <string>SSDT-EC-USBX.aml</string>  
28. </dict>  
29. <dict>  
30. <key>Comment</key>  
31. <string></string>  
32. <key>Enabled</key>  
33. <true/>  
34. <key>Path</key>  
35. <string>SSDT-RTC0-RANGE.aml</string>  
36. </dict>  
37. <dict>  
38. <key>Comment</key>  
39. <string></string>  
40. <key>Enabled</key>  
41. <true/>  
42. <key>Path</key>  
43. <string>SSDT-6900XTXH2-1879.aml</string>  
44. </dict>  
45. </array>  
46. <key>Delete</key>  
47. <array/>  
48. <key>Patch</key>  
49. <array/>

Alles anzeigen