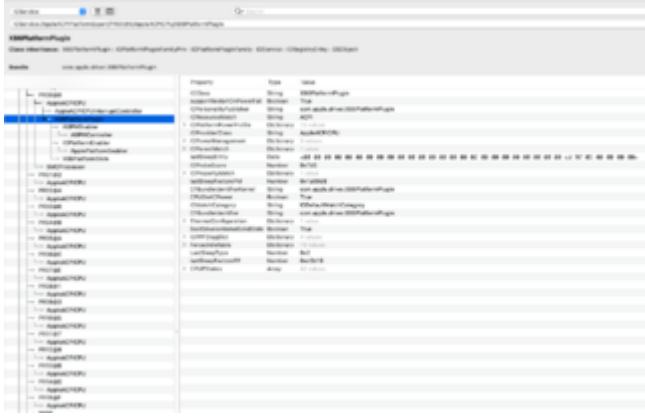
Seltsamer Fehler ausgehend von der SSDT...

Beitrag von „al6042“ vom 26. Juli 2022, 12:46

Ich gehe nicht davon aus, dass die Sleep/Wake Geschichte nur mit einem übertaktetem Prozessor funktioniert.
Dafür weiss ich aber, dass die SSDT einen wichtigen Beitrag leistet, indem sie im IOReg das X86PlatformPlugin aktiviert, mit dem Sleep/Wake erst wirklich sauber funktioniert.



Mehr kannst du unter CPUFriend Guide, HWP & Speedstep: X86PlatformPlugin vs ACPI_SMC_PlatformPlugin erfahren.