

# SSD-Speed: Samsung ersetzt mit positiven Folgen

Beitrag von „guckux“ vom 10. August 2022, 15:22

Ich habe mir schnell den Wikipedia Artikel zu NVMe zu Gemüte geführt...

Zuerst wollte ich auf "Controller"-Inkompatibilitäten raus, es wird aber auf Hardware-Ebene zwischen CPU/Board und Device via PCIe Protokoll zu kommunizieren und ist eher Vergleichbar mit SCSI (Small Computer System Interface) und AHCI, also eine Ebene in der Software.

Was mich wieder erinnert an die 90iger, als ich SCSI-Bus auf parallel Ebene einsetzte und supportete, 8-bit wie auch 16-bit. Damals hatte ein befreundeter Elektrotechniker sich maleine SCSI-Bus System zu Gemüte geführt und elektrisch durchgemessen. Sein Kommentar: "Mich wundert,daß das funktioniert", weil wohl die Device-Hersteller (Syquest, iOmega, SCSI-Plattenhersteller etc) nicht an die elektrischen Spezifikationen hielten.

Dergleichen hörte ich jetzt über NVMe nicht, wenngleich eine Vermutung in dieser Richtung nahe liegen würde...

Ja, ich liebe den SCSI-Bus (habe noch ein LTO-3 hier im Betrieb mit LVDS), sage aber auch: SCSI ist Voodoo! 😊