

# Apple Event "Unleashed" am 18. Oktober

Beitrag von „mhaeuser“ vom 29. Oktober 2022, 12:33

[guckux](#) Natürlich bringt SMT nicht die doppelte Leistung, das ist physisch unmöglich und hat auch nichts mit dem Cache zu tun. Das einzige, was SMT ausreizt, sind ungenutzte Ausführungseinheiten. Bei Apple Silicon hat man aber auch ohne SMT einen sehr hohen Durchsatz und eine hohe Anweisungsparallelität, deshalb könnten die Gewinne nochmal spürbar geringer ausfallen.