

# OpenCore Sammelthread (Hilfe und Diskussion)

Beitrag von „cobanramo“ vom 20. November 2022, 15:01

Ich will ja dein experiment hier nicht kleinreden aber du vergleichst ein elektro Velo mit CBR1000RR und wunderst dich warum gewisse Teile nicht an seinem platz sind oder dorthin passen... 😊

Ein Smbios MacPro7.1 Basis Ausführung;

<https://ark.intel.com/content/...16-5m-cache-3-50-ghz.html>

Speicherspezifikationen	
Max. Speichergröße (abhängig vom Speichertyp) <a href="#">?</a>	1 TB
Speichertypen <a href="#">?</a>	DDR4-2666
Maximale Speichergeschwindigkeit	2666 MHz
Max. Anzahl der Speicherkanäle <a href="#">?</a>	6
Persistenter Intel® Optane™ DC Speicher unterstützt <a href="#">?</a>	Nein
Unterstützung von ECC-Speicher <sup>1</sup> <a href="#">?</a>	Ja

  

Erweiterungsoptionen	
Skalierbarkeit	15 Only
PCI-Express-Version <a href="#">?</a>	3.0
Maximale Anzahl der PCI-Express-Lanes <a href="#">?</a>	64

Ein iMac19,2 (den das sollte deine konfiguration sein) in maximaler Ausführung;

<https://ark.intel.com/content/...cache-up-to-4-70-ghz.html>

Speicherspezifikationen	
Max. Speichergröße (abhängig vom Speichertyp) <a href="#">?</a>	128 GB
Speichertypen <a href="#">?</a>	DDR4-2666
Max. Anzahl der Speicherkanäle <a href="#">?</a>	2
Max. Speicherbandbreite <a href="#">?</a>	41.6 GB/s
Unterstützung von ECC-Speicher <sup>1</sup> <a href="#">?</a>	Nein

Erweiterungsoptionen	
Skalierbarkeit	TS Only
PCI-Express-Version <a href="#">?</a>	3.0
PCI-Express-Konfigurationen <sup>1</sup> <a href="#">?</a>	Up to 1x16, 2x8, 1x8+2x4
Maximale Anzahl der PCI-Express-Lanes <a href="#">?</a>	16

Wie du siehst sind das schon von der Konzept her andere Welten, daher wird dort auch was anderes erwartet.

Oder gibt es einen bestimmten grund was wir nicht verstehen warum man unbedingt diesen Smbios fahren will.

Gruss Coban