

Apple M2 Max incoming (Geekbench Eintrag)

Beitrag von „mhaeuser“ vom 12. Dezember 2022, 14:33

DSM2 Unmöglich ist es nicht, wenn sie QoS für heterogenen RAM implementieren. Damit könnte man Speicherkompression und gecachte Dateien eher auf den externen RAM schieben statt zu swappen und den SoC-RAM für Arbeitsschritte freihalten. Passt aber nicht so wirklich in Apples Philosophie, Modularität hat ausgedient.

[Aluveitie](#) Einen Chipsatz brauchen die CPUs seit Ewigkeiten nicht wirklich, der ist zum Großteil praktisch ein PCIe-Hub. Naja, Intel ME hockt drauf...