

Apple M2 Max incoming (Geekbench Eintrag)

Beitrag von „Aluveitie“ vom 12. Dezember 2022, 14:46

Auf AMD Seite ist der PSP direkt auf der CPU. Es ging mir mehr darum, dass der Trend zur integration in die CPU auch bei x86 nicht halt macht. DDR5 verursacht jetzt schon Probleme aufgrund der hohen Transferraten, früher oder später kommt auch bei x86 RAM direkt auf die CPU.

DSM2 Bei SPR-HBM kann HBM in verschiedenen Modi betrieben werden. Default transparent als Cache für normalen RAM, "App Direct" können Anwendungen selber den Speicher verwalten oder rein HBM only ohne zusätzlichen externen RAM.

Wäre prinzipiell beim MacPro möglich, als optionale Erweiterungen für Apps welche zusätzlichen RAM explizit unterstützen.