

# Apple M2 Max incoming (Geekbench Eintrag)

Beitrag von „guckux“ vom 18. Januar 2023, 10:26

[Zitat von CMMChris](#)

LPDDR ist immer verlötet. LP steht für Low Power. Lange Signalwege und Sockel sind damit deshalb sehr problematisch.

Ich bin gerade wieder auf die Quelle gestossen, welche mich zu meinem Kommentar hier veranlasste:

"Bei einem SoC mit integrierter Grafik hängt die Leistung stark vom RAM ab – und auch hier wurde geklotzt, nicht gekleckert: Die LPDDR4X-Chips von Hynix sind über acht Speicherkanäle auf dem M1-Die angebunden und arbeiten mit effektiv 4266 MHz. So hohe Takte sind abseits von gesteckten und sehr teuren Übertakter-Modulen nur mit extrem kurzen Anbindungen zu haben, wohl auch darum sitzen sie auf dem M1-Package."

[Quelle](#)