

# Wer hilft mir mein Bluetooth zum Laufen zu bekommen? T480s BCM94360NG

Beitrag von „cobanramo“ vom 18. März 2023, 20:09

[Zitat von kru102](#)

Da waren schon 26..

[Zitat von hObelware](#)

da werden nie 26 ports auftauchen

[Zitat von hObelware](#)

außerdem beschränkt sich der adressrahmen auch schon auf max 18 ports, denn ss01 liegt auf 0x0D und nicht auf 0x10,

Ich glaube wir reden hier alle an uns vorbei, ich weiss nicht wo genau Ihr das ganze anguckt,

Die originalen Tabellen hat er doch hochgeladen, vorausgesetzt das er da nichts vertauscht hat sollte doch das grundlage sein...

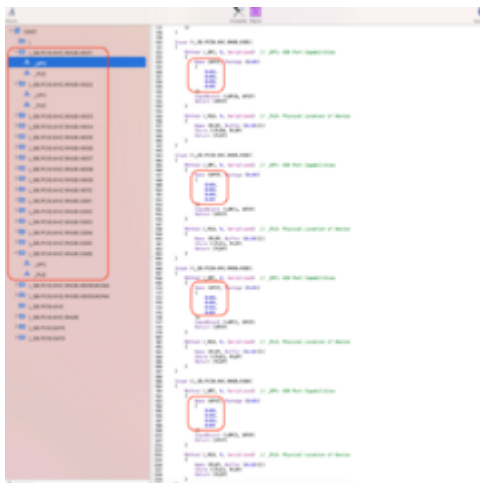
```
92:018 0:205 Found UEFI Acpi 2.0 RSDP at 785FE014
92:018 0:000 Saving ACPI Tables from RSDP 785FE014 to EFI\CLOVER\ACPI\origin ...
92:018 0:000 785FE014: 'RSD PTR ', Rev: 2 (Acpi 2.0 or newer), Len: 36
92:018 0:000 (Dsdt: 785AC180, Rdadt: 785AC0C4)
92:018 0:000 785AC180: 'XSDT', 'TP-N22', Rev: 1, Len: 260
92:018 0:000 785AC0C4: 'RSDT', 'TP-N22', Rev: 1, Len: 152
92:018 0:000 Tables in Xsdt: 29
92:018 0:000 0. 785E3000: 'FACP', 'TP-N22', Rev: 5, Len: 244
92:018 0:000 (Dsdt: 785BC000, Facs: 78545000, XDsdt: 785BC000, XFacs: 0)
92:018 0:000 785BC000: 'DSDT', 'SKL', Rev: 2, Len: 139400
92:022 0:004 78545000: 'FACS', Ver: 2, Len: 64
92:022 0:000 1. 785E9000: 'SSDT', 'DslTab', Rev: 2, Len: 78350
92:022 0:000 2. 7855A000: 'UEFI', 'TP-N22', Rev: 1, Len: 66
92:022 0:000 3. 785E5000: 'SSDT', 'SsSsdt', Rev: 2, Len: 12516
92:022 0:000 4. 785E4000: 'SSDT', 'PerfTune', Rev: 2, Len: 1478
```

Was ich aber schon seit gestern Abend bezweifle, wenn das die Originalen Tabellen sein sollen wo bitte ist da XHC Informationen?

Original DSDT...



Da ist noch die Tabelle "SSDT-4-ProjSsdt.aml" die normalerweise das ganze beinhalten sollte...  
Original SSDT-4-ProjSsdt.aml...



Da ist alles deaktiviert, ausnahmslos alle Ports.

Dann ist da noch die vom [hObelware](#) version

[Zitat von hObelware](#)

Ich hab die mal ACPI konform überarbeitet.



Was wir alle aber aus den Augen verlieren und nicht auf erster linie bemerkt haben ist "**Woher kommen den diese Informationen?**"

Wo ist da die GPLD GUPC aus denen es die Informationen beziehen sollte?

```

-
Method (GPLD, 2, Serialized)
{
    Name (PCKG, Package (0x01))
    {
        Buffer (0x10) {}
    }
    CreateField (DerefOf (Index (PCKG, Zero)), Zero, 0x07, REV)
    Store (0x02, REV)
    CreateField (DerefOf (Index (PCKG, Zero)), 0x07, One, RGB)
    Store (One, RGB)
    CreateField (DerefOf (Index (PCKG, Zero)), 0x08, One, VISEI)
    Store (Arg0, VISEI)
    CreateField (DerefOf (Index (PCKG, Zero)), 0x57, 0x08, GPOS)
    Store (Arg1, GPOS)
    Return (PCKG)
}

Method (GUPC, 2, Serialized)
{
    Name (PCKG, Package (0x04))
    {
        0xFF,
        0xFF,
        Zero,
        Zero
    }
    Store (Arg0, Index (PCKG, Zero))
    Store (Arg1, Index (PCKG, One))
    Return (PCKG)
}

```

Mit diesen Files kann es auch nicht funktionieren.

Daher wollte ich auf mal gemeinsam auf seinen EFI blick werfen, irgendwie macht das alles kein sinn,

Irgendwoher kommen ja seine XHC Informationen und angezeigte Ports, aber ganz sicher nicht von diesen Files von denen wir hier schon ne Einsicht hatten.

Gross Coban