

Asus Notebook - Fan-Control ACPI - Schreiben in EC-RAM?

Beitrag von „Holz_Michel“ vom 9. April 2023, 11:03

Hallo zusammen und frohe Ostern.

Ich habe jetzt folgende SSDT erstellt, in OC unter ACPI gelegt und natürlich auch in der config.plist auf "enabled" gestellt.

Code

```
1. /*
2. * Intel ACPI Component Architecture
3. * AML/ASL+ Disassembler version 20200925 (64-bit version)
4. * Copyright (c) 2000 - 2020 Intel Corporation
5. *
6. * Disassembling to symbolic ASL+ operators
7. *
8. * Disassembly of iASLoj221T.aml, Sun Apr 9 10:55:49 2023
9. *
10. * Original Table Header:
11. * Signature "SSDT"
12. * Length 0x00000121 (289)
13. * Revision 0x02
14. * Checksum 0x96
15. * OEM ID "pat"
16. * OEM Table ID "FanTable"
17. * OEM Revision 0x00000000 (0)
18. * Compiler ID "INTL"
19. * Compiler Version 0x20200925 (538970405)
20. */
21. DefinitionBlock ("", "SSDT", 2, "pat", "FanTable", 0x00000000)
22. {
23. External (_SB_.PCI0.LPCB.EC0_.WRAM, MethodObj) // 2 Arguments
24.
25. \_SB_.PCI0.LPCB.EC0.WRAM (0x0537, 0x3C)
26. \_SB_.PCI0.LPCB.EC0.WRAM (0x0538, 0x3E)
27. \_SB_.PCI0.LPCB.EC0.WRAM (0x0539, 0x40)
28. \_SB_.PCI0.LPCB.EC0.WRAM (0x0540, 0x44)
```

```
29. \_SB.PCI0.LPCB.EC0.WRAM (0x0541, 0x48)
30. \_SB.PCI0.LPCB.EC0.WRAM (0x0542, 0x4C)
31. \_SB.PCI0.LPCB.EC0.WRAM (0x0543, 0x50)
32. \_SB.PCI0.LPCB.EC0.WRAM (0x0544, 0x54)
33. }
```

Alles anzeigen

Allerdings sieht es so aus, als würde das Ganze nicht funktionieren. Compilen lies die SSDT sich mit 0 Errors. Kann es sein, dass die Calls nicht "aufgerufen" werden? Brauche ich noch irgendetwas "drum-herum"? Mein Werk sieht auch fast etwas zu einfach aus 😊

Ich hänge noch eine SSDT an, in der die WRAM Methode ebenfalls genutzt wird.

Vielen Dank im Voraus