

# BT Modul Instant Wake trotz Definition als 255 (Internal)

Beitrag von „N0b0dy“ vom 7. September 2023, 10:59

[Zitat von G.com](#)

Wenn ich dann die SSDT-USB-Reset und das XHCI Port Limit nutze, finde ich im IOReg und im Mapping Tool dann aber 25 Ports

Das ist ja komisch, sie sollten 26 Ports sein

141.... bis 14E... sind HS01 bis HS14

14f und 150 sind dummy USB

151 bis 15a sollten SS01 bis SS10 sein

[Zitat von G.com](#)

Wenn ich also annehme, der erste 3.0 Port sei SS01

Was meinst du da hier? habe nicht verstanden!

15100000 sollte erste SS sein...

[Zitat von G.com](#)

PXSX ist meine USB3.0 Karte, die ich vorsorglich eingebaut habe, um evtl. das BT Modul darüber einzubinden. Kann zunächst missachtet werden

Zwar hier eine externe Karte mit eigenem Controller aber trotzdem müssen die Ports deklariert, außerdem was für eine Karte ist sie?

[Zitat von G.com](#)

Ich habe allerdings Probleme auf HS03/SS04 - da erkennt er mit dem Kext meine

Laufwerke nicht. Ich schließe also nicht aus, dass hier der Wurm drin ist.

Ist es hier ein Tippfehler oder so deklariert, sollte hier nicht HS05/SS04 sein, den Port hinten unten wie du sie nennst?

[Zitat von G.com](#)

Es sei noch einmal kurz dazu gesagt, die PR XHCI Definitionen sind bei mir in der SSDT-09. Allerdings tauchen im IOReg darauf nur PCI Geräte auf.

Diese Ports sind mit Thunderbolt verbunden und haben mit USB controller nicht zu tun.