

# Machbarkeitsfrage: Intel Skylake I5 6500 mit Workstation HP Board 80F5

Beitrag von „kaneske“ vom 18. Oktober 2023, 09:58

Hmm deine Ports sind in der DSDT berücksichtigt.

Für HS01 kann es doch so aussehen...

Code

```
1. Device (HS01)
2. {
3. Name (_ADR, One) // _ADR: Address
4. Method (_UPC, Package (0x04)) // _UPC: USB Port Capabilities
5. {
6. 0xFF,
7. 0x03,
8. Zero,
9. Zero
10. }
11. Method (_PLD, Package (0x01)) // _PLD: Physical Location of Device
12. {
13. ToPLD (
14. PLD_Revision = 0x1,
15. PLD_IgnoreColor = 0x1,
16. PLD_Red = 0x0,
17. PLD_Green = 0x0,
18. PLD_Blue = 0x0,
19. PLD_Width = 0x0,
20. PLD_Height = 0x0,
21. PLD_UserVisible = 0x1,
22. PLD_Dock = 0x0,
23. PLD_Lid = 0x0,
24. PLD_Panel = "UNKNOWN",
25. PLD_VerticalPosition = "UPPER",
26. PLD_HorizontalPosition = "LEFT",
27. PLD_Shape = "UNKNOWN",
```

```
28. PLD_GroupOrientation = 0x0,  
29. PLD_GroupToken = 0x0,  
30. PLD_GroupPosition = 0x0,  
31. PLD_Bay = 0x0,  
32. PLD_Ejectable = 0x0,  
33. PLD_EjectRequired = 0x0,  
34. PLD_CabinetNumber = 0x0,  
35. PLD_CardCageNumber = 0x0,  
36. PLD_Reference = 0x0,  
37. PLD_Rotation = 0x0,  
38. PLD_Order = 0x0,  
39. PLD_VerticalOffset = 0x0,  
40. PLD_HorizontalOffset = 0x0)  
41. })  
42. Return (PLDP)  
43. }
```

Alles anzeigen

Was du halt machen musst, ist feststellen welcher Port welcher ist (SS/HS) und welche du behalten willst und welche Art es wird.

[Maulwurf](#)