

# Frage an die Spezialisten hier; SSDT Definition für PEGP1 (Device AMDX)

Beitrag von „G.com“ vom 9. März 2024, 21:14

Erst einmal danke. Ich habe es auch mal rausgeworfen und es hat sich nichts verändert.

Solche "all" SSDT's schwirren durch das Netz. However. Ich prüfe das noch mal mit den Properties. Ich hatte das ja auch alles definiert.

Melde mich noch einmal. Danke in jedem Fall für Eure Erklärungen [Grivens](#) u d [al6042](#)

UPDATE: Noch einmal geschaut. Ja es scheint so zu sein, dass es darum ging Den Buffer für die AMD Karte zu definieren und damit Ton über HDMI/DP zu generieren. Dazu wurde dann neben dierser noch das Device HDAU definiert. Ist aber unnötig, da dies schon von Apple ALC und Whatevergreen bzw. in meinem Fall OOB läuft. Somit ist der Schnipsel obsolete.

Ich habe dann nur USBX, AWAC und DMAC in der SSDT belassen.

Die Einträge (Kosmetik) hatte ich schon in der Config.

Somit alles erledigt und eine weitere Baustelle geschlossen. Leider ist das USB 2 Hub Thema nicht erledigt. Da konnte mir nicht geholfen werden. Ich hätte auf Nico gehofft, der ist aber wohl absolut ruhig hier. Es muss irgendwo in den SSDT's meines Boards noch was geben, was die üblichen Lösungen mittels SSDT USB verhindert. Somit Sleep nur über GPRW.