

Bild & USB Hub über USB-C Port der Grafikkarte?

Beitrag von „derpuma“ vom 9. Oktober 2024, 16:46

Thx, very much! I am out of office, but will test it tomorrow an report back.

[fabiosun](#)

Update: I've looked into your ssdt. I guess you use it for other devices too, maybe a thunderbolt card also? With your aml file, this will not work for me so.

Where did you get this or did you made this by yourself?

If so, can you describe how you did that?

Which part is for your GPU? Might be the XHC part? I am looking for a solution on a X570 Gigabyte Aorus Pro and the 6900XT from AMD.

Code

1. External (_SB_.PCI0.GP17, DeviceObj)
2. External (_SB_.PCI0.GP17.XHC0, DeviceObj)
3. External (_SB_.PCI0.GP17.XHC1, DeviceObj)
4. External (_SB_.PCI0.GPP0.SWUS.SWDS, DeviceObj)
5. External (_SB_.PCI0.GPP7.UP00.DP40.UP00.DP60, DeviceObj)
6. External (_SB_.PCI0.GPP7.UP00.DP40.UP00.DP60.XH00, DeviceObj)
7. External (_SB_.PCI0.GPP7.UP00.DP60, DeviceObj)
8. External (_SB_.PCI0.GPP7.UP00.DP60.XH00, DeviceObj)

[apfelnico](#)

Zitat von apfelnico

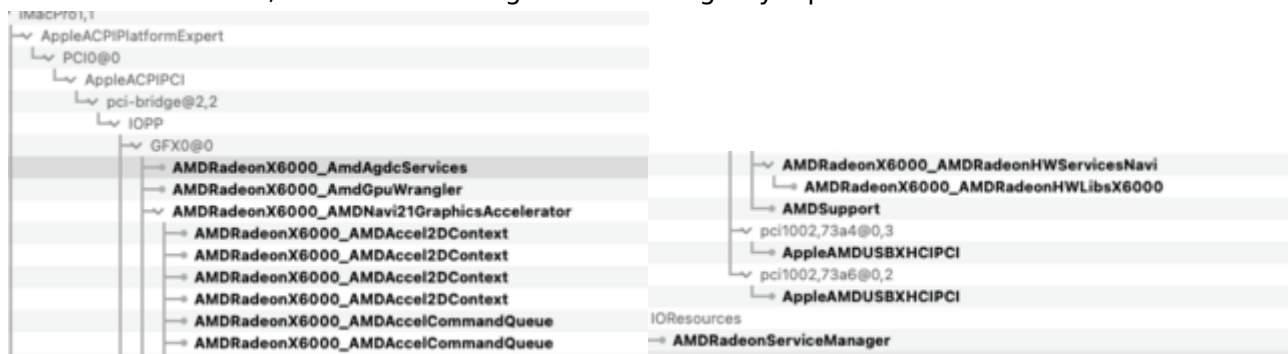
Je nach Karte tauchen die AMD USB-Controller auch in der IORegistry auf. Ich habe mal eine SSDT für eine 6900XT gemacht, der Pfad muss noch individuell ans eigene System angepasst werden. Könnte helfen, ich hatte jedenfalls an den Controllern einen Apple-Treiber anhängen sehen, über die Funktionalität kann ich nichts sagen. Auf das System und die IORegistry habe ich keinen Zugriff mehr, lediglich die SSDT ist übrig

geblieben. Viel Erfolg.

Hi Nico,

könntest du mal schauen, wie ich den Pfad entsprechend meines Systems für deine SSDT-6900XT.aml anpassen kann?

Bin mir nicht sicher, wie man die Ausgabe des IORegistryExplorer in der SSDT umsetzt.



Code

1. ``0B:00.0 1002 73BF 1002 0E3A Disabl Advanced Micro Devices, Inc. [Navi 21 [Radeon RX 6800/6800 XT / 6900 XT] Display controller VGA compatible contr idge@2,2/GFX0@0 display PciRoot(0x0)/Pci(0x2,0x2)/Pci(0x0,0x0)
2. 0B:00.1 1002 AB28 1002 AB28 Disabl Advanced Micro Devices, Inc. [Navi 21/23 HDMI/DP Audio Controller Multimedia controlle Audio device ge@2,2/HDAU@0,1 pci1002,ab28 PciRoot(0x0)/Pci(0x2,0x2)/Pci(0x0,0x1)
3. 0B:00.2 1002 73A6 1002 73A6 Disabl Advanced Micro Devices, Inc. [??? Serial bus controlle USB controller ci1002,73a6@0,2 pci1002,73a6 PciRoot(0x0)/Pci(0x2,0x2)/Pci(0x0,0x2)
4. 0B:00.3 1002 73A4 1002 0408 Disabl Advanced Micro Devices, Inc. [Navi 21 USB Serial bus controlle Serial bus controlle ci1002,73a4@0,3 pci1002,73a4 PciRoot(0x0)/Pci(0x2,0x2)/Pci(0x0,0x3)

Thx.