

# Unterstützung bei Einrichtung von GC Alpine Ridge 1.0 für Thunderbolt UAD Apollo Interface gesucht

Beitrag von „RoyalRichman“ vom 29. November 2024, 14:39

Ich war weiter dran, aber gefühlt bin ich nicht weiter.

Laut Verkäufer ist die Alpine geflashed und das „abgeschnittene“ Kabel ist letztlich nicht abgeschnitten sondern die Kabel sind gedrückt. Pin 3+5 damit sie Power bekommt ohne Thunderbolt Mainboard.

Im Bios erschienen die Settings erst nach eingebauter Karte. Also, schon mal bisschen was. Meine [Bios Settings](#) wie folgt:

## BIOS

Bios TBT USB 3.1 Force Power Enable

Peripherals - Thunderbolt(TM)Configuration

Thunderbolt(TM) Support Enable

Thunderbolt Boot Support Enable

Thunderbolt Detachable Graphic Support Diable

Skip PCI Option Rom Enable

Security Level No Security

Reseved Memory 256

Reserved PMemeory 128

## SSDT:

Ich habe mir eine SSDT heruntergeladen, die laut Beschreibung passend für meine Hardware sein sollte. Ich hänge sie hier mal an, falls jemand drüberschauen möchte, ob alles passt. Hab sie unter OpenCore in ACPI kopiert. Mit

## IORegistryExplorer:

Ich habe die PCI-Pfade geprüft und experimentell angepasst. Dabei bin ich auf die bekannten Pfade wie RP05, RP21 usw. gestoßen und habe diese durchprobiert.

Muss ich meine SMBIOS vielleicht ändern? Hab gerade SMBIOS: iMac Pro 2017