

End SetConsoleMode und End RandomSeed auf T420 OpenCore

Beitrag von „Nutzer“ vom 21. März 2025, 20:26

[ST3R30](#) Ich wollte auch dieser Seite folgen (https://github.com/5T33Z0/OC-L...ntel/Guides/Ivy_Bridge.md), aber das OpenCore ist ja 0.8.8, und nicht 0.9.4 oder neuer, deshalb steht z.B. bei Boot/Patch mit dem Skip Board ID check dass da 18 und nicht 17 Zeichen sind. Z.B. habe ich noch herausgefunden dass es wahrscheinlich eher auf Nvidia gebaut ist das config, während mein T420 nur eine iGPU hat.