

Erledigt

Boot Probleme mit cpus=2

Beitrag von „m4cd4ni3l“ vom 30. November 2011, 12:13

Hallo!

Ich habe ein Update auf Lion 10.7.2 gemacht, seit dem geht mein Bluetooth was mich sehr glücklich macht. Leider habe ich aber Probleme mit dem Booten. Der Rechner bootet nur mit "cpus=1". Wenn ich es mit cpus=2 versuche (oder die option ganz weglasse) dann bleibt er mit einem blauen Bildschirm hängen, bevor der Login Screen kommt. Eine Kernel Panic scheint es nicht zu sein, da z.B. Num Lock noch geht. Ich kann aber leider keine Meldungen mehr sehen und weiß nicht wo das Problem liegt.

Ich weiß nicht was ich euch noch sagen kann um das Problem näher zu beschreiben... ich habe VoodooTSCSync installiert, boote mit einer modifizierten DSDT und "arch=i386" wg. Grafik. Unter Snow Leo ging cpus=2 problemlos. Wenn ihr mehr/andere Infos braucht sagt bescheid.

Gruß Daniel

Beitrag von „Dr. Ukeman“ vom 30. November 2011, 12:16

wenn du mit cpus=1 bootest, hast du dann nur einen Kern oder arbeiten trotzdem beide?

Beitrag von „m4cd4ni3l“ vom 30. November 2011, 12:25

Das weiß ich nicht genau. In den Systeminfos steht:

Prozessortyp: Intel Core 2 Duo

Prozessorgeschwindigkeit: 1,20 GHz

Anzahl der Prozessoren: 1
Gesamtanzahl der Kerne: 2

Cpu-x sagt allerdings 1 Cores, 2 Threads. Das war unter Snow Leo 2 Cores, 2 Threads.

Also denke ich eher dass nur ein Kern werkelt.

Beitrag von „Dr. Ukeman“ vom 30. November 2011, 13:26

ich würde mal probieren die Alias aus der DSDT zu ebntfernen wenn vorhanden

Vorher:

```
Scope (_PR)
{
Processor (P001, 0x01, 0x00000810, 0x06) {}
Processor (P002, 0x02, 0x00000000, 0x00) {}
Alias (P002, CPU2)
Processor (P003, 0x03, 0x00000000, 0x00) {}
Processor (P004, 0x04, 0x00000000, 0x00) {}
Alias (P004, CPU4)
Processor (P005, 0x05, 0x00000000, 0x00) {}
Processor (P006, 0x06, 0x00000000, 0x00) {}
Alias (P006, CPU6)
Processor (P007, 0x07, 0x00000000, 0x00) {}
Processor (P008, 0x08, 0x00000000, 0x00) {}
Alias (P008, CPU8)
}
```

sollte dann so aussehen. Die jetzt verwendete DSDt auf jedenfall vorher sichern.

Scope (_PR)

```
{  
Processor (P001, 0x01, 0x00000810, 0x06) {}  
Processor (P002, 0x02, 0x00000000, 0x00) {}  
Processor (P003, 0x03, 0x00000000, 0x00) {}  
Processor (P004, 0x04, 0x00000000, 0x00) {}  
Processor (P005, 0x05, 0x00000000, 0x00) {}  
Processor (P006, 0x06, 0x00000000, 0x00) {}  
Processor (P007, 0x07, 0x00000000, 0x00) {}  
Processor (P008, 0x08, 0x00000000, 0x00) {}  
}
```

Beitrag von „m4cd4ni3l“ vom 5. Dezember 2011, 09:30

Hi!

Hab mich mal um die DSDT gekümmert und leider sind die Änderungen die du vorgeschlagen hast bereits drin... Irgendwelche anderen Ideen?

Ich habe weiter probiert und PCIRootUID=1 scheint den Durchbruch gebracht zu haben, auch wenn ich nicht wirklich weiß was diese Option bedeutet...

Beitrag von „Goron“ vom 5. Dezember 2011, 13:22

Der Zusammenhang ist mir jetzt auch nicht ganz klar, aber mit "PCIROOT..." sagst du ihm, wo die Grafikkarte ist (also physikalisch angeschlossen, an welchem Port) ...