

# Laptop wird schnell heiß

Beitrag von „Martuzki“ vom 17. Juni 2011, 23:41

Hallo! 😊

Ich hätte da mal ein Problem unter Snow Leopard (10.6.7). Und zwar wird er sehr schnell heiß. Wisst ihr wie man das ändern kann? 😊

Der Lüfter läuft ca. 5min. normal, danach geht er sofort hoch auf 100% Leistung. Ich würde auf den SpeedStep tippen der nicht richtig funktioniert.

- Manuelles einstellen der CPU Taktung mit VoodooMonitor funktioniert
- AUtomatisches einstellen der CPU funktioniert nicht. CPU immer mit 2,1ghz getaktet
- Spannung (Volt) wird nicht geändert (sowohl manuell als auch im automatik modus)

Ich habe mal die run\_me angehängt. Ich hoffe ihr könnt mir dadurch helfen. VoodooPowerMini/ACPI habe ich schon Probiert sowie die Legacy Thremal Kekse von Apple. Ist da irgentwas mit DSDT zu machen?

Ig

[http://www.file-upload.net/download-3515622/send\\_me.zip.html](http://www.file-upload.net/download-3515622/send_me.zip.html)



---

Beitrag von „iLeopod“ vom 18. Juni 2011, 11:41

Ich hab mal deine DSDT für Power Management ergänzt. Vlt bekommst du ein paar errors beim booten weil ich das SBus device nicht in deiner DSDT gefunden hab. Lösche NullCpuPowermangement kext und füge

Code

1. `<key>GeneratePStates</key>`
2. `<string>Yes</string>`
3. `<key>GenerateCStates</key>`
4. `<string>Yes</string>`

zu deiner Bootplist.

[DSDT Download](#)

---

### **Beitrag von „Martuzki“ vom 18. Juni 2011, 14:45**

Okay werde ich ausprobieren, danke!

---

### **Beitrag von „Martuzki“ vom 18. Juni 2011, 17:52**

Ein Paar fehler sind gut! 😄

Ich habe nen Bild vom KErnel Panic hochgeladen 😊

<http://dl.dropbox.com/u/21477455/DSCI0034.JPG>

---

### **Beitrag von „iLeopod“ vom 19. Juni 2011, 12:01**

Mach nochmal ein versuch mit [dieser](#) DSDT.

---

### **Beitrag von „Martuzki“ vom 19. Juni 2011, 13:20**

Funktioniert auch nicht 😞  
Sobald ich die NullCpu raus nehme bekomme ich nen KP

---

### **Beitrag von „“ vom 19. Juni 2011, 13:49**

Ich verfolge dein Problem mit, da kann dir in drei Foren keiner helfen..... ?

---

### **Beitrag von „iLeopod“ vom 19. Juni 2011, 14:09**

Vlt hilft forceHPET=Yes. Wird mit einer von meinen DSDTs und NullCp.. der LPC kext geladen?  
Dein Laptop ist auf jedenfall komisch: Kein Sbus!!

---

### **Beitrag von „Goron“ vom 19. Juni 2011, 21:53**

#### [Zitat von iLeopod](#)

Vlt hilft forceHPET=Yes. Wird mit einer von meinen DSDTs und NullCp.. der LPC kext geladen? Dein Laptop ist auf jedenfall komisch: Kein Sbus!!

#### [Zitat von iLeopod](#)

Mach nochmal ein versuch mit [dieser](#) DSDT.

Öhm, bescheidene Frage am Rande:

du initialisierst die CPU Scopes, aber definierst keine Voltages und Frequenzen, das Teil wird so IMMER mit voll Stoff laufen, ich glaube nicht, dass das Voodoo Speedstep die DSDT umgehen kann .... !?!

---

### **Beitrag von „iLeopod“ vom 19. Juni 2011, 22:12**

Spannung und Taktraten sind in der SSDt. oder werden os x kompatibel von Chameleon erzeugt. Wenn Voodoo ... deshalb probleme hat könnte DropSSDT=Yes vlt helfen.

---

### **Beitrag von „Goron“ vom 19. Juni 2011, 22:20**

Also ich das im dsdt und das funzt, sieht dann für meine CPU so aus:

Und das ganze dann 4 mal, pro Kern halt ....

```
Scope (_PR)
{
Processor (CPU1, 0x01, 0x00000810, 0x06)
{
OperationRegion (STBL, SystemMemory, 0xCFF8E0D0, 0x0190)
Name (NCPU, 0x02)
Name (TYPE, 0x80000000)
Name (HNDL, 0x80000000)
Name (CFGD, 0x01000009)
Name (TBLD, 0x80)
```

```

Method (_PDC, 1, NotSerialized)
{
CreateDWordField (Arg0, Zero, REVS)
CreateDWordField (Arg0, 0x04, SIZE)
Store (SizeOf (Arg0), Local0)
Store (Subtract (Local0, 0x08), Local1)
CreateField (Arg0, 0x40, Multiply (Local1, 0x08), TEMP)
Name (STS0, Buffer (0x04)
{
0x00, 0x00, 0x00, 0x00
})
Concatenate (STS0, TEMP, Local2)
_OSC (Buffer (0x10)
{
/* 0000 */ 0x16, 0xA6, 0x77, 0x40, 0x0C, 0x29, 0xBE, 0x47,
/* 0008 */ 0x9E, 0xBD, 0xD8, 0x70, 0x58, 0x71, 0x39, 0x53
}, REVS, SIZE, Local2)
}

```

```

Method (_OSC, 4, NotSerialized)
{
CreateDWordField (Arg3, Zero, STS0)
CreateDWordField (Arg3, 0x04, CAP0)
CreateDWordField (Arg0, Zero, IID0)
CreateDWordField (Arg0, 0x04, IID1)
CreateDWordField (Arg0, 0x08, IID2)
CreateDWordField (Arg0, 0x0C, IID3)
Name (UID0, Buffer (0x10)
{
/* 0000 */ 0x16, 0xA6, 0x77, 0x40, 0x0C, 0x29, 0xBE, 0x47,
/* 0008 */ 0x9E, 0xBD, 0xD8, 0x70, 0x58, 0x71, 0x39, 0x53
})
CreateDWordField (UID0, Zero, EID0)
CreateDWordField (UID0, 0x04, EID1)
CreateDWordField (UID0, 0x08, EID2)
CreateDWordField (UID0, 0x0C, EID3)
If (LNot (LAnd (LAnd (LEqual (IID0, EID0), LEqual (IID1, EID1)),
LAnd (LEqual (IID2, EID2), LEqual (IID3, EID3))))))
{
Store (0x06, STS0)
}

```

```
Return (Arg3)
}
```

```
If (LNotEqual (Arg1, One))
{
Store (0x0A, STS0)
Return (Arg3)
}
```

```
Or (And (TYPE, 0x7FFFFFFF), CAP0, TYPE)
If (And (CFGD, One))
{
If (LAnd (LAnd (And (CFGD, 0x01000000), LEqual (And (TYPE,
0x09), 0x09)), LNot (And (TBLD, One))))
{
Or (TBLD, One, TBLD)
Load (STBL, HNDL)
}
}
```

```
If (And (CFGD, 0xF0))
{
If (LAnd (LAnd (And (CFGD, 0x01000000), And (TYPE, 0x18
)), LNot (And (TBLD, 0x02))))
{
Or (TBLD, 0x02, TBLD)
}
}
```

```
Return (Arg3)
}
```

```
Method (_PSS, 0, NotSerialized)
{
Return (Package (0x06))
}
```

Package (0x06)

```
{  
Zero,  
Zero,  
0x0A,  
0x0A,  
0x4824,  
Zero  
},
```

Package (0x06)

```
{  
Zero,  
Zero,  
0x0A,  
0x0A,  
0x0821,  
One  
},
```

Package (0x06)

```
{  
Zero,  
Zero,  
0x0A,  
0x0A,  
0x471E,  
0x02  
},
```

Package (0x06)

```
{  
Zero,  
Zero,  
0x0A,  
0x0A,  
0x071B,  
Zero
```

```
},
```

```
Package (0x06)
```

```
{  
Zero,  
Zero,  
0x0A,  
0x0A,  
0x4619,  
One  
},
```

```
Package (0x06)
```

```
{  
Zero,  
Zero,  
0x0A,  
0x0A,  
0x0616,  
0x02  
}  
})  
}
```

```
Name (_PSD, Package (0x05))
```

```
{  
0x05,  
Zero,  
Zero,  
0xFC,  
0x04  
})
```

```
Name (_CST, Package (0x02))
```

```
{  
One,  
Package (0x04)  
{  
ResourceTemplate ()
```

```
{  
Register (FFixedHW,  
0x01, // Bit Width  
0x02, // Bit Offset  
0x0000000000000000, // Address  
0x01, // Access Size  
)  
},
```

```
One,  
0x5A,  
0x03E8  
}  
})  
}
```

---

### Beitrag von „Goron“ vom 19. Juni 2011, 22:22

Das aber doof jetzt, sorry, dass sollte anders aussehen 😞

Also die automatische Generierung von Chameleon hat bei mir auch nie funktioniert, ich immer ne Kernel Panic bekommen, kann daher dazu nicht viel sagen 😞

---

### Beitrag von „iLeopod“ vom 19. Juni 2011, 22:34

Ja geht auch in der DSDT aber Herstellermäßig ist das meist in der SSDT nur nicht OSX kompatibel. Aber dass ist nicht das Problem. Uns fehlen die Vorraussetzungen: Der Hpet kext wird nicht geladen. Wenn du ne idee hast bitte! Lpc wird mit:

Code

1. Method (\_DSM, 4, NotSerialized)

```

2. {
3. Store (Package ())
4. {
5. "name",
6. "pci8086,3a18",
7. "vendor-id",
8. Buffer ()
9. {
10. 0x86, 0x80, 0x00, 0x00
11. },
12. "device-id",
13. Buffer (0x04)
14. {
15. 0x18, 0x3A, 0x00, 0x00
16. }
17. }, Local0)
18. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
19. Return (Local0)
20. }

```

Alles anzeigen

geladen.

Hier mal das HTEP Device:

Original:

Code

```

1. Device (HPET)
2. {
3. Name (_HID, EisaId ("PNP0103"))
4. Method (_CRS, 0, Serialized)
5. {
6. If (LLessEqual (MMTB, 0x04))
7. {
8. If (LEqual (MMTB, 0x04))
9. {
10. Return (BUF4)

```

```
11. }
12.
13.
14. If (LEqual (MMTB, 0x02))
15. {
16. Return (BUF2)
17. }
18.
19.
20. If (LEqual (MMTB, 0x01))
21. {
22. Return (BUF1)
23. }
24.
25.
26. Return (BUF0)
27. }
28. }
29.
30.
31. Name (BUF4, ResourceTemplate ()
32. {
33. IRQNoFlags ()
34. {0}
35. IRQNoFlags ()
36. {8}
37. Memory32Fixed (ReadOnly,
38. 0xFED04000, // Address Base
39. 0x00000400, // Address Length
40. )
41. })
42. Name (BUF2, ResourceTemplate ()
43. {
44. IRQNoFlags ()
45. {0}
46. IRQNoFlags ()
47. {8}
48. Memory32Fixed (ReadOnly,
49. 0xFED02000, // Address Base
50. 0x00000400, // Address Length
51. )
52. })
```

```
53. Name (BUF1, ResourceTemplate ())
54. {
55. IRQNoFlags ()
56. {0}
57. IRQNoFlags ()
58. {8}
59. Memory32Fixed (ReadOnly,
60. 0xFED01000, // Address Base
61. 0x00000400, // Address Length
62. )
63. })
64. Name (BUF0, ResourceTemplate ())
65. {
66. IRQNoFlags ()
67. {0}
68. IRQNoFlags ()
69. {8}
70. Memory32Fixed (ReadOnly,
71. 0xFED00000, // Address Base
72. 0x00000400, // Address Length
73. )
74. })
75. Method (_STA, 0, NotSerialized)
76. {
77. If (And (HPTE, 0x01))
78. {
79. If (LGreaterEqual (\_SB.OSTP (), 0x08))
80. {
81. Return (0x0F)
82. }
83. Else
84. {
85. Return (0x00)
86. }
87. }
88.
89.
90. Return (0x00)
91. }
92. }
```

Alles anzeigen

Jetzt:

Code

```
1. Device (HPET)
2. {
3. Name (_HID, EisaId ("PNP0103"))
4. Name (_CRS, ResourceTemplate ()
5.
6. {
7. IRQNoFlags ()
8. {0}
9. IRQNoFlags ()
10. {8}
11. Memory32Fixed (ReadOnly,
12. 0xFED00000, // Address Base
13. 0x00000400, // Address Length
14. _Y1B)
15.
16. })
17.
18. Method (_STA, 0, NotSerialized)
19. {
20.
21. Return (0x0F)
22. }
23. }
```

Alles anzeigen

lspci:

Code

```
1. 00:00.0 Host bridge: Silicon Integrated Systems [SiS] 671MX
2. 00:01.0 PCI bridge: Silicon Integrated Systems [SiS] PCI-to-PCI bridge
3. 00:02.0 ISA bridge: Silicon Integrated Systems [SiS] SiS968 [MuTIOL Media IO] (rev 01)
4. 00:03.0 USB Controller: Silicon Integrated Systems [SiS] USB 1.1 Controller (rev 0f)
5. 00:03.1 USB Controller: Silicon Integrated Systems [SiS] USB 1.1 Controller (rev 0f)
```

6. 00:03.3 USB Controller: Silicon Integrated Systems [SiS] USB 2.0 Controller
7. 00:04.0 Ethernet controller: Silicon Integrated Systems [SiS] 191 Gigabit Ethernet Adapter (rev 02)
8. 00:05.0 IDE interface: Silicon Integrated Systems [SiS] SATA Controller / IDE mode (rev 03)
9. 00:06.0 PCI bridge: Silicon Integrated Systems [SiS] PCI-to-PCI bridge
10. 00:0f.0 Audio device: Silicon Integrated Systems [SiS] Azalia Audio Controller
11. 01:00.0 VGA compatible controller: ATI Technologies Inc M92 [Mobility Radeon HD 4500 Series]

Alles anzeigen

liegt warscheinlich daran dass es kein Intel ist.

---

## Beitrag von „Goron“ vom 19. Juni 2011, 22:46

SiS uiuiui ...

fürs HPET könnt ich folgendes anbieten:

Code

1. Device (HPET)
2. {
3. Name (\_HID, EisaId ("PNP0103"))
4. Name (ATT3, ResourceTemplate ())
5. {
6. IRQNoFlags ()
7. {0}
8. IRQNoFlags ()
9. {8}
10. Memory32Fixed (ReadWrite,
11. 0xFED00000, // Address Base
12. 0x00000400, // Address Length
13. )

```
14. })
15. Name (ATT4, ResourceTemplate ())
16. {
17. })
18. Method (_STA, 0, NotSerialized)
19. {
20. Return (0x0F)
21. }
22.
23.
24. Method (_CRS, 0, NotSerialized)
25. {
26. Return (ATT3)
27. }
28. }
```

Alles anzeigen

Zum Laden der AppleLPC werf ich mal:

Code

```
1. Method (_DSM, 4, NotSerialized)
2. {
3. Store (Package (0x02)
4. {
5. "device-id",
6. Buffer (0x04)
7. {
8. 0x81, 0x26, 0x00, 0x00
9. }
10. }, Local0)
11. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
12. Return (Local0)
13. }
```

Alles anzeigen

in den Raum -> kextstat | grep LPC

60 0 0xfffff7f80929000 0x3000 0x3000 com.apple.driver.AppleLPC (1.4.12) <9 5 4 3>

Da das Ganze aber plattformspezifisch ist und GANZ einfach formuliert nur das BIOS für OS X übersetzt geh ich mal davon aus, das nichts von dem was wir haben ihm helfen wird, da hilft wahrscheinlich nur neuschreiben 😞

---

### **Beitrag von „iLeopod“ vom 19. Juni 2011, 22:48**

LPC klappt so wich ichs gepostet hab. Ohne Intel vendor-Id gehts net und ich wüsste nicht das es macs mit sis chips gibt.

---

### **Beitrag von „Goron“ vom 19. Juni 2011, 22:50**

Viele Wege scheinen nach Rom zu führen 😊

Ja, wenns überhaupt möglich ist ... hab nicht ohne Grund das Board damals gewählt 😊

---

### **Beitrag von „iLeopod“ vom 19. Juni 2011, 22:52**

So hier mit Gorons HPET [DSDT](#)  
Entfern mal die force Hpet option in der Bootplist nicht dass es da Komplikationen gibt.

---

### **Beitrag von „Martuzki“ vom 20. Juni 2011, 14:02**

Ok besten dank euch beiden! 😊

Ich habe die DSDT mal mit AppleIntelCPU installiert und neu gebootet. Kam aber leider ein KP. Also wieder die NullCPU reingeschoben, gebootet und dann die AppleIntelCPU gelöscht und wieder neu gebootet.

Jetzt werden keine KExt geladen (AppleHPET.kext und AppleLPC.kext)

Wie kann ich jetzt weiter machen? 😊

---

### Beitrag von „“ vom 21. Juni 2011, 08:56

So ich schließe das hier den wir müssen uns nicht für unsere Hilfe, von deinen Freunden aus dem Root86 Forum als Assis betiteln lassen und du tolerierst solche Gangart, 🙄

Dieses Forum Root86 lässt absolut zu wünschen übrig, das Internet ist kein freier Rechtsraum und demnächst werden solche Aussagen teuer.

Hier wird nichts kopiert oder abgeschrieben ohne Quellen Angabe.

Hier der Text, Quelle Root86

AkimoA

./ Dr.Gyn.Med Moa

./Bruderschaft86

./root86club

./SuperModerator86

./staff86

Registriert seit

27.04.2011

Ort

North Black Forest

Alter

32

Beiträge

239

Blog-Einträge

1

AW: Laptop wird schnell heiß

Hmm sieht so aus als ob da jemand bei dir abschreibt riws

<http://dontknow.me/http://www.hackin...=1361#post1361>

Kopfschüttel ! Assi Verein

---

### **Beitrag von „locojens“ vom 22. Juni 2011, 13:56**

Also ich muß ehrlich gestehen das ich dieses Thema nicht verfolgt habe!

Aber bitte Leute wo bleibt eure "gute Erziehung"?

Wenn mich jemand als "Assi" bezeichnet empfinde ich das als böse Beleidigung!

Hier wurden aber alle guten Umgangsformen vergessen.

Nochmal zum mitschreiben WIR sind alle Menschen, es gibt Solche und auch die Anderen, aber an Respekt einer anderen wenn auch unbekanntem Person gegenüber sollte es nie fehlen!

Also finde ich das dieser Thread zu Recht geschlossen wurde ...!

MfG Jens!