

**Erledigt**

## Oranges Icon NVMe 10.13 auf X99

**Beitrag von „kaneske“ vom 29. September 2017, 15:25**

Moin,

seit dem ich High Sierra soweit Vanilla drauf haben (patches alle über Clover)

danke dazu auch an [@MacGrummel](#) wegen Sound da lag was an meiner Sierra Config.

laufen tut alles. Außer dass die SSD 960 pro orange gezeigt ist.

NVMe SSDT wird wohl benötigt, aber wie erstelle ich eine???

kann mich da jemand abholen?

danke!

---

**Beitrag von „apfelnico“ vom 29. September 2017, 15:36**

Code

1. DefinitionBlock ("", "SSDT", 2, "NICO", "NVME", 0x00000000)
2. {
3. External (\_SB\_.PCI0.BR1A, DeviceObj) // (from opcode)
4. External (\_SB\_.PCI0.BR1A.D07C, DeviceObj) // (from opcode)
5. External (\_SB\_.PCI0.BR1A.H000, DeviceObj) // (from opcode)
6. External (DTGP, MethodObj) // 5 Arguments (from opcode)
- 7.
- 8.

```
9. Scope (\_SB.PCI0.BR1A.H000)
10. {
11. Name (_STA, Zero) // _STA: Status
12. }
13.
14.
15. Scope (\_SB.PCI0.BR1A.D07C)
16. {
17. Name (_STA, Zero) // _STA: Status
18. }
19.
20.
21. Scope (\_SB.PCI0.BR1A)
22. {
23. Device (NVME)
24. {
25. Name (_ADR, Zero) // _ADR: Address
26. Method (_DSM, 4, NotSerialized) // _DSM: Device-Specific Method
27. {
28. Store (Package (0x08)
29. {
30. "AAPL,slot-name",
31. Buffer (0x09)
32. {
33. "Built In"
34. },
35.
36.
37. "model",
38. Buffer (0x0D)
39. {
40. "Samsung NVMe"
41. },
42.
43.
44. "name",
45. Buffer (0x0D)
46. {
47. "Samsung NVMe"
48. },
49.
50.
```

```
51. "built-in",
52. Buffer (One)
53. {
54. 0x00
55. }
56. }, Local0)
57. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
58. Return (Local0)
59. }
60. }
61. }
62. }
```

Alles anzeigen

Das ist ein Beispiel. In diesem Fall hängt der Controller an BR1A. Das muss natürlich nicht so bei dir sein. Schau dazu in ioregexplorer nach, wo das Teil andockt. In der DSDT kann du dann nachschauen, welche weiteren Devices noch am gleichen Baum (BR1A) hängen. In diesem Fall ist neben H000 (welches hier zu NVME wird) noch D07C vorhanden.

Dieses Beispiel geht davon aus, dass in einer DSDT eine DTGP-Methode eingefügt wurde. Ist das nicht der Fall, so entweder hier einfügen oder in der \_DSM komplett rausnehmen.

---

### **Beitrag von „kaneske“ vom 29. September 2017, 15:53**

Danke. werde ich heute Abend gleich testen.

Edit:

funktioniert! Klasse! Danke [@apfelnico](#)

Voll gut, meine hing an BR1B und nun als intern angezeigt!

-erledigt-

## Beitrag von „scarface0619“ vom 5. September 2018, 22:02

Kann mir jemand einen Tipp geben wie man das macht, bei mir ist die NVME so angebunden (siehe Screenshot), Danke.

Bissle seltsam finde ich das der Slotname Ethernet ist 😄

---

## Beitrag von „apfelnico“ vom 5. September 2018, 22:42

So in etwa, Pfade kontrollieren ...

Code

```
1. Scope (\_SB.PCI0.BR1A)
2. {
3.   Scope (H000)
4.   {
5.     Method (_DSM, 4, NotSerialized) // _DSM: Device-Specific Method
6.     {
7.       If (LEqual (Arg2, Zero))
8.       {
9.         Return (Buffer (One)
10.        {
11.          0x03
12.        })
13.       }
14.
15.
16.       Store (Package (0x08)
17.        {
18.          "AAPL,slot-name",
19.          Buffer (0x04)
20.          {
21.            "M.2"
22.          },
23.
24.
```

```
25. "built-in",
26. Buffer (One)
27. {
28. 0x00
29. },
30.
31.
32. "name",
33. Buffer (0x15)
34. {
35. "Apple SSD Controller"
36. },
37.
38.
39. "model",
40. Buffer (0x11)
41. {
42. "Apple SSD NVMe I"
43. }
44. }, Local0)
45. DTGP (Arg0, Arg1, Arg2, Arg3, RefOf (Local0))
46. Return (Local0)
47. }
48. }
49. }
```

Alles anzeigen

Edit:

Ach, da oben steht ja eine komplette SSDT von mir. Einfach den Inhalt in eine "SSDT-NMVE.aml" kopieren und in CLOVER\ACPI\patched legen ...

---

### **Beitrag von „scarface0619“ vom 5. September 2018, 22:45**

ok, mache ich aber wie erstelle ich diese SSDT.

Wenn ich eine leere Datei erstelle und den Inhalt rein kopiere kommt ein Fehler mit Western

ASCII...

Habe noch nie eine SSDT erstellt...

---

### **Beitrag von „apfelnico“ vom 5. September 2018, 22:54**

Da hast du ... 😊

Edit:

DTGP-Methode hast du aber in der DSDT drin? Ansonsten noch unten dran pappen.

---

### **Beitrag von „scarface0619“ vom 5. September 2018, 22:55**

du warst schneller, danke 😄

Update [@apfelnico](#) :ne meine DSDT bereinigen, um mal alle Errors raus zu bekommen klappt irgendwie bei dem Board nicht Asrock X99 Extreme 4. Bei meinem Z270 war das bereinigen der DSDT gar kein Problem. Was müsste ich unten dran hängen bei der NVME.aml ? Vielleicht hast du eine Idee zu meiner DSDT... bekomme bei der NVME.aml syntax error beim kompilieren

---

### **Beitrag von „apfelnico“ vom 5. September 2018, 23:57**

Da hast du nochmal ... 😊

---

### **Beitrag von „scarface0619“ vom 6. September 2018, 00:01**

Sehr geil Nico funktioniert jetzt einwandfrei, DSDT und meine SSDTs werden sauber geladen.  
Vielen Dank

---

### **Beitrag von „apfelnico“ vom 6. September 2018, 00:10**

Kannst mir ja mal deinen EFI-Ordner schicken und ein ioreg-file und ein Systembericht. Ebenso die komplette ACPI. Dann kann ich mir das genauer anschauen. Die DSDT bin ich nur mal grob durch gegangen, weiß nicht was du per Clover injizierst, also bissel im Dunkeln tippen.  
Bis morgen ...

---

### **Beitrag von „scarface0619“ vom 6. September 2018, 00:18**

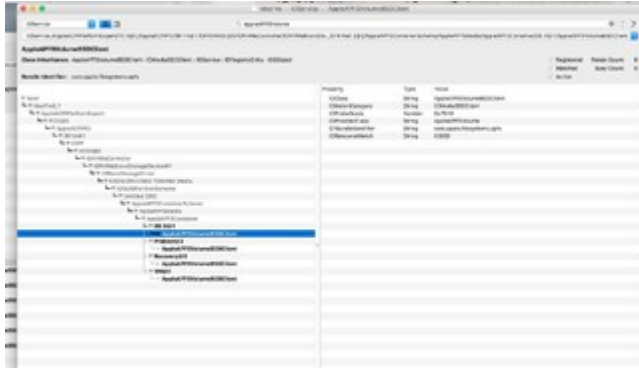
Hab dir das mal geschickt, gehört ja nicht mehr zum eigentlichen Thread-Thema.  
Bis Morgen 😊

---

### **Beitrag von „anonymous\_writer“ vom 6. September 2018, 08:05**

Hallo [@scarface0619](#),

Doppelt machen brauchen wir das nicht. Das ist auch der Grund warum ich PM nicht mag und mich schon oft darüber geärgert habe. 🙄



---

### Beitrag von „scarface0619“ vom 6. September 2018, 09:02

[@anonymous writer](#) sorry ich hatte es dann noch selbst versucht und immer wieder Fehler beim kompilieren gehabt, deswegen dann hier im Thread direkt mal geschrieben habe, dachte hast es gesehen gehabt. Nico konnte mir bei der Dsdt helfen. Ich danke dir dennoch vielmals, das Asrock scheint bei manchen Themen etwas zickiger zu sein.

---

### Beitrag von „anonymous\_writer“ vom 6. September 2018, 09:14

Hast die in Post 13 angehängte SATA.aml mal probiert? Ist nicht die gleich wie im PM.

---

### Beitrag von „scarface0619“ vom 6. September 2018, 10:09

Teste ich sobald am PC bin 😊