Erledigt MSI Z170A GAMING M7 - Feintuning

Beitrag von "zorro7000" vom 26. Oktober 2017, 11:37

Wer kann sich den mal an meine Kiste machen?

Brauche Hilfe bei der Optimierung des EFI-Ordners und High Sierra. Das wird mir nun alles zu hardwarelastig

Stand der Dinge.. bis auf Sound (commander.hack ging bisher gut) läuft alles, aber ich fühle mich doch überfordert zu beurteilen ob es optimal und stabil ist.

Danke .. rufe gerne jeden an oder macht Vorschläge

Beitrag von "derHackfan" vom 26. Oktober 2017, 11:41

Hallo @zorro7000 ich habe deinen Beitrag mal ausgeschnitten und in einen eigenständigen Thread verschoben, da wo du ursprünglich gelandet bist ging es ja um ein Z97 Mainboard.

Edit: Ach ja, wärst du bitte so nett und erstellst nach Abschluß deines Projekt hier einen Beitrag ... <u>Skylake Sammelthread (lauffähige Konfigurationen) Desktop</u>?

Beitrag von "kuckkuck" vom 26. Oktober 2017, 15:07

Zitat von zorro7000

Brauche Hilfe bei der Optimierung des EFI-Ordners und High Sierra.

Dafür bräuchte man erstmal deinen EFI Ordner... Am besten einfach als ZIP hier hochladen.

Beitrag von "zorro7000" vom 27. Oktober 2017, 17:06

Code

1. @Edit: Ach ja, wärst du bitte so nett und erstellst nach Abschluß deines Projekt hier einen Beitrag ... Skylake Sammelthread (lauffähige Konfigurationen) Desktop?

Das ist nicht so Recht mein Werk. Da wurde mit von einem Forummember gehörig geholfen!

Den Ordner hänge ich gerne hier rein, wenn ich wieder im Büro bin! Will gerne mehr lernen aber ist ja immer komplexer geworden - denke ich zumindest.

https://www.dropbox.com/sh/ag5...iu1BSzzGB73qzcVeFsTa?dl=0

Wie hänge ich eine zip rein?

Das ist der Stand der Dinge für das Bios 7976v1H ... Was fehlt noch um anderen zu helfen?

IchmachemaleinUpdateauf7976v1l!Daumendrücken!https://www.dropbox.com/sh/ag5...iu1BSzzGB73qzcVeFsTa?dl=0

*update

Bios neu .. geht neue Dateien für weitere Arbeiten abgelegt:

Spoiler anzeigen

Spoiler anzeigen

Mir ist einfach noch nicht klar was raus/rein oder verbessert werden kann! Bin gespannt!

Noch ioreg und weitere infos erzeugt und abgelegt.

Spoiler anzeigen

Bitte einfach sagen wenn etwas fehlt. Es geht und ist soweit "stabil" könnte aber meine ich schneller sein sein, oder?

Beitrag von "kuckkuck" vom 28. Oktober 2017, 13:47

Also ohne wirklich ein Problem zu bekämpfen muss ich ehrlich sagen, hat es für mich nicht so viel Sinn dir zu helfen. Ich kann dir ein paar Anhaltspunkte deiner EFI Struktur geben, die du bedenken und abändern könntest. Auch könnte ich deine ACPI Tables ausgiebig patchen, aber da es kein wirkliches Problem gibt, macht es für mich mehr Sinn dort anderen Leuten zu helfen, bei denen DSDT Edits sich wirklich mit Problemen befassen. Da du aber so gerne Feintunig machen willst, würde ich dir raten dich selber in ein paar Gebieten einzulesen und das ganze so anzugehen, dass es dir gefällt und du gleichzeitig noch was lernst dabei. Ok hier ein paar Dinge:

- .dsl Dateien haben in ACPI Patched nichts zu suchen, da sie nicht geladen werden. Nur AML Dateien werden geladen.
- Eine DSDT über ACPI Patched zu injecten, die nicht gepatcht ist macht wenig Sinn. Entweder garkeine oder eine gepatchte
- DSDTs und ACPI Tabellen solltest du besser mit F4 im Clover Bootmenü extrahieren als mit DarwinDumper

- Betreibst du einen Overclock? Dann müsstest du noch deine SSDT anpassen
- Trag mal bitte deine genaue Hardware ins Profil ein, wie den i7 6700k
- Du kannst dir mit Clover ein anderes Theme eintragen, wenn du willst
- Du benutzt AppleALC.kext und realtekALC.kext gleichzeitig
- Für HDMI Audio würde ich dir zu einem DSDT Patch anstatt des HDMIAudio.kext raten
- Du hast 2 mal GPUSensors installiert, einmal von FakeSMC 1372 und einmal von der aktuellen 1759... Lösch den alten
- Du solltest entweder Clover Hotpatch (ACPI DSDT Patches Einträge) oder eine gepatchte DSDT (in ACPI Patched) benutzen
- der kext dev mode in den Bootargs ist unnötig
- InjectIntel ist unnötig, da du eine ig-platform-id injectest, die sowieso benutzt werden würde. Trotzdem lohnt es sich eventuell das hier anzuschauen: <u>Quicksync, Virtual-Screen</u> Abstürze und iGPU+ded. GPU mit Grafikbeschleunigung
- Du brauchst nicht eine Layout ID in der config und SSDT-Realtek-Audio.aml injecten. Entweder SSDT/DSDT oder config (unter ACPI: FixHDA angekreuzt und Layout ID 1 unter Devices)
- Ich würde dir von deinem KextPatch zu AppleUSBXHCIPCI abraten und raten eher deine USB Ports mit einer dieser Methoden zu fixen: <u>Anleitung: USB 3.0 El Capitan / (High-)</u> <u>Sierra für jedermann (Zukunftssicher für Updates und komplett gepatcht)</u> oder <u>Kext as Kext can oder USB 3.0 ohne USBInjectAll</u>

Beitrag von "zorro7000" vom 28. Oktober 2017, 15:38

Danke. Das gehe ich mal an!

- 1) gelöscht DSDT_dump.dsl ssdt.dsl
- 2) verstehe ich nicht das bedeutet?
- 3) meine ich getn zu haben wie überprüfe ich das und was geschieht mit den Daten
- 4) wie könnte das geschehen
- 7) verstehe realtekALC.kext ist raus
- 9) FakeSMC 1372 gelöscht ... Klasse ich bin echt noch zu blind für die Feinheiten
- 11) hacken ist weg
- 12) InjectIntel ist unnötig, clover modifiziert
- 13) einträge aus den config entfernt... (muß ich mal gegenprüfen, bin unsicher)
- 14) verstehe ich noch NULL von!

Beitrag von "kuckkuck" vom 28. Oktober 2017, 16:18

2. Die DSDT.dsl war keine gepatchte DSDT, aber trotzdem in ACPI Patched. Das macht keinen SInn

3. In der DSDT.dsl stand der Kommentar: Disassembly of /Users/macdet/Documents/maciasl/DarwinDumperReports/DarwinDumper_3.0.3_20.05_08.54.56_iMacl Tables/AML/DSDT.aml, Sat May 20 08:55:26 2017 deswegen DarwinDumper. Wenn du die Tabellen mit F4 extrahierst, landen die Originale in ACPI/origin 4. Overclocken kann man -k CPUs im BIOS. Wenn du das aber nicht machst ist es egal 7. Funzt audio noch? 14. In der config.plist unter KernelAndKextPatches steht der Eintrag zu "change 15 port limit to 26 in XHCI kext (100-Series-10.12)"... Ich würde dir raten diesen zu entfernen und stattdessen

folgende Anleitung zu befolgen: <u>Anleitung: USB 3.0 El Capitan / (High-) Sierra für jedermann</u> (Zukunftssicher für Updates und komplett gepatcht)

Beitrag von "zorro7000" vom 29. Oktober 2017, 09:53

DANKE .. so wird das was 🐸

4) wäre schon mal Klasse .. bei einen Simulator ¹ aber hat keine Prio
7) HDMI ja, ALC ohne Commander oder weitere Arbeit leider noch nicht
14) schaue ich mir an

Da Bild zeigt den aktuellen Stand - nun schaue ich mal auf die und disable den config den portpatch

https://www.dropbox.com/s/ijinjcwzcihwz7v/xhc-2017-10-29 um 10.02.47.jpg?dl=0

Einlesen der Werte!

Code

1. <key>DropTables</key><array> <dict> <key>Signature</key> <string>SSDT</string> <key>TableId</key> <string>xh_rvp10</string> </dict></array>

uia_exclude=HS01;HS02;HS03;HS06;HS07;HS13;HS14;USR1;USR2;SS01;SS02;SS03;SS04;

das war meine alte exclude.. soll die wieder rein?

Basierend auf den aktuellen Zustand habe ich mal eine USB-SSDT gebaut.

https://www.dropbox.com/s/j50q6o8e93ntv87/USB-SSDT.dsl?dl=0

Bin gespannt was ihr sagt!

Beitrag von "cobanramo" vom 29. Oktober 2017, 12:11

Hallo Zorro,

Du kannst beim antworten auf die "Erweiterte Antwort" klicken und deine Bilder & Dateianhänge hier hochladen.

Das ist wesentlich einfacher und bietet auch Vorteile für Hilfebietende Kollegen.

Dein USB-SSDT sieht aber sehr ungewöhnlich aus, glaube nicht das das funktioniert.

Hier ein Beispiel von mir, so in etwa müsste das aussehen wenn du denn Anleitung von Kuckuck abgearbeitet hast.

Abgesehen vom USB Konfiguration hab ich da auch den _DSM & Strom Korrektur drin.

Beitrag von "kuckkuck" vom 29. Oktober 2017, 12:18

Zitat von zorro7000

Basierend auf den aktuellen Zustand habe ich mal eine USB-SSDT gebaut.

Das was du da gebaut hast ist nicht auf dem aktuellen Zustand basierend, das ist eine völlig andere Methode! Deine SSDT verändert eine eventuell in deiner DSDT vorhandene Bitmaske um bestimmte Ports von Anfang an zu deaktivieren und funktioniert gänzlich anders als die USBInjectAll Methode.

Ich bitte dich nicht unüberlegt irgendwelche Skripts auszuführen, denn die können dir schnell alle bisherigen Errungenschaften wieder zerstören. Wenn du eine SSDT für USB erstellen willst, dann bitte eine USBInjectAll SSDT-UIAC, so wie <u>@cobanramo</u> sie als Beispiel angehängt hat. Anleitungen dazu findest du hier:

- USBInjectAll Elmaccis Guide mit Beispiel- und Erläuterungs-SSDTs
- Brumbaers USB-SSDT Guide

Ab "Sei doch nicht so negativ"

- Konkrete Erläuterung zur Erstellung
- Rehabmans Beispiel-SSDT

alle möglichen USB Definitionen

Zitat von zorro7000

uia_exclude=HS01;HS02;HS03;HS06;HS07;HS13;HS14;USR1;USR2;SS01;SS02;SS03;SS04;

Wenn die Liste stimmt, dann soll die auch so wieder rein. Hast du meine Anleitung genau befolgt?

Beitrag von "zorro7000" vom 29. Oktober 2017, 16:13

Liste wieder drin. Front-USB gehen damit überprüft alle, gehe also davon aus das hinten auch funzt.

Aber nun fehlt mir wohl der Gesamtzusammenhang, wie geht es weiter?

1.	\$ bdmesg gre	p -i them				
2.						
3. 4.	0:103	0:000	===	[GetListOfThemes]
				=======	=	
5.						
6.	0.117 0.000 0					
7. o	0:117 0:000 D	erault theme:	embedded			
o. 9.						
10.	0:130 0:010 Lo	pading AppleU	ITheme-64.efi s	tatus=Succe	255	
11.						
12.	2 6 2 7 0 000 4				12 17 10	
13. 14	2:637 0:000 A	daing Key: Clo	ver. I neme: Size	e = 3, Data:	42 47 4D	
14. 15.						
16.	2:638	0:000	===	[InitTheme]
	=========		=========	=======	======	
17.						
18. 10	2.638 0.000 10	sing embedde	d theme			
19. 20	2.050 0.000 us	sing embedde	utilenie			
20.						
22.	2:638 0:000 Choosing theme <null string=""></null>					
23.						
24.	macdat at iMa	c in				
25. 26	macuel at ima	C III ~				
27.						
28.	\$ bdmesg grep -i usb					
29.						
30. วา	0.116 0.000	config he obse	uch plict			
51.	0:116 0:000 - config-hs-ohneusb.plist					

32. 33.					
34. 35.	0:117 0:000 - config-	hsusb.plist			
36. 37.	0:117 0:000 - [02]: AppleUSBXHCIPCI (change 15 port limit to 26 in XHCI kext (100-Series-				
	10.12)) :: MatchOS: 1	.0.13.x :: BinPatch :: d	ata len: 4		
38. 20					
40.	2:469 0:000 USB Fix0	Dwnership: yes			
41.					
42. 43.	2:485 0:000 - [00]: Volume: PciRoot(0x0)\Pci(0x14 0x0)\USR(0x4 0x0)				
44.					
45. 46	2.496 0.000 USP volu	Imo			
40. 47.	2.400 0.000 035 000	ane			
48.	2.400			[01]	
49.	2:486 PciBoot(0x0)\Pci(0x1)	0:000 4 0x0\\USB(0x4 0x0\\\		[01]: 264-7645-4210-9650	Volume:
	6FF8047A74B6,0x28,	,0x64000)	10(1,011,451001		
50.					
51. 52.	2:487 0:000 USB volu	ime			
53.					
54.	2.407	0.000		[02]	Volumo
55.	PciRoot(0x0)\Pci(0x14	0.000 4,0x0)\USB(0x4,0x0)\ł	- HD(2,GPT,2ED30	A35-125F-4DAE-92B0	-
	B05A085B2257,0x64	028,0x37E11D0)	()		
56.					
57. 58.	2:487 0:000 USB volu	ume			
59.					
60. 61.	2:487	0:000	_	[03]:	Volume:
	PciRoot(0x0)\Pci(0x14	4,0x0)\USB(0x4,0x0)\H	HD(3,GPT,A4847	CB7-EF8F-4B08-BEDA	-
	F493337B2EBF,0x388	851F8,0x36AC0E10)			
62. 63.					
64.	2:488 0:000 USB volu	ume			
65.					
67.	2:488 0:000 - [04]: Ve	olume: PciRoot(0x0)\P	ci(0x14,0x0)\US	B(0xB,0x0)	
68.					
ю9. 70.	2:498 0:009 USB volu	ume			

- 71.
- 72.
- 73. 2:498 0:000 [05]: Volume: PciRoot(0x0)\Pci(0x14,0x0)\USB(0xB,0x0)\HD(1,GPT,381DE0B1-5FF7-4CB6-9D69-C452A75DA326,0x28,0x64000) 74. 75. 76. 2:499 0:000 USB volume 77. 78. 79. 2:499 0:000 [06]: Volume: PciRoot(0x0)\Pci(0x14,0x0)\USB(0xB,0x0)\HD(2,GPT,340B065C-7E3F-421D-AC4E-140ED513F765,0x64028,0xE8D64860) 80. 81. 82. 2:499 0:000 USB volume 83. 84. 85. 9:761 0:000 - [02]: AppleUSBXHCIPCI (change 15 port limit to 26 in XHCI kext (100-Series-10.12)) :: BinPatch :: [OS: 10.13 | MatchOS: 10.13.x | MatchBuild: All] ==> disabled by user 86. 87. 88. 10:055 0:000 USBADR[0] = 0x140000 and PCIe = 0xFFFE 89. 90. 91. 10:055 0:000 USBADR[1] = 0x1C0000 and PCIe = 0x0 Alles anzeigen

Beitrag von "kuckkuck" vom 29. Oktober 2017, 16:18

Ist das Foto von einem Reboot nachdem du das Bootarg gesetzt hast?

Du kannst dir nach oben verlinkten Anleitungen eine USB-SSDT erstellen...

Beitrag von "zorro7000" vom 29. Oktober 2017, 17:55

1) ja

2) die versuche ich ja zu verstehen 😕

ABER:

Code

1. AS2105: 2. 3. 4. Produkt-ID: 0x5106 5. 6. 7. Hersteller-ID: 0x174c (ASMedia Technology Inc.) 8. 9. 10. Version: 0.01 11. 12. 13. Seriennummer: JK1101B9J88J4F 14. 15. 16. Geschwindigkeit: Bis zu 480 MBit/s 17. 18. 19. Hersteller: ASMedia 20. 21. 22. Standort-ID: 0x14c00000 / 3 23. 24. 25. Verfügbare Stromstärke (mA): 500 26. 27. 28. Erforderliche Stromstärke (mA): 0 29. 30. 31. Zusätzlicher Betriebsstrom (mA): 0 32. 33. 34. Integriert: Ja 35.

36. 37. Media: 38. 39. 40. HDS722020ALA330: 41. 42. 43. Kapazität: 2 TB (2.000.398.934.016 Byte) 44. 45. 46. Wechselmedien: Nein 47. 48. 49. BSD-Name: disk5 50. 51. 52. Logical Unit: 0 53. 54. 55. Partitionstabellentyp: GPT (GUID-Partitionstabelle) 56. 57. 58. USB Interface: 0 59. 60. 61. Volumes: 62. 63. 64. EFI: 65. 66. 67. Kapazität: 209,7 MB (209.715.200 Byte) 68. 69. 70. Dateisystem: MS-DOS FAT32 71. 72. 73. BSD-Name: disk5s1 74. 75. 76. Inhalt: EFI 77. 78. 79. UUID des Volumes: 0E239BC6-F960-3107-89CF-1C97F78BB46B 80. 81.

82. HDS722020ALA330: 83. 84. 85. Kapazität: 2 TB (2.000.054.960.128 Byte) 86. 87. 88. Verfügbar: 1,98 TB (1.980.835.065.856 Byte) 89. 90. 91. Beschreibbar: Ja 92. 93. 94. Dateisystem: Journaled HFS+ 95. 96. 97. BSD-Name: disk5s2 98. 99. 100. Mount-Point: /Volumes/HDS722020ALA330 101. 102. 103. Inhalt: Apple_HFS 104. 105. 106. UUID des Volumes: A6DC598F-066F-3E46-963C-0606B4C086FB

Alles anzeigen

Da macht die Platte, ev. durch den Chipsatz nur Ärger! Ich sichere nun erstmal am MacBook die Reste vom NAS. Nicht das ich noch Daten aus den letzten 10 Jahre verliere. Ihr glaubt nicht was sich dort an Kram angesammelt hat

Habe auch die alte DSDT.aml mal gelöscht. Zeit das ich mal DSDT ein wenig verstehe!

Sehe ich das richtig.. die anderen patches aus der config können auch raus? Holly Molly .. was für ein Geschichte. Clover hat sich ja richtig entwickelt 🙂

<"pci1462,7976", "pci8086,a12f", "pciclass,0c0330", "XHC">

Code

- 1. Device(UIAC)
- 2. {
- 3. Name(_HID, "UIA00000")
- 4. // "RehabManConFiguration"
- 5. Name(RMCF, Package()
- 6. {
- 7. // XHC overrides for 100-series boards
- 8. "8086_a12f", Package()
- 9. {
- 10. "port-count", Buffer() { 0x19, 0, 0, 0}, // Highest port number is SS09 at 0x19
- 11. "ports", Package()
- 12. { // TO COMPLETE THIS FILE, ADD ALL YOUR PORTS BELOW HERE, THEN SET port-count ABOVE
- 13. "HS01", Package() // HS01, Front USB3 #2, port <01 00 00 00> 0x3
- 14. {

Alles anzeigen

Bin ich auf der richtigen Spur? // XHC overrides for 100-series boards "8086_a12f", Package()

<"pci1462,7976", "pci8086,a12f", "pciclass,0c0330", "XHC">

Beitrag von "cobanramo" vom 29. Oktober 2017, 18:58

Du bist auf dem richtigen spur "8086_a12f" ist auf einem skylake sicherlich dabei. Meine Empfehlung ist mach dir sowas von deinem Board, das hilft zu verstehen.



Somit kannst du mal deine Port's identifizieren, danach kannst mal gucken in diesem Beispiel SSDT die ich zu verfügung gestellt habe,

einen USB2 Port definierst du mit 0x00

einen USB3 Port definierst du mit 0x03

und einen internen Header Port mit 0xFF

usw.

Danach checkst du ab die funktionierenden Port's, diejenigen die nicht da sind und nicht reagieren tust du excluden.

Da du ein Skylake Z Board hast wirst du sowieso über das 15 Port Limit sein wenn du alle aktiv haben willst.

 Image: Contract of the second of the seco

Da halt noch den Limit mit Clover aufheben

USB-DerBehauts	
T-050 5.0 htt	
Backton Rive Marc	
BOMISSIPED Exemption 4.1	
USB Receiver	
Confort Oarve Keyboard 2008	
BACKUP- Met	
Heateler D Dog	nil (Bennate (J.C)
Western 5.00	
Berlennummer: 600	A524(3886Q20
Geschelmägkeit: Bis.	u 6 Galen
Particular Sola	and the second s
the Southern Streemetic test (1) 600	Contraction 1 - 4
Entertanistie Stromaticka (mil) 164	
Evolutioner Betriebentrom (mil): 8	
Media	
Encertain and an of the	NUMBER OF TAXABLE PARTY.
Washagingday Main	Contraction and a second second
800-Name clubb	
Legical Links 0	
Rent Product Products 6 1	Partition states for
Peodulo-ID.	0-6410
Hersteller-O	Ordafic (Breakcore Corp.)
THE R. LEWIS	CO C
Costhaindiatath	lin ou Greinige
the sheller:	Broadcon Carp
Shandort (C)	Burked(8000.11)
services Sconstene (mA)	800
August of a second second second	
integrier?	
USB Receiver	
Product-Ot	Darkits
Hermeler-ID.	Extended Garghechine.3
Trenations	12.00
the out we reduce the	the purity which
Bandard (D)	S-Assesson / S
Teellighane Stranetteles (mA)	h/00
Enforcementaries (mA)	88
Zoniticitcher Betrieksstrom (n.4)	
Bandard Bana Radard Band	

Beitrag von "kuckkuck" vom 29. Oktober 2017, 19:17

Und wenn das mit USBInjectAll nicht will könntest du dir alternativ eine eigene Kext erstellen: Kext as Kext can oder USB 3.0 ohne USBInjectAll

Ansonsten bist du auf dem richtigen Weg 🖕

Beitrag von "zorro7000" vom 30. Oktober 2017, 10:20

nun habe ich den ersten Teil der Analsye erprobt scheinbar erprobt.

Wie geht es weiter?

- 1. DefinitionBlock ("SSDT-USB.aml", "SSDT", 1, "sample", "USBFix", 0x00003000)
- 2. {

- 3. // "USBInjectAllConfiguration" : override settings for USBInjectAll.kext
- 4. Device(UIAC)
- 5. {
- 6. Name(_HID, "UIA00000")
- 7. // "RehabManConFiguration"
- 8. Name(RMCF, Package()
- 9. {
- 10. // XHC overrides for 100-series boards
- 11. "8086,a12f", Package()
- 12. {
- 13. "port-count", Buffer() { 0x15, 0, 0, 0}, // Highest port number is SS05 at 0x15
- 14. "ports", Package()
- 15. { // TO COMPLETE THIS FILE, ADD ALL YOUR PORTS BELOW HERE, THEN SET port-count ABOVE
- 16. // einen USB2 Port definierst du mit 0x00
- 17. // einen USB3 Port definierst du mit 0x03
- 18. // und einen internen Header Port mit 0xFF
- 19.
- 20.
- 21. "HS05", Package() // HS05, Front USB 3.0 (blau) links oben, port <05 00 00 00>, 0x3
- 22. {
- 23. "UsbConnector", 3,
- 24. "port", Buffer() { 0x05, 0, 0, 0 },
- 25. },
- 26. "HS09", Package() // HS09, Front USB 2
- 27. {
- 28. "UsbConnector", 0,
- 29. "port", Buffer() { 0x09, 0, 0, 0 },
- 30. },
- 31. "HS10", Package() // HS09, Front USB 2 , port <09 00 00 00>, 0x3
- 32. {
- 33. "UsbConnector", 3,
- 34. "port", Buffer() { 0x0A, 0, 0, 0 },
- 35. },
- 36. "HS08", Package() // HS08, Front USB2 #1 und #2, port <08 00 00 >, 0x3
- 37. {
- 38. "UsbConnector", 0,
- 39. "port", Buffer() { 0x08, 0, 0, 0 },
- 40. },
- 41. "SS05", Package() // SS05 = HS05 port 15
- 42. {

43. "UsbConnector", 3, 44. "port", Buffer() { 0x15, 0, 0, 0 }, 45. }, 46. 47. 48. "HS12", Package() // HS12, USB oben rechts 49. { 50. "UsbConnector", 0, 51. "port", Buffer() { 0x0c, 0, 0, 0 }, 52. }, 53. "HS11", Package() // HS11, 54. { 55. "UsbConnector", 0, 56. "port", Buffer() { 0x0b, 0, 0, 0 }, 57. }, 58. "SS03", Package() // SS01, Back USB3 #2, 59. { 60. "UsbConnector", 3, 61. "port", Buffer() { 0x13, 0, 0, 0 }, 62. }, 63. "SS04", Package() // SS04, USB 3.1 64. { 65. "UsbConnector", 3, 66. "port", Buffer() { 0x14, 0, 0, 0 }, 67. }, 68. }, 69. }, 70. }) 71. } 72. }

Alles anzeigen

OhmeinGott-uia_exclude=HS01;HS02;HS03;HS06;HS07;HS13;HS14;USR1;USR2;SS01;SS02;dieexcludewaren auch Mist!excludeexclude

Beitrag von "kuckkuck" vom 30. Oktober 2017, 11:53



Schick mal einen IORegistryeditor Dump bitte 🙂

Beitrag von "zorro7000" vom 30. Oktober 2017, 12:47

Merke eben bei den Versuchen das meine Hardware echt schrottig ist!

Welche Docks funzen den mit 3.1 bzw. 3.0?

Beitrag von "kuckkuck" vom 30. Oktober 2017, 13:33

Steht doch bestimmt in den Spezifikationen des Mainboards...

Beitrag von "zorro7000" vom 30. Oktober 2017, 13:53

Ich meinte meine alten Dockingstrations on fantec und die alte möhre 🐸

- 1. USB-SATA Bridge:
- 2. Produkt-ID: 0x2773
- 3. Hersteller-ID: 0x067b (Prolific Technology, Inc.)
- 4. Version: 1.00

- 5. Seriennummer: PROLIFICMP00000002
- 6. Geschwindigkeit: Bis zu 480 MBit/s
- 7. Hersteller: Prolific Technology Inc.
- 8. Standort-ID: 0x14500000 / 4
- 9. Verfügbare Stromstärke (mA): 500
- 10. Erforderliche Stromstärke (mA): 100
- 11. Zusätzlicher Betriebsstrom (mA): 0
- 12. Integriert: Ja

Alles anzeigen

Da mit dem Stick alles ok ist habe ich mir nun die http://amzn.to/2zhZilB bestellt.

inateck USB-C 3.1 zu SATA Dual-Bay Festplatten Typ-C Dockingstation mit Offline-Klonfunktion für 2,5"/ 3,5" HDD SSD SATA (SATA I-III), 2x 8TB und UASP, mit 12V/ 3A DC-Netzteil, werkzeuglos (FD2002C)

Donnerstag wird dann aufgeräumt. Nun suche ich ein Möglichkeit meine alten ide-platten noch einmal zu sichten 😕 Bekomme ich hin, und dann weg damit!

Beitrag von "zorro7000" vom 31. Oktober 2017, 09:38

- 1. \$ bdmesg |grep -i audio
- 2. 0:100 0:000 HDMI Audio:
- 3. 0:913 0:000 Adding Key: SystemAudioVolume: Size = 1, Data: 3F
- 4. 0:913 0:000 Adding Key: SystemAudioVolumeDB: Size = 1, Data: EE
- 5. 158:138 0:013 Audio HDA (addr:0x1F0003) setting specified layout-id=1 (0x1)
- 6. 158:698 0:013 Audio HDA (addr:0x1F0003) setting specified layout-id=1 (0x1)
- 7. 159:018 0:013 Audio HDA (addr:0x1F0003) setting specified layout-id=1 (0x1)
- 8. 159:290 0:013 Audio HDA (addr:0x1F0003) setting specified layout-id=1 (0x1)
- 9. 159:522 0:013 Audio HDA (addr:0x1F0003) setting specified layout-id=1 (0x1)
- 10. 159:778 0:013 Audio HDA (addr:0x1F0003) setting specified layout-id=1 (0x1)
- 11. 160:010 0:013 Audio HDA (addr:0x1F0003) setting specified layout-id=1 (0x1)

- 12. 160:258 0:013 Audio HDA (addr:0x1F0003) setting specified layout-id=1 (0x1)
- 13. 165:449 0:013 Audio HDA (addr:0x1F0003) setting specified layout-id=1 (0x1)
- 14. 165:483 0:001 Extra kext: EFI\CLOVER\kexts\Other\HDMIAudio.kext
- 15. -

Alles anzeigen

- 1. \$ kextstatx86 -n
- 2. NvidiaGraphicsFixup.kext(1.2.0)as.lvs1974.NvidiaGraphicsFixupEFI\CLOVER\kexts\Other\NvidiaGraphicsFixup.kext
- 3. NVDAResmanWeb.kext (10.2.5) com.nvidia.web.NVDAResmanWeb /Library/Extensions/NVDAResmanWeb.kext
- 4. FakeSMC_LPCSensors.kext (1759) org.hwsensors.driver.LPCSensors EFI\CLOVER\kexts\Other\FakeSMC_LPCSensors.kext
- 5. TACC.kext (1.0.3) com.techsmith.TACC /Library/Extensions/TACC.kext
- 6. NVDAStartupWeb.kext (10.2.5) com.nvidia.NVDAStartupWeb /Library/Extensions/NVDAStartupWeb.kext
- 7. GeForceWeb.kext
 (10.2.5)
 com.nvidia.web.GeForceWeb

 /Library/Extensions/GeForceWeb.kext
 com.nvidia.web.GeForceWeb
- 8. FakeSMC_CPUSensors.kext (1759) org.hwsensors.driver.CPUSensors EFI\CLOVER\kexts\Other\FakeSMC_CPUSensors.kext
- 9. FakeSMC_ACPISensors.kext (1759) org.hwsensors.driver.ACPISensors EFI\CLOVER\kexts\Other\FakeSMC_ACPISensors.kext
- 10. Lilu.kext (1.2.0) as.vit9696.Lilu EFI\CLOVER\kexts\Other\Lilu.kext
- 11. EnergyDriver.kext(2.0)com.intel.driver.EnergyDriver/Library/Extensions/EnergyDriver.kext
- 12. AtherosE2200Ethernet.kext (2.2.1) com.insanelymac.AtherosE2200Ethernet EFI\CLOVER\kexts\Other\AtherosE2200Ethernet.kext
- 13. CUDA.kext (1.1.0) com.nvidia.CUDA /Library/Extensions/CUDA.kext
- 14. FakeSMC.kext (1759) org.netkas.driver.FakeSMC EFI\CLOVER\kexts\Other\FakeSMC.kext
- 15. Private Eye.kext (1) com.radiosilenceapp.nke.PrivateEye /Applications/Private Eye.app/Contents/Resources/PrivateEye.kext
- 16. HDMIAudio.kext (1.0) com.exvision.hdmiaudio EFI\CLOVER\kexts\Other\HDMIAudio.kext
- 17. FakeSMC_GPUSensors.kext (1759) org.hwsensors.driver.GPUSensors EFI\CLOVER\kexts\Other\FakeSMC_GPUSensors.kext
- 18. LittleSnitch.kext (5098) at.obdev.nke.LittleSnitch /Library/Extensions/LittleSnitch.kext
- 19. AppleALC.kext (1.2.0) as.vit9696.AppleALC EFI\CLOVER\kexts\Other\AppleALC.kext

20. NVDAGM100HalWeb.kext (10.2.5) /Library/Extensions/NVDAGM100HalWeb.kext

Alles anzeigen

Code

- 1. ioreg -p IODeviceTree -n HDEF | grep layout-id
- 2. || "layout-id" = <01000000>

Wenn etwas fehlt bitte meckern!

Beitrag von "al6042" vom 31. Oktober 2017, 09:57

0k...

warum genau hast du für Audio Feintuning einen neuen Thread eröffnet?

Gehe bitte sparsamer mit leeren Zeilen in deinen Code-Schnipseln um... das macht das ganze schwer leserlich und bläht nur den Thread auf.

Kexte sind geladen und Audio ID Injected... nach der Tatsache zu urteilen, dass du dafür einen Post geschrieben hast, muss ich jetzt mal raten... Es tut trotzdem nicht?

Beitrag von "zorro7000" vom 31. Oktober 2017, 12:52

doch alles gut! Geht Klasse. Kann nun bestimmt noch einiges raus! Werde die logsilesnochmals durchgehen.

Kann das bitte jemand an den alten Post anhängen? Habe den Weg nicht gesehen!

Beitrag von "al6042" vom 31. Oktober 2017, 12:56

Hängt doch schon alles beisammen... 🙂

Beitrag von "zorro7000" vom 31. Oktober 2017, 13:34

ich bin wohl zu alt für son forum 😕

Die veränderte config.plist.

USB läuft aber scheinbar nicht stabil. Habe gestern eine alte IDE mal reinhängt und nachträglich angemacht. Ging, konnte runterkopieren... aber kein 2 Versuch möglich.. totale Verwirrung.

Danke

Beitrag von "kuckkuck" vom 1. November 2017, 10:39

Ich verstehe nicht so ganz an was du gerade arbeitet 😕

Guck dir nochmal die SSDT von <u>@cobanramo</u> an und füg die _DSM für XHC sowie das Gerät "EC" noch zu deiner USB SSDT hinzu... Vielleicht bringt das dich weiter

Beitrag von "zorro7000" vom 1. November 2017, 13:05

Was kann ich nun überprüfen, ändern etc. ???

Beitrag von "al6042" vom 1. November 2017, 13:15

Ist das die Diskstation? Was passiert an einem einfachen Intel-USB3.0 Anschluß?

Beitrag von "zorro7000" vom 2. November 2017, 15:14

die Frage ist mir erst eben klar geworden. hardware ist nicht so meins 😕

Die Werte sind identisch!

Zwischenzeitlich habe ich die überflüssigen DSDT-Patches aus der <u>configmacdet@mobbsing-gegner.det</u>.plist entfernt. Da geschehen aber immer magische Dinge mit den Dateien. Muß doppelt überprüfen was bootet und was ich wo verändert habe. SPRICH... schon einige Male wurde die falsche Datei gespeichert. Wie kommt das, oder bilde ich mir das ein.

Bin wirklich ohne Dope unterwegs 🐸

Nun lese ich test ich mal die weiteren DSDT patches. Habe die von Clover erzeugt compiliert

und DSDT_system.aml zur Sicherheit als "Original" hinterlegt.

Beitrag von "al6042" vom 2. November 2017, 22:54

Ich bin auch ohne Dope unterwegs und kann mit Sicherheit behaupten, dass ich nicht weiss, was du meinst...

Beitrag von "zorro7000" vom 5. November 2017, 09:12

Danke Al6042,

das macht Hoffnung Uch suche gleich mal auf youtube ob ich nicht ein filmcrew finde zum erstellen der optimalen dsdt. Ich ahne ja das ich "nur" ein Rezept brauche.



Je mehr ich versuche desto BUMM .. nach vielen Neustarts geht nun mal der Monitor nicht.. immer wieder suprise

Beitrag von "zorro7000" vom 8. November 2017, 09:51

aber es geht

LEIDER sehe ich immrt noch nicht durch und es gibt immer wieder Fragen. Mir persönlich würden Gespräche über z.B Skype sicher helfen.

Wer schreibt noch ungern?

Beitrag von "cobanramo" vom 8. November 2017, 12:41

Hallo Zorro,

Ich kann dir da nur empfehlen nicht von Baustelle zu Baustelle zu springen, konzentriere & löse ein Problem

danach kann man immer noch den nächsten angucken. Hab mal jetzt den ganzen Thread nochmals gelesen

und verstanden hab ich trotdem nicht was du machen willst.

Problem 1:

Was ist jetzt der stand bei der Baustelle USB?

Konntest du ein SSDT für dein Board erstellen funktioniert der auch ohne sorgen? Das was du da hast ist ein stinknormales Skylake Board,

einzig was bei dir speziell ist das du noch ein zusätzlicher Chip drin hast der dir USB 3.1 Gen2 bietet den wir mit einem tiny ssdt von piker sicherlich auch lösen könnten.

ssdt_usb-asm1142.dsl

Jetzt aber zurück zum Standard Intel Chip, du hast da leider noch nichts zusammen gestellt, du warst auf dem richtigen weg aber danach bist du auf andere Baustellen abgesprungen.

Ich hab mir mal jetzt mühe gegeben und dir mal alle zutaten für ein feines USB Süppchen zusammengestellt 😂

Kochen musst du schon selber, bedenke selber mühevoll liebevoll gekochtes schmeckt am besten, nicht einfach aufgeben 😂

Schritt 1;

بر USB 3.1 PORTS (FRONT)	4(Gen1)
بح، USB 3.1 PORTS (REAR)	2(Gen1), 2(Gen2, Type A+C)
دي USB 2.0 PORTS (FRONT)	
بر USB 2.0 PORTS (REAR)	

Schritt 2;

Z170A-GAMING-M7	ASMedia® ASM1142 Chipset
PerConnector D	 Ix USB 3.1 Gen2 (SuperSpeed USB 10Gbps) port on the back panel
PorCorrector 3	1x USB 3.1 Gen2 Type-C port on the back panel
USB PerCennetor D	 Intel[®] Z170 Chipset ▶ 6x USB 3.1 Gen1 (SuperSpeed USB) ports (2 ports on the back panel, 4 ports available through the internal USB connected
PerCarvador S	 > 7x USB 2.0 (High-speed USB) ports (3 ports on the back panel, 4 ports available through the internal USB connectors)

Schritt 3; Ich zähle hier mit deinen fehlenden Informationen insgesamt 12 Port's (9xHS Port + 3xSS Port) + 2x USR = 14 Port's für den Intel Chip,

also bist du unter dem Limit und brauchst kein PortlimitPatch. Aber, ich würde trotzdem mal den High Sierra PortlimitPatch ins Clover eintragen, damit das ganze layout geladen wird und wir alle ports mal sehen wie die so aufgestellt sind, später wenn wir unseren SSDT haben kann man den wieder entfernen.



Schritt 4; Da ist dein SSDT aber noch lange nicht fertig oder? Da drin sollten 14 Port Einträge sein, finde bitte die fehlenden Port's und ergänze den UIAC SSDT.

Guck dir meinen als beispiel gegebenen SSDT von früher mal an, vergleiche und pass das ganze mal zu deinem SSDT an

- 1. DefinitionBlock ("SSDT-USB.aml", "SSDT", 1, "sample", "USBFix", 0x00003000)
- 2. {
- 3. // "USBInjectAllConfiguration" : override settings for USBInjectAll.kext
- 4. Device(UIAC)
- 5. {
- 6. Name(_HID, "UIA00000")
- 7. // "RehabManConFiguration"
- 8. Name(RMCF, Package()
- 9. {
- 10. // XHC overrides for 100-series boards

- 11. "8086,a12f", Package()
- 12. {
- 13. "port-count", Buffer() { 0x15, 0, 0, 0}, // Highest port number is SS05 at 0x15
- 14. "ports", Package()
- 15. { // TO COMPLETE THIS FILE, ADD ALL YOUR PORTS BELOW HERE, THEN SET port-count ABOVE
- 16. // einen USB2 Port definierst du mit 0x00
- 17. // einen USB3 Port definierst du mit 0x03
- 18. // und einen internen Header Port mit 0xFF
- 19. 20.
- 21. "HS05", Package() // HS05, Front USB 3.0 (blau) links oben, port <05 00 00 00>, 0x3
- 22. {
- 23. "UsbConnector", 3,
- 24. "port", Buffer() { 0x05, 0, 0, 0 },
- 25. },
- 26. "HS09", Package() // HS09, Front USB 2
- 27. {
- 28. "UsbConnector", 0,
- 29. "port", Buffer() { 0x09, 0, 0, 0 },
- 30. },
- 31. "HS10", Package() // HS09, Front USB 2 , port <09 00 00 00>, 0x3
- 32. {
- 33. "UsbConnector", 3,
- 34. "port", Buffer() { 0x0A, 0, 0, 0 },
- 35. },
- 36. "HS08", Package() // HS08, Front USB2 #1 und #2, port <08 00 00 >, 0x3
- 37. {
- 38. "UsbConnector", 0,
- 39. "port", Buffer() { 0x08, 0, 0, 0 },
- 40. },
- 41. "SS05", Package() // SS05 = HS05 port 15
- 42. {
- 43. "UsbConnector", 3,
- 44. "port", Buffer() { 0x15, 0, 0, 0 },
- 45. },
- 46.
- 47.
- 48. "HS12", Package() // HS12, USB oben rechts
- 49. {
- 50. "UsbConnector", 0,
- 51. "port", Buffer() { 0x0c, 0, 0, 0 },

52. }, 53. "HS11", Package() // HS11, 54. { 55. "UsbConnector", 0, 56. "port", Buffer() { 0x0b, 0, 0, 0 }, 57. }, 58. "SS03", Package() // SS01, Back USB3 #2, 59. { 60. "UsbConnector", 3, 61. "port", Buffer() { 0x13, 0, 0, 0 }, 62. }, 63. "SS04", Package() // SS04, USB 3.1 64. { 65. "UsbConnector", 3, 66. "port", Buffer() { 0x14, 0, 0, 0 }, 67. }, 68. }, 69. }, 70. }) 71. } 72. }

Alles anzeigen

Beitrag von "zorro7000" vom 8. November 2017, 16:42

Danke für die Mühe cobanramo,

Du hast natürlich Recht und eben geht mal die der NV-Treiber nicht und die Fehler kommen so schnell das ich den k-panik nahe bin 🙂

ABER es wird nicht aufgegeben!

Beitrag von "cobanramo" vom 8. November 2017, 18:01

Eben das ist so ne Sache, Hackintosh ist am Anfang bisschen mühselig, sobald man alles schritt für schritt gelöst hat macht das spass und man hat erst recht ne menge dazugelernt.

In meiner Vorpost hab ich zwar nicht von Baustelle zu Baustelle springen empfohlen aber da dachte ich das du Graphic schon gelöst haben müsstest.

Daher nehm ich das mal zurück, lös bitte die Graphic zuallererst, den sonst kann es sein das du die Code Geschichte nicht recht siehst oder gar permanente abstürze hast.

Gruss Coban

Beitrag von "zorro7000" vom 9. November 2017, 08:35

Hallo Coban, hättest Du Zeit für ein Skype, Teamviever Call?

Ich vermute der Fehler sitzt vorm Rechner und wird permanent wiederholt. 10.13 startet und ist mit NW auch "stabil" .. 10.13.1 war oben mit NV und hat wohl Schaden genommen.

Es muß sich ein Denkfehler neben der Unwissenheit eingeschlichen haben. Gut das ich noch MacBooks habe

Ich bin ja schon älter und kurzsichtig, stehe aber zu meinen Schwächen... Nun habe ich eine schwache Erklärung für den Fehler. Es hat sich der USB-Anschluß für mich als Laie aber auch gut getarnt!

Da ich in ungewohnter Haltung und fast blind war ..MIST

Beitrag von "cobanramo" vom 9. November 2017, 11:30

Kein ding, geht mir manchmal auch nicht anders. mach dir keine sorgen, wenns mal nicht weiter will nimm ne Auszeit, das hilft 🙂

Das in dein Bild Rot markierte & Bios... Beschriebene ist auch ein USB2 Port. **also müsste der auch ein HSxx Portnummer haben**.



Guck dir danach mal die folgenden 2 Bilder an und guck dir auf dem Board die Positionen an, sind die belegt? steckt da ein Kabel dran?

Laut deinem Bild hast du 1x USB3 (Blau) & 3x USB2 (Schwarz)

Das sind die Externen USB3/USB2 Port's die ans Gehäuse geführt sind.

Du hast ja diese HSxx Nummern von den USB2 & USB3 schon, was dir fehlt sind die SSxx Nummern von den USB 3.

Fehlende HSxx & SSxx Nummern ergänzen.

JUSB1~2: USB 2.0 Connectors

These connectors allow you to connect USB 2.0 ports on the front panel.



/ Important

 Note that the VCC and Ground pins must be connected correctly to avoid possible damage.

 In order to recharge your iPad, iPhone and iPod through USB ports, please install MSI[®] SUPER CHARGER utility.

JUSB3~4: USB 3.1 Gen1 Connectors

These connectors allow you to connect USB 3.1 Gen1 ports on the front panel.



Nimm bitte ein **USB2** Stick und teste jedes einzelne Port aus, mit jedes Port meine ich auch jedes Port, auch die USB3 Ports,

du wirst für jedes Port eine **HSxx Nummer** bekommen, die notierst du wie schon früher auf dein Bild.

Jetzt nimmst du ein USB3 Stick und testest alle USB 3 Port's (Die Blauen & die Roten Buchsen)

du wirst für jedes **USB3 Port einen SSxx Nummer** bekommen. Trägst diese auch auf den Bild.

du wirst bemerken das USB 2 Port's nur eine Nummer haben aber **die USB 3 Ports belegen** immer 2 = 1x HSxx + 1x SSxx

Das kommt daher weil USB 3 eben auch USB 2 kann.

Wenn du alle Port's Identifiziert und auf den Bild schön übersichtlich eingetragen hast trägst du diese Port Nummern schön in den SSDT ein.

In erster Linie kannst du einfach mal einen bestehenden kopieren und einfügen und danach die Nummer anpassen.

Wenn das alles durch ist werden wir zusammen noch die Port Connector ID's setzen und das wars dann schon

Gruss Coban

Beitrag von "zorro7000" vom 9. November 2017, 13:51

der fehlende Port ist die HS13 .. hätte ich mir ja denken können 🙂

Nun habe ich mal wieder 10.13.1 am Start und werden versuchen nicht neu zu booten. Hat ewig gedauert aber nun bin ich "drin"

Wie produziert ihr ein stabiles System?

Welche Schritte sind zwingend mit welchen Tools?

Es gehen natürlich eben die USB-Port nicht, mußte mit der Tastatur auf HS08 ausweichen. Im Anhang die ioreg ohne exclude. Ich studiere nun mal eure Beiträge!

Achso und booten konnte ich mit

Code

71:350 39:242 EDITED: -v -lilubeta -igfbeta dart=0 darkwake=0 nvda_drv=1 uia_exclude=HS01;HS02;HS03;HS06;HS07;HS14;USR1;USR2;SS01;SS02;
 2.

```
3.
 4. 74:080 0:000 after NVRAM boot-args=-v -lilubeta -igfbeta dart=0 darkwake=0
   nvda drv=1 uia exclude=HS01;HS02;HS03;HS06;HS07;HS14;USR1;USR2;SS01;SS02;
 5.
 6.
              0:003
 7.83:086
                       DSDT
                                 found
                                          in
                                                Clover
                                                          volume
                                                                     OEM
                                                                              folder:
   EFI\CLOVER\ACPI\patched\DSDT2.aml
8.
9.
10. 83:105 0:000 Inserting ssdt.aml from EFI\CLOVER\ACPI\patched ... Success
11.
12.
13. 83:109 0:004 Inserting ssdt nvme.aml from EFI\CLOVER\ACPI\patched ... Success
```

Alles anzeigen

Bin gespannt welche Tipps zur perfekten DSDT ich bekomme! Bin noch völlig überfordert! DANKE!

Beitrag von "cobanramo" vom 9. November 2017, 16:06

Zitat von Cobanramo

du wirst bemerken das USB 2 Port's nur eine Nummer haben aber die USB 3 Ports belegen immer 2 = 1x HSxx + 1x SSxx Das kommt daher weil USB 3 eben auch USB 2 kann.

Du hast immer noch fehlende Informationen Ӱ

An USB 3 mit HS05 fehlt die SS?? Information An USB 3 mit SS03 fehlt die HS?? Information An USB 3 mit SS04 fehlt die HS?? Information

Jetzt nimmst du ein **USB3 Stick** und testest alle USB 3 Port's (Die Blauen & die Roten Buchsen)

du wirst für jedes USB3 Port einen SSxx Nummer bekommen.

Jetzt nimmst du ein **USB2 Stick** und testest alle USB 3 Port's (Die Blauen & die Roten Buchsen) du wirst für jedes USB3 Port einen HSxx Nummer bekommen.

Am Schluss haben alle USB 2 Port's einen Nummer ! Beispiel: HS01 Am Schluss haben alle USB 3 Port's zwei Nummer ! Beispiel: SS01/HS07



Beitrag von "zorro7000" vom 9. November 2017, 19:12

Sobald ich mal wieder in die Installation komme mache ich das Bild hübsch.

HS03 == SS03 HS04 == SS04 HS05 == SS05

(eben lade ich mal 10.13.1 komplett, der Start mit dem Combo-Update geht einfach nicht zuverlässig)

RP01 "leuchtet" auch.