

## **Erledigt** ssdt falsch generiert?

### **Beitrag von „Sikonera“ vom 8. Februar 2018, 21:25**

hallo

habe gerade bemerkt dass meine ssdt.aml nicht stimmt.

wenn ich das script ausführe stimmen die angaben für meinen i7 3770

aber die ssdt die dann raus kommt und ja dann in den patched ordner soll ist eine ganz andere, da wird der alte i5 3470 angezeigt

---

### **Beitrag von „Ka209“ vom 9. Februar 2018, 01:37**

für deine CPU brauchst du keine ssdt zu generieren

deine CPU ist in einem iMAC 13.2 Late 2012 Oficial verbaut

wenn du SMBIOS 13.2 ist brauchst du nichts weiteres tun und alles läuft von selbst.

SSDT ist wichtig bei Sandybrid CPUs und nicht bei deinem

---

### **Beitrag von „Sikonera“ vom 9. Februar 2018, 09:27**

hmmm aber ohne ssdt taktet die cpu nur zwischen 16 und 34 hin und her

mit komm ich zwar maximal auch nur auf einen multi von 37 statt 39 aber da hab ich wenigstens 9 steps und so nur 2

---

### **Beitrag von „Ka209“ vom 9. Februar 2018, 12:21**

also das applepowermanagement regelt es schon gut

die steps merkst du eigentlich auch nicht.

Falls ich mich irre und es geht auch mit einen seperaten ssdt, soll bitte einer hier eingreifen z.b. [@griven](#) oder [@al6042](#)

---

### **Beitrag von „Sikonera“ vom 9. Februar 2018, 18:50**

Aber dann hätte ich ja theoretisch für meinen i5 3470 auch keine ssdt gebraucht. Der ist ja in dem iMac 13.2 auch verbaut worden 😊  
und dass ich dies steps nicht merke ist schon klar, aber sehen kann ich sie zb im hwmonitor. Mit ssdt Takten die Kerne in viel mehr schritten als ohne. Ohne habe ich nur 1.58ghz und 3.37ghz

---

### **Beitrag von „kuckkuck“ vom 9. Februar 2018, 19:02**

1. glaube ich, dass du die Steps nicht richtig misst... Ich weiß nicht welches Tool du benutzt, aber wenn du zB das IntelPower Gadget nutzt, musst du über dieses ein Log generieren und dort kannst du die richtigen Steps sehen. Dort wird dann wahrscheinlich nicht sowas wie 3,37 GHz stehen.

2. Bist du dir sicher, dass du die richtige SSDT anschaust? Im ssdtprgen Output oben steht, dass ein i7 3770 erkannt wurde, dieser sollte dann zumindest auch im Debug Bereich der SSDT stehen 😊

---

### **Beitrag von „Sikonera“ vom 9. Februar 2018, 20:05**

also ich lese mit hwmonitor aus und mit intel power gadget. es stimmt dass im intel power gadget 3.40ghz stehen. trotzdem fehlt mir komplett der turbo obwohl im bios aktiviert. ausserdem hat mir hwmonitor als ich noch den i5 3470 drin hatte nicht nur die Multiplikator 16/34 angezeigt sondern auch andere.

in der sstd.dsl steht im debug auch der i7 3770

aber in der ssdt.aml die ich generiere und die mir das script dann in den extra ordner legt ist dann der i5 3470

wie generiere ich den log? oben auf logging und dann? ich verstehe es nicht trotz readme

edit: interessant ist auch, dass wenn ich die sstdt.aml in der der 3470 (eingebaut ist der i7 3770) drin steht in den patched ordner lege, ich plötzlich im hwmonitor auch wieder mehr multis angezeigt bekomme (incl. turbo bis 3.66ghz). und er auch im intel power gadget angezeigt bis 3.68ghz taktet. und die kerne Takten auch unabhängig von einander. ohne ssdt springen alle gleich 16/34. mit ist mal einer bei 34 der andere bei 35 und noch einer bei 16 etc. so stelle ich mir das auch vor bloß eben stimmt die ssdt ja nicht wirklich mit dem Prozessor überein

---

## Beitrag von „griven“ vom 9. Februar 2018, 21:42

Also erstmal ist es ein Irrglaube das man keine SSDT benötigt wenn der Prozessor auch mal in einem MAC verbaut wurde und man dazu auch noch das passende SMBIOS verwendet. Die ACPI Implementation von PC's unterscheidet sich zum Teil deutlich von dem was Apple sich da so vorstellt und so kann es zum Beispiel durchaus sein das der Board Hersteller sich gedacht hat "Ach eigentlich muss ich die Steps nicht in die DSDT/SSDT schreiben denn wir regeln das ja eh über das Bios" diese Einstellung passt zu Windows aber eben auch nur dazu denn macOS mag das PowerManagement der CPU gerne selbst in die Hand nehmen und das geht eben nur wenn die Informationen die über ACPI geliefert werden zumindest im Ansatz mit dem übereinstimmen was Apple da gerne lesen wollen würde. Eine zum Prozessor passende SSDT ist also durchaus fast immer Sinnvoll.

Jetzt schreibst Du das Du eine SSDT erstellt hast as noch ein i5 eingebaut war und vermutlich verwendest Du auch eine DSDT richtig? Falls ja haben wir den Knackpunkt schon gefunden die DSDT die Clover aus dem patched Ordner verwendet ist ein Snapshot des damaligen Systemstatus sprich eben mit dem I5 denn die DSDT ist zumindest in Teilen nicht in Stein gemeißelt sondern wird vom UEFI beim Systemstart dynamisch erzeugt und unter anderem mit Informationen zum Prozessor angereichert so findet sich zum Beispiel fast immer ein Abschnitt darin der sich mit dem Prozessor und den verfügbaren Kernen befasst hier mal ein Beispiel:

Code

1. Scope (\_PR)
2. {

3. Processor (CPU0, 0x01, 0x00000410, 0x06) {}
4. Processor (CPU1, 0x02, 0x00000410, 0x06) {}
5. Processor (CPU2, 0x03, 0x00000410, 0x06) {}
6. Processor (CPU3, 0x04, 0x00000410, 0x06) {}
7. Processor (CPU4, 0x05, 0x00000410, 0x06) {}
8. Processor (CPU5, 0x06, 0x00000410, 0x06) {}
9. Processor (CPU6, 0x07, 0x00000410, 0x06) {}
10. Processor (CPU7, 0x08, 0x00000410, 0x06) {}
11. }

Alles anzeigen

und schon haben wir den Salat. Der I5 hat 4 Kerne und 4 Threads der I7 hat 4 Kerne und Achtung 8! Threads, na sowas 😊

Zudem macht es bei IvyBridge Sinn das eigentlich von Apple nicht für diese CPU's vorgesehene aber dennoch prima funktionierende XCPM zu verwenden denn damit geht man einige Problemen die mit der AICPM gerne auftreten (zu wenig Steps, zu hoher ruhe Takt) galant aus dem Weg.

---

### **Beitrag von „Sikonera“ vom 9. Februar 2018, 21:51**

Ok. Heißt jetzt für mich was?

Dass ich eine neue dsdt erstellen muss um eine richtige ssdt zu generieren?

Mit dsdt habe ich mich noch nicht beschäftigt

falls das relevant ist. Das Board ist neu da mein altes defekt ist

auf dem neuen war unter Mac OS nie ein i5 3470 verbaut

---

### **Beitrag von „griven“ vom 9. Februar 2018, 22:09**

Nutzt Du nun eine DSDT in patched oder nicht?

---

### **Beitrag von „Sikonera“ vom 9. Februar 2018, 22:13**

Nein bis auf die ssdt ist im patched Ordner nichts  
ich lese mich grad mal durchs wiki wegen dsdt 😊

Mal eben am Rande habe ich mir übrigens vorher die videos der hackintosh Convention angeschaut würde echt gern zur nächsten kommen aber essen ist leider echt bisschen weit! Klasse Sache das ihr sowas macht

---

### **Beitrag von „griven“ vom 9. Februar 2018, 22:21**

Hum das ist in der Tat komisch denn mit der SSDT kannst Du erstmal nichts anfangen denn da fehlen 4 Cores und auch die Steps stimmen so nicht.

SSDTPRGEN bietet ja auch an den erzeugten .dsl Code zu öffnen kannst Du das mal machen und das Ergebnis posten?

---

### **Beitrag von „Sikonera“ vom 9. Februar 2018, 22:27**

wie gesagt die .dsl sollte eig auch passen  
nur die .aml ist immer anders

---

### **Beitrag von „griven“ vom 9. Februar 2018, 22:33**

Na dann nichts leichter als das 😊

Man nehme die .dsl werfe sie in maclASL und mache eine .aml draus und fertig ist die SSDT



In Clover evtl. gesetzte Haken auf der Seite ACPI für P und C States natürlich noch entfernen...

---

### **Beitrag von „Sikonera“ vom 9. Februar 2018, 22:36**

hihi den selben Gedanken hatte ich auch schon

danke dir

aber ich habe es hier gepostet weil mich noch interessiert hätte wie es dazu kommen kann dass eine andere .aml raus kommt wenn doch eig der rest alles stimmt?

ich teste mal die .aml von dir

edit: läuft 1a

nur eine Frage hätte ich da noch: du hast was von xcpm aktivieren gesagt gibt's dazu hier ne Beschreibung nach der ich das machen kann?

---

### Beitrag von „griven“ vom 9. Februar 2018, 22:55

Dazu braucht es eigentlich nicht viel 😊

Wenn Du mit dem CloverConfigurator firm bist und eine aktuelle Version von Clover am Start hast dann auf der Seite Kernel and Kext Patches den Haken bei KernelXCPM setzen und das war es schon. Wichtig ist im Anschluss zu prüfen ob 1. XCPM wirklich aktiv ist und ob 2. auch die nötigen Vektoren geladen wurden hierzu gibt es 2 einfache Terminal Befehle die darüber Auskunft geben zum einen wäre das

Code

1. `sysctl -n machdep.xcpm.mode`

und zum anderen

Code

1. `sysctl -n machdep.xcpm.vectors_loaded_count`

in beiden Fällen sollte die Ausgabe die Zahl 1 sein...

---

### Beitrag von „Sikonera“ vom 9. Februar 2018, 23:04

Puhhh das funktioniert nicht  
da stürzt der mac direkt nach der Reihe mit ++++++++  
ab und startet neu

---

### Beitrag von „griven“ vom 9. Februar 2018, 23:07

Dann lass es weg, wenn es auch ohne zufriedenstellend für Dich funktioniert ist das auch okay  


---

### Beitrag von „Sikonera“ vom 9. Februar 2018, 23:15

alles klar dann lass ich es weg  
cpu läuft ja  
danke dir



### Beitrag von „griven“ vom 9. Februar 2018, 23:18

Stets zu Diensten und gerne bereit zu helfen wo es nötig ist   
Gerne geschehen, Bitte sehr 

---

### Beitrag von „Ka209“ vom 9. Februar 2018, 23:44

[@griven](#) danke das du mein Irrglauben grade gerückt hast 