

Erledigt

Nach Mojave Update, kein funktionierender Speed Step

Beitrag von „Obst-Terminator“ vom 27. September 2018, 13:50

Hallo alle miteinander!

Es ist wieder soweit 😄

Nach einem bitteren Kampf mit Mojave, hat mein HackBook endlich nachgegeben und lässt mich in Mojave sauber booten 😊

Um einen Clean-Install bin ich leider nicht rumgekommen, da nach dem Appstore-Update meine HackBook Möhre nicht mehr starten wollte. Da dies sowieso nur mein Präsentation-HackBook ist, hat mich das nicht sonderlich gestört, es waren ohnehin keine Daten darauf gespeichert, die ich zum einen vermisst und zum anderen gebraucht hätte 😊

Also Mojave frisch installiert und dann alle Apps aus dem App-Store neu gezogen. Ich wunderte mich schon, warum mein HackBook es nach drei Stunden (!?) immer noch nicht geschafft hat xCode zu installieren. Fehler gesucht, Fehler gefunden!

Das Schätzchen lief auf permanenter 800 MHz Sparflamme! 😄 Und ich wunderte mich, warum die YouTube Videos beim Ansehen ruckelten 😄

Also Einstellungen geprüft und alle Werte aus dem Reiter CPU in Clover gelöscht und unter ACPI nur den PluginType gesetzt. Neu gestartet, NVRAM Reset gemacht... Nichts. :-/

Davon lasse ich mich nicht entmutigen und habe darauf hin einfach mal den Haken bei P-States und C-States gesetzt. Auch da, keinerlei Veränderungen. Naja, ist eine Ivy-Bridge CPU, also mal den ssdtpngen.sh drangelassen und eine SSDT.aml erstellt.

Siehe da! Hackbook taktet jetzt auf 2,4 GHz! Gar nicht mal so schelcht. Aber runtertakten...

Nee, das will er jetzt nicht mehr 😂 Die Ultrabooks von HP werden irgendwann ziemlich laut, wenn sie permanent so hoch takten und dann ist das Arbeiten daran doch etwas unangenehm 😂

Kann mir mal jemand ein wenig unter die Arme greifen, damit das Baby wieder in der Spanne von 800 MHz bis 2,6 GHz taktet und auch brav die Schnauze hält (also die Lüfter), wenn es gerade einfach nichts zu tun hat?

Anbei lade ich mal meine EFI hoch und einen Screenshot vom Intel Power Gadget 😊 Specs meines HackBooks findet man in meiner Signatur 😊

Vielen Dank im Voraus 😊

Beitrag von „Harper Lewis“ vom 27. September 2018, 14:07

Wegen Ivy Bridge: Hast du Kernel and Kext Patches > KernelXCPM aktiviert?

Beitrag von „Obst-Terminator“ vom 27. September 2018, 14:11

Hallo [@Harper Lewis](#) 😊

Gerade mal nachgeschaut! Nein, der Haken ist bei mir tatsächlich nicht gesetzt! Bevor ich den jetzt setze und neu starte, verträgt sich diese Einstellung mit der SSDT? Oder soll ich die lieber rausnehmen? Muss sonst was in der config.plist eingestellt werden, in Kombination mit Kernel XCPM?

Beitrag von „Harper Lewis“ vom 27. September 2018, 14:16

Gute Frage, die ich dir leider nicht beantworten kann. Teste das doch besser mal mit einer zusätzlichen config.plist, die du dann beim Booten auswählst.

Beitrag von „Obst-Terminator“ vom 27. September 2018, 14:30

Da bin ich wieder 😊

Also Kernel XCPM verträgt sich nicht mit der SSDT, da bekomme ich kurz nachdem der APFSDriverLoader64.efi seinen Dienst getan hat (also nach den ganzen +++++ Zeichen) direkt einen Reboot.

Kernel XCPM + Plugin Type + SSDT (also mit DropOEM) führt an der selben Stelle zum Reboot.

Kernel XCPM + Plugin Type ebenfalls.

Kernel XCPM + P-States + C-States leider auch.

Also Kernel XCPM verträgt sich nicht so doll mit meinem System.

Ich habe das System jetzt mal ohne SSDT, ohne PluginType und ohne Generate P-States und C-States gestartet, da taktet er mit permanent 1,6 GHz. Also auch nicht wirklich richtig...

Ich gebe zu, mit Speed Steps hab ich so mein Kryptonit gefunden, du erinnerst dich sicher noch an die Fummelei mit meinem anderen System 😄

Beitrag von „Harper Lewis“ vom 27. September 2018, 14:39

Ich habe hier ein Laptop mit i5-3230M, ebenfalls Ivy Bridge. Auf diesem läuft aber noch 10.12.6 mit Plugin Type und KernelXCPM, das PM scheint mir da ganz ordentlich zu funktionieren. Mojave werde ich wohl nicht auf die Kiste packen.

Beitrag von „Obst-Terminator“ vom 27. September 2018, 14:42

Okay, musst du ja auch nicht 😊

Hast du denn spontan noch ne Idee wie ich das Power Management vernünftig ans Laufen bekomme? Ich habe jetzt schonmal Mojave drauf, dann würde ich es auch schon gern nutzen



Edit: Das MacBookAir von mid 2012 (MacBookAir5,2) habe ich bewusst als SMBIOS gewählt, da es ja exakt die selbe CPU verbaut hat wie mein Ultrabook

<https://everymac.com/systems/a...7-11-mid-2012-specs.html>

Ich dachte, das erleichtert mir eventuell so einiges 😄 Gerade im Bezug auf Speed Stepping. Das MacBookAir hat ja auch offiziell das Mojave Update bekommen.

Beitrag von „Harper Lewis“ vom 27. September 2018, 14:47

Als du HS noch auf der Kiste installiert hattest, hat noch alles funktioniert? Seltsam... Da habe ich erstmal keinen Rat. Ich werde Mojave erst in einigen Monaten nutzen und erstmal nur mit Testinstallationen rumspielen. Ich habe so das Gefühl, dass auf machen Kisten das Upgrade verfrüht eingespielt wurde.

Beitrag von „Obst-Terminator“ vom 27. September 2018, 14:52

Ja mit HS hat das Speed Stepping funktioniert. [@anonymous writer](#) hat mir damals empfohlen

manuell die Werte meiner CPU in den Reiter CPU meiner config.plist einzustellen, zusätzlich mit dem Haken bei HWPEEnable. Das hatte auch hervorragend funktioniert. Mit den selben Einstellungen unter Mojave wollte der gute aber nicht mehr über die 800 MHz hinaus takten.

Beitrag von „Harper Lewis“ vom 27. September 2018, 14:54

Was nutzt du nochmal für ein SMBIOS? Wenn ich das richtig in Erinnerung habe, funktioniert HWP nur mit einigen wenigen.

Beitrag von „Obst-Terminator“ vom 27. September 2018, 15:17

Ich nutze das SMBIOS MacBookAir5,1

Beim SMBIOS MacBookAir5,2 bekam ich meine WebCam nicht ans Laufen, deshalb hatte ich mich für die 5,1 entschieden.

Beitrag von „Harper Lewis“ vom 27. September 2018, 16:22

Puh, da bin ich mir gerade nicht sicher wegen HWP.

Beitrag von „anonymous_writer“ vom 27. September 2018, 16:31

Vielleicht würde dann unter Mojave der abgedachte CPUFriend funktionieren. 😊
Bei funktioniert der da bestens.

Beitrag von „Obst-Terminator“ vom 27. September 2018, 16:34

Okay, würde ich probieren. CPUFriend in Kombi mit welchen Clover Einstellungen? Mit oder ohne SSDT?

Beitrag von „anonymous_writer“ vom 27. September 2018, 16:38

Mit der SSDT. Wenn du dir unsicher bist poste bitte mal die ssdt.

Beitrag von „Obst-Terminator“ vom 27. September 2018, 16:43

Bin ich 😁

Ich habe einfach mal alles erstellt *schäm*

Einmal die SSDT mit pikeralpha.

CPUFriend v1.1.5

CPUFriendDataProvider.kext mit der Board-ID eines MacBookAir 5,2 (weil selbe CPU)

Edit: [@anonymous_writer](#) wenn Einstellungen in Clover angepasst werden müssen, sei doch so nett und verrate die mir auch 😁

Beitrag von „anonymous_writer“ vom 27. September 2018, 16:57

Es fehlt die ssdt_data.dsl.

Beitrag von „Obst-Terminator“ vom 27. September 2018, 17:05

Kein Problem, ist ja alles vorhanden!

Beitrag von „anonymous_writer“ vom 27. September 2018, 17:11

Nee 😊

Es wird die Datei aus diesem Befehl benötigt.

Code

1. --acpi /path/to/file Create ssdt_data.dsl with information provided by file.

<https://github.com/PMheart/CPU...ob/master/Instructions.md>

Beitrag von „Obst-Terminator“ vom 27. September 2018, 17:16

Hab ich schnell erstellt 😄

Beitrag von „anonymous_writer“ vom 27. September 2018, 17:22

Dann wäre das jetzt die SSDT.aml für den CPUFriend.kext. Wobei eventuell Step 1 aus der ursprünglichen Anleitung fehlt. Aber versuche es mal.

Die CPUFriendDataProvider.kext nicht verwenden.

Beitrag von „Obst-Terminator“ vom 28. September 2018, 04:40

Einen schönen guten Morgen @all!

Ich habe es gestern leider nicht mehr geschafft den Speed Step sauber durchzutesten, also habe ich das mal heute morgen gemacht.

Mit der Clover Einstellung DropOEM und der von dir erstellten SSDT taktet der kleine Drecksack nur auf 1,6 GHz konstant.

In Kombination mit DropOEM und Plugin Type taktet er von 1,7 GHz bis 2,4 GHz.

Meinst du es liegt einzig und allein an Mojave das der Kollege sich vehement weigert das zu tun was ich will 😄

Aber vielen dank für die SSDT. Hattest du die Kombinationsmethode von CPUFriend gewählt? Also Integration der ssdt_data.dsl in der SSDT von pikerAlpha?

Reine Verständnisfrage, muss das mit Speed Step endlich mal kapieren, will euch nicht jedes Mal mit der selben Problematik nerven. :-/

Beitrag von „anonymous_writer“ vom 28. September 2018, 08:12

Zumindest macht es bei mir keinen Unterschied zwischen High Sierra und Mojave. Unter beiden funktioniert CPUFriend gleich gut.

Was eventuell noch fehlt ist das patchen der Mac-XXXXXXXXXXXXX.plist. Punkt 1 in der Anleitung im Link. Und vielleicht auch Punkt 4 aus der Anleitung.

[SMBIOS iMac17,1 / Skylake i76700K und Powermanagement - wie funktioniert es richtig?](#)

Machen wir das doch nochmal Schritt für Schritt. Ich kann es auch versuchen wenn du mir die neu erstellte Mac-XXXXXXXXXXXX.plist generiert mit dem Punkt 1 "freqVectorsEdit.sh" hoch lädst. Benötige dann aber deinen EFI-Ordner.
Dazu komme ich aber erst heute Abend.

Beitrag von „Obst-Terminator“ vom 28. September 2018, 14:50

Hi [@anonymous writer](#)!

Bin gerade am freqVectorsEdit.sh Workaround dran und bin aktuell mit dem Script am Kämpfen. Ich finde bis jetzt einfach keine .plist mit einer passenden Ivy Bridge CPU...

Beitrag von „anonymous_writer“ vom 28. September 2018, 15:04

Es werden dir doch welche angezeigt, oder? Einfach das nehmen was dir davon am besten und am nächsten zu deinem gefällt.

Beitrag von „Obst-Terminator“ vom 28. September 2018, 15:09

Nur noch einmal zum Verständnis:

Ich soll eine .plist finden die am besten zu meiner CPU passt, richtig?

Nach einer kleinen Recherche mit MacTracker habe ich aber festgestellt, dass keine der

angebotenen .plist(en) im Script eine Ivy Bridge CPU haben.

Ist das jetzt Architektur unabhängig? Geht es nur um die Frequenz?

Beitrag von „anonymous_writer“ vom 28. September 2018, 15:48

Wenn du den Script "freqVectorsEdit.sh" ausführst mit Admin Rechten werden dir "vailable resource files (plists) with FrequencyVectors:" angeboten.

Daraus einen auswählen welcher am besten zu deinem Prozessor passt. Es wird keiner dabei sein welcher genau zu deinem Prozessor passt. Das spielt aber keine Rolle.

Achtung deine aktuell in Clover eingestellte Mac-XXXXXXXXXXXXX.plist wird durch diesen Befehl überschrieben. Daher sollte man diese vorher sichern und nach dem Befehl wieder zurückkopieren zum Original.

Die neu erzeugte Mac-XXXXXXXXXXXXX.plist ist dann die Basis Datei für die Folgeschritte.

Beitrag von „Obst-Terminator“ vom 29. September 2018, 07:29

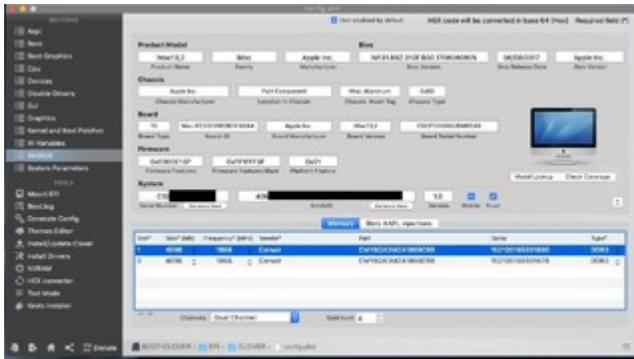
Okay, nenn mich doof und gib mir nen Eselhut 😄

Ich habe meine Fragen von dir einfach nicht beantwortet bekommen und werde aus deinem letzten Beitrag jetzt auch nicht schlauer.

Ich soll nach einer CPU suchen die am Besten passt. Abhängig von was? Der Architektur, der Taktfrequenz? Dem Baujahr?

Ich weiß nicht nach welchem passendem Kriterium ich suchen soll 😄

Board-ID ist bei mir im Beispiel Mac-FC02E91DDD3FA6A4.
Daher wurde mit diesem Befehl bei mir genau diese Datei geändert.



Code

1. `/System/Library/Extensions/IOPlatformPluginFamily.kext/Contents/PlugIns/X86PlatformPlugin.kext/Contents/Resources/Board-Info.plist`

Diese neu generierte Datei hier hochladen.

Danach den gesicherten Kext "IOPlatformPluginFamily.kext" mit diesem [Tool](#) wieder zurückspielen und die Rechte mit dem Tool bereinigen.

Beitrag von „Obst-Terminator“ vom 30. September 2018, 07:36

Also bezieht sich die zu suchende Gemeinsamkeit auf die Taktfrequenz. Das ist das einzige was ich wissen sollte. Wie ich die .plist erstelle ist Dank der Readme auf github ganz simpel.

Dann suche ich jetzt nach einer CPU die eine ähnliche oder die selbe Taktfrequenz hat wie meine CPU.

Sobald ich diese erstellt habe, lasse ich dir diese im Edit dieses Posts zukommen.

Edit: Guten Morgen [@anonymous_writer](#)! Ich habe es heute morgen endlich zeitlich mal geschafft die Datei zu erstellen. Den EFI-Ordner hab ich dir als Nachricht geschickt. Anbei die .plist und ein Screenshot von der Ausgabe des Scripts.

Beitrag von „anonymous_writer“ vom 30. September 2018, 11:32

Hier die neue SSDT.aml. Entferne auch den Haken in Clover bei "PluginType".

Beitrag von „Obst-Terminator“ vom 30. September 2018, 12:10

Hi!

Hab ich eben ausgetauscht, leider nicht das gewünschte Ergebnis. Jetzt taktet der Kollege einfach wieder konstant auf 1,6 GHz.

Da wir ja jetzt so ziemlich jeden Workaround durchhaben, denke ich einfach, dass der Kollege hier auf Mojave keinen Bock hat. Ohne funktionierendes Speed Stepping ist die Nutzung von dem Teil hier nutzlos. Vielen Dank für deine Unterstützung!

Aber ich gebe für das Ding hier an dieser Stelle auf und wünsche allen noch ein schönes Wochenende 😊

Beitrag von „anonymous_writer“ vom 30. September 2018, 13:43

Da 14 ein unbekannter Typ könntest du noch 26 Testen was einem MacBook entspricht.

Beitrag von „Obst-Terminator“ vom 23. Dezember 2018, 08:58

Hallo nochmal zusammen, dass Speedstep Problem hat sich nach einem [BIOS Update](#) von ganz alleine behoben 😊

Beitrag von „mitchde“ vom 23. Dezember 2018, 10:42

Also bei meiner IVY CPU 3570K funzt Speedstep seit Sierra (- Mojave) einwandfrei indem ich nur Clovers Generate P/C States nutze. SMBIOS Mac 13,2.

