

Erledigt

Probleme mit ELAN1200

Beitrag von „fake“ vom 14. Oktober 2018, 15:08

Hallo zusammen,

hat hier jemand Erfahrung mit dem Thema ELAN?

Ein paar Einträge gibt es ja schon, leider werden dort nur fleißig DSDT`s getauscht und nicht die Lösung erklärt.

Für mich klingt die Lösung mit dem VoodooI2C Kext am besten, da mein ioregistryexplorer die meisten werte anzeigt(leider kann ich damit nichts anfangen).

Vlt. hat ja jmd. ne Idee woran es liegt

Beitrag von „Noir0SX“ vom 14. Oktober 2018, 15:13

[anonymous_writer](#) hat glaube ich auch ein ELAN1200 verbaut und am laufen

Beitrag von „anonymous_writer“ vom 14. Oktober 2018, 15:14

Wenn du Glück hast läuft das Trackpad ohne DSDT Patch nur mit den beiden Kexten VoodooI2C.kext und VoodooI2CHID.kext im Clover Ordner Other.

<https://github.com/alexandred/VoodooI2C/releases>

Beitrag von „fake“ vom 14. Oktober 2018, 15:36

Auch ohne DSDT patch funktioniert das Trackpad nicht.

Beitrag von „anonymous_writer“ vom 14. Oktober 2018, 15:48

Sind die beiden Kexte auch wirklich **nur** im Clover Ordner? Aus dem System heraus machen die Probleme.

Du kannst auch Testen ob die Kexte erst nach diesen beiden Terminalbefehlen geladen werden.

Code

1. `sudo kextcache -system-prelinked-kernel`

Code

1. `sudo kextcache -system-caches`

Weiter kannst du prüfen ob die Kexte auch wirklich geladen werden.

Code

1. `kextstat | grep -v com.apple`
-

Beitrag von „fake“ vom 14. Oktober 2018, 18:10

Ich hab die Befehle mal eingegeben. Also geladen werden Sie wohl.

Code

1. `Fakes-iMac:~ fake$ sudo kextcache -system-prelinked-kernel`
2. Password:

3. AppleHPM.kext - dependency 'com.apple.driver.AppleIntelLpssI2CController' not found.
4. AppleHPM.kext is missing dependencies (including anyway; dependencies may be available from elsewhere)
5. KernelCache ID: 158349A76C58D321A478C51B519B7AF5
6. Fakes-iMac:~ fake\$ sudo kextcache -system-caches
7. Fakes-iMac:~ fake\$ kextstat | grep -v com.apple
8. Index Refs Address Size Wired Name (Version) UUID <Linked Against>
9. 15 1 0xffffffff7f83356000 0x5000 0x5000 com.alexandred.VoodooI2CServices (1) 409F4A01-3D35-32FF-B7E5-DB77CB7F52AF <4 3>
10. 17 1 0xffffffff7f8335b000 0xd000 0xd000 org.coolstar.VoodooGPIO (1.1) 125807B8-4E2E-341B-AE46-F06983D562A3 <11 5 4 3>
11. 18 0 0xffffffff7f83368000 0x2e000 0x2e000 com.alexandred.VoodooI2C (2.1.4) E7230338-1AFE-3830-B753-09751D6BABA3 <17 16 15 12 11 5 4 3 1>
12. 19 0 0xffffffff7f83396000 0x2000 0x2000 org.tgwbd.driver.NullCPUPowerManagement (1.0.0d2) 93D39664-55FB-9220-39AD-A436B33DB160 <7 4 3>
13. 41 0 0xffffffff7f8339a000 0x4000 0x4000 com.rehabman.driver.USBInjectAll (0.6.5) A63DACD5-10FE-3A1C-BCB1-4EEF5308B7CC <12 11 4 3>
14. 42 2 0xffffffff7f8339f000 0x1c000 0x1c000 as.vit9696.Lilu (1.2.4) D26B3BD7-FA3A-3B7C-8B19-47AC57EA878F <7 5 4 3 2 1>
15. 43 0 0xffffffff7f833bb000 0x55000 0x55000 as.lvs1974.IntelGraphicsFixup (1.2.7) C2ADBDCD-C5DD-3CF4-A8AF-A6146F0F5D4B <42 12 7 5 4 3 2 1>
16. 44 0 0xffffffff7f83410000 0x11000 0x11000 org.netkas.driver.FakeSMC (1765) 9EEC6103-EEBA-34B3-B9AF-8FE333C43E90 <11 7 5 4 3 1>
17. 47 0 0xffffffff7f83421000 0x8000 0x8000 org.tw.CodecCommander (2.6.3) 6032938E-4161-35BC-9507-DE73BFA6ABB3 <46 12 11 4 3 1>
18. 48 0 0xffffffff7f83430000 0xd9000 0xd9000 as.vit9696.AppleALC (1.2.8) 0FA658BD-9123-34DC-9D2C-DB06C02BE3F4 <42 12 7 5 4 3 2 1>
19. 62 1 0xffffffff7f83509000 0xb000 0xb000 org.rehabman.voodoo.driver.PS2Controller (1.9.0) 2207C797-FB9F-30CB-B3A0-D07FC4883BE5 <11 7 5 4 3 1>
20. 73 0 0xffffffff7f83514000 0x6000 0x6000 org.rehabman.voodoo.driver.PS2Keyboard (1.9.0) C61C243B-5496-35FA-9F10-09764929F8A7 <62 22 16 7 6 5 4 3 1>
21. 96 0 0xffffffff7f81478000 0x2c6000 0x2c6000 com.realtek.driver.RtWlanU1827 (1827.4.b25) EC13A7AA-2E52-39A5-AB0D-20BB61F3BE40 <81 20 5 4 3 1>

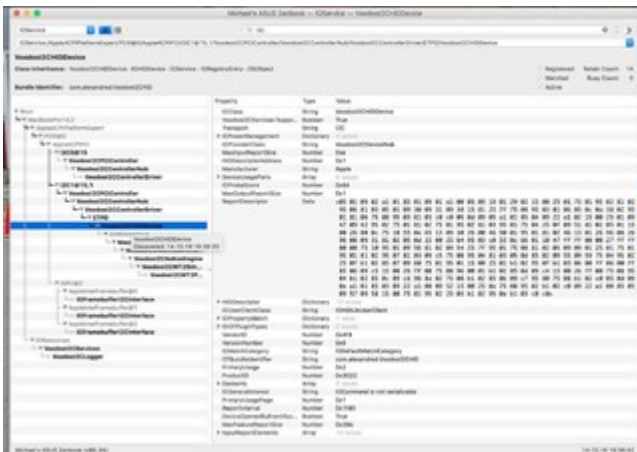
Alles anzeigen

Beitrag von „anonymous_writer“ vom 14. Oktober 2018, 18:39

Der com.alexandred.VoodooI2CHID fehlt.



Was zeigt dir der [IOREGISTRYEXPLORER](#) an der Stelle wie bei mir im Bild?



Beitrag von „fake“ vom 14. Oktober 2018, 18:45

Jetzt stellt sich bei mir natürlich die Frage, wie erkläre ich ihm, dass er laden soll. 🤔

Also im Other Ordner ist der Kext drin.

Hab jetzt noch mal mit der System DSDT gestartet. zumindest wird mir jetzt ioregistryexplorer etpd angezeigt. Nur dahinter kommt dann nichts mehr.

Beitrag von „anonymous_writer“ vom 14. Oktober 2018, 19:56

Versuche denn Kext über das Terminal zu laden.

Dazu den Kext auf den Desktop kopieren. Danach die folgenden 3 Befehle. Interessant wäre dabei ob eine Fehlermeldung im Terminal beim letzten Befehl angezeigt wird.

Code

1. `sudo chown -R root:wheel ~/Desktop/VoodooI2CHID.kext`

Code

1. `sudo chmod -R 755 ~/Desktop/VoodooI2CHID.kext`

Code

1. `sudo kextload ~/Desktop/VoodooI2CHID.kext`

Beitrag von „fake“ vom 14. Oktober 2018, 20:14

Ja da kommt ein Fehler.

Code

1. failed to load - (libkern/kext) dependency load failed; check the system/kernel logs for errors or try kextutil(8).

Beitrag von „anonymous_writer“ vom 14. Oktober 2018, 20:35

Lade bitte mal deine EFI-Ordner und die IOREG hoch. Ich werde mir die dann ansehen ob mir

was auffällt.

Beitrag von „fake“ vom 14. Oktober 2018, 20:43

Der EFI Ordner ist zu groß!

Im ersten Archiv ist der Clover Ordner und ioreg (hoffe das ist das ding)

Die SystemDSDT nutze ich im Moment. DSDT1 war nur ein Versuch.

Beitrag von „al6042“ vom 14. Oktober 2018, 20:44

Den Apple-Ordner braucht man auch nicht mit zu verpacken oder zu schicken.

Beitrag von „anonymous_writer“ vom 14. Oktober 2018, 21:07

Versuche das ganze mal mit diesem EFI-Ordner kopiert auf einen USB-Stick im FAT32 Format.

Beitrag von „fake“ vom 14. Oktober 2018, 21:15

Klappt leider auch nicht. Dafür wird jetzt meine Batterie angezeigt



Beitrag von „anonymous_writer“ vom 14. Oktober 2018, 21:29

OK 😊

Geht noch mehr nicht?

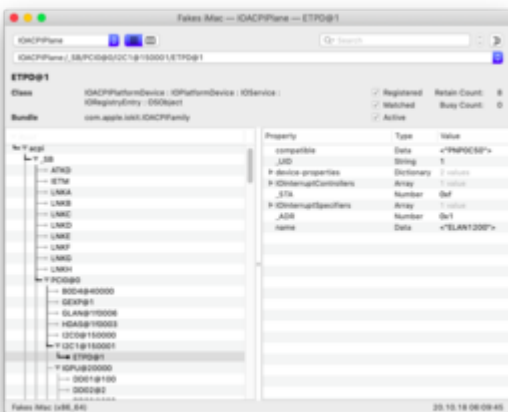
Es gibt eine sehr schöne Anleitung vom Entwickler wie man die DSDT.aml Patchen muß. Kannst gerne probieren.

Wobei mir nicht ganz klar ist warum der Kext nicht lädt. Sollte er auch ohne die DSDT Patches.

<https://voodooi2c.github.io/#GPIO%20Pinning/GPIO%20Pinning>

Beitrag von „fake“ vom 21. Oktober 2018, 14:31

Ich bekomme es nicht hin. Kann mir einer von euch beim Patchen helfen?



ich würde gern folgende patch anwenden, beim ersten kommt dann 42360, 6088, Object is not accessible from this scope (SBFB)

Code

1. # GPIO Pinning for ELAN1200 by HackinDoge
2. # Confirmed working on ASUS FX502VM-AH51
- 3.
4. into device label ETPD insert begin
- 5.

```

6. Name (SBFG, ResourceTemplate ())\n
7. {\n
8. GpioInt (Level, ActiveLow, ExclusiveAndWake, PullDefault, 0x0000,\n
9. "\\_SB.PCI0.GPI0", 0x00, ResourceConsumer, ,\n
10. )\n
11. { // Pin list\n
12. 0x47\n
13. }\n
14. })\n
15.
16. end;
17.
18. into method label _CRS parent_label ETPD replace_content begin
19.
20. Return (ConcatenateResTemplate (SBFB, SBFG))
21.
22. end;

```

Alles anzeigen

und bei zweiten

15503, 6126, syntax error, unexpected PARSEOP_SCOPE, expecting \$end and premature End-Of-File

Code

```

1. # Skylake controller patches for VoodooI2C
2. # Ensures that VoodooI2C can interface with I2C Controllers
3. # Written and maintained by Alexandre Daoud
4.
5. into_all device label I2C0 remove_entry;
6. into_all device label I2C1 remove_entry;
7. into_all device label I2C2 remove_entry;
8. into_all device label I2C3 remove_entry;
9. into_all device label I2C4 remove_entry;
10. into_all device label I2C5 remove_entry;
11.
12. into scope label _SB.PCI0 insert begin
13.
14. Device (I2C0)\n
15. {\n
16. Name (LINK, "\\_SB.PCI0.I2C0")\n
17. Method (_PSC, 0, NotSerialized) // _PSC: Power State Current\n

```



```
18. {\n
19. Return (GETD (SB10))\n
20. }\n
21. \n
22. Method (_PS0, 0, NotSerialized) // _PS0: Power State 0\n
23. {\n
24. LPD0 (SB10)\n
25. }\n
26. \n
27. Method (_PS3, 0, NotSerialized) // _PS3: Power State 3\n
28. {\n
29. LPD3 (SB10)\n
30. }\n
31. }\n
32. \n\n
33. Device (I2C1)\n
34. {\n
35. Name (LINK, "\\_SB.PCI0.I2C1")\n
36. Method (_PSC, 0, NotSerialized) // _PSC: Power State Current\n
37. {\n
38. Return (GETD (SB11))\n
39. }\n
40. \n
41. Method (_PS0, 0, NotSerialized) // _PS0: Power State 0\n
42. {\n
43. LPD0 (SB11)\n
44. }\n
45. \n
46. Method (_PS3, 0, NotSerialized) // _PS3: Power State 3\n
47. {\n
48. LPD3 (SB11)\n
49. }\n
50. }\n
51. \n\n
52. Device (I2C2)\n
53. {\n
54. Name (LINK, "\\_SB.PCI0.I2C2")\n
55. Method (_PSC, 0, NotSerialized) // _PSC: Power State Current\n
56. {\n
57. Return (GETD (SB12))\n
58. }\n
59. \n
```

```
60. Method (_PS0, 0, NotSerialized) // _PS0: Power State 0\n61. {\n62. LPD0 (SB12)\n63. }\n64. \n65. Method (_PS3, 0, NotSerialized) // _PS3: Power State 3\n66. {\n67. LPD3 (SB12)\n68. }\n69. }\n70. \n\n71. Device (I2C3)\n72. {\n73. Name (LINK, "\\_SB.PCI0.I2C3")\n74. Method (_PSC, 0, NotSerialized) // _PSC: Power State Current\n75. {\n76. Return (GETD (SB13))\n77. }\n78. \n79. Method (_PS0, 0, NotSerialized) // _PS0: Power State 0\n80. {\n81. LPD0 (SB13)\n82. }\n83. \n84. Method (_PS3, 0, NotSerialized) // _PS3: Power State 3\n85. {\n86. LPD3 (SB13)\n87. }\n88. }\n89. \n90. Device (I2C4)\n91. {\n92. Name (LINK, "\\_SB.PCI0.I2C4")\n93. Method (_PSC, 0, NotSerialized) // _PSC: Power State Current\n94. {\n95. Return (GETD (SB14))\n96. }\n97. \n98. Method (_PS0, 0, NotSerialized) // _PS0: Power State 0\n99. {\n100. LPD0 (SB14)\n101. }
```

```

102. \n
103. Method (_PS3, 0, NotSerialized) // _PS3: Power State 3\n
104. {\n
105. LPD3 (SB14)\n
106. }\n
107. }\n
108. \n
109. Device (I2C5)\n
110. {\n
111. Name (LINK, "\\_SB.PCI0.I2C5")\n
112. Method (_PSC, 0, NotSerialized) // _PSC: Power State Current\n
113. {\n
114. Return (GETD (SB15))\n
115. }\n
116. \n
117. Method (_PS0, 0, NotSerialized) // _PS0: Power State 0\n
118. {\n
119. LPD0 (SB15)\n
120. }\n
121. \n
122. Method (_PS3, 0, NotSerialized) // _PS3: Power State 3\n
123. {\n
124. LPD3 (SB15)\n
125. }\n
126. }\n
127. \n
128. end;
129.
130. into scope label _SB.PCI0.I2C0 replace_content begin
131.
132. Name (_HID, "INT3442") // _HID: Hardware ID\n
133. Method (_HRV, 0, NotSerialized) // _HRV: Hardware Revision\n
134. {\n
135. Return (LHRV (SB10))\n
136. }\n
137. \n
138. Method (_CRS, 0, NotSerialized) // _CRS: Current Resource Settings\n
139. {\n
140. Return (LCRS (SMD0, SB00, SIR0))\n
141. }\n
142. \n
143. Method (_STA, 0, NotSerialized) // _STA: Status\n

```

```
144. {\n
145. Return (LSTA (SMD0))\n
146. }\n
147. }\n
148. end;\n
149.\n
150. into scope label _SB.PCI0.I2C1 replace_content begin\n
151.\n
152. Name (_HID, "INT3443") // _HID: Hardware ID\n
153. Method (_HRV, 0, NotSerialized) // _HRV: Hardware Revision\n
154. {\n
155. Return (LHRV (SB11))\n
156. }\n
157. \n
158. Method (_CRS, 0, NotSerialized) // _CRS: Current Resource Settings\n
159. {\n
160. Return (LCRS (SMD1, SB01, SIR1))\n
161. }\n
162. \n
163. Method (_STA, 0, NotSerialized) // _STA: Status\n
164. {\n
165. Return (LSTA (SMD1))\n
166. }\n
167. }\n
168. end;\n
169.\n
170. into scope label _SB.PCI0.I2C2 replace_content begin\n
171.\n
172. Name (_HID, "INT3444") // _HID: Hardware ID\n
173. Method (_HRV, 0, NotSerialized) // _HRV: Hardware Revision\n
174. {\n
175. Return (LHRV (SB12))\n
176. }\n
177. \n
178. Method (_CRS, 0, NotSerialized) // _CRS: Current Resource Settings\n
179. {\n
180. Return (LCRS (SMD2, SB02, SIR2))\n
181. }\n
182. \n
183. Method (_STA, 0, NotSerialized) // _STA: Status\n
184. {\n
185. Return (LSTA (SMD2))\n
186. }\n
```

```
187. } \n
188. end;
189. into scope label _SB.PCI0.I2C3 replace_content begin
190.
191. Name (_HID, "INT3445") // _HID: Hardware ID \n
192. Method (_HRV, 0, NotSerialized) // _HRV: Hardware Revision \n
193. { \n
194. Return (LHRV (SB13)) \n
195. } \n
196. \n
197. Method (_CRS, 0, NotSerialized) // _CRS: Current Resource Settings \n
198. { \n
199. Return (LCRS (SMD3, SB03, SIR3)) \n
200. } \n
201. \n
202. Method (_STA, 0, NotSerialized) // _STA: Status \n
203. { \n
204. Return (LSTA (SMD3)) \n
205. } \n
206. } \n
207. end;
208.
209. into scope label _SB.PCI0.I2C4 replace_content begin
210.
211. Name (_HID, "INT3446") // _HID: Hardware ID \n
212. Method (_HRV, 0, NotSerialized) // _HRV: Hardware Revision \n
213. { \n
214. Return (LHRV (SB14)) \n
215. } \n
216. \n
217. Method (_CRS, 0, NotSerialized) // _CRS: Current Resource Settings \n
218. { \n
219. Return (LCRS (SMD4, SB04, SIR4)) \n
220. } \n
221. \n
222. Method (_STA, 0, NotSerialized) // _STA: Status \n
223. { \n
224. Return (LSTA (SMD4)) \n
225. } \n
226. } \n
227. end;
228.
229. into scope label _SB.PCI0.I2C5 replace_content begin
```

```
230.  
231. Name (_HID, "INT3447") // _HID: Hardware ID\n232. Method (_HRV, 0, NotSerialized) // _HRV: Hardware Revision\n233. {\n234. Return (LHRV (SB15))\n235. }\n236. \n237. Method (_CRS, 0, NotSerialized) // _CRS: Current Resource Settings\n238. {\n239. Return (LCRS (SMD5, SB05, SIR5))\n240. }\n241. \n242. Method (_STA, 0, NotSerialized) // _STA: Status\n243. {\n244. Return (LSTA (SMD5))\n245. }\n246. }\n247. end;
```

Alles anzeigen

ich verstehe nicht warum das nicht geht.