

Erledigt

Intel 7,8,9 Chipsatz - Sleep geht nicht (inklusive Lösung)

Beitrag von „MiChaRiot“ vom 17. Oktober 2018, 13:50

Heyho liebes Forum,

ich bin jetzt mit meinem Hackintosh seit geraumer Zeit auf Mojave unterwegs und eigentlich läuft das ganze ziehmlich Gut.Er booted sauber durch und dank NoVPAJpeg.kext funktioniert auch die Vorschau wie sie soll.

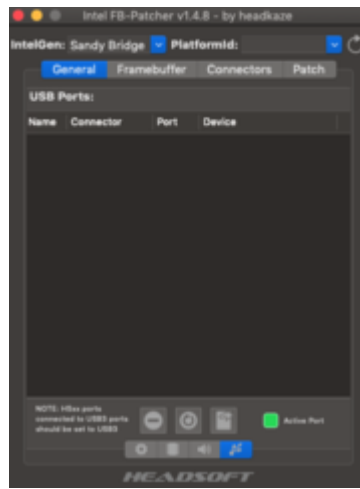
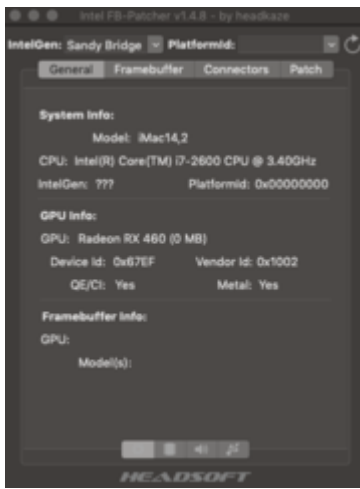
Probleme gibts allerdings noch beim Ruhezustand, denn der Rechner reißt sich immer wieder automatisch selbst aus dem Sleep.

Code

1. log show --style syslog | fgrep "Wake reason"
- 2.
3. 2018-10-14 15:19:37.518856+0200 localhost kernel[0]: (AppleACPIPlatform) AppleACPIPlatformPower Wake reason: GLAN EHC2
4. 2018-10-14 15:19:37.518858+0200 localhost kernel[0]: (AppleACPIPlatform) AppleACPIPlatformPower Wake reason: GLAN EHC2

Lese ich also richtig das es am Ethernet liegt? Wie fixe ich das?

Zum anderen hatte ich darüber gelesen das man mit dem FB-Patcher wunderbar seine USB-Belegung durchchecken kann um im Nachgang einen Kext dafür auszuwerfen. Allerdings zeigt das Ding bei mir nix an. (USBinjectAll lag in der EFI).



LG

PS: Eine aktuelle EFI liegt bei.

Tut mir leid das sollte eigentlich unter Desktops ...

Beitrag von „crazycreator“ vom 17. Oktober 2018, 15:55

@Sleep

Wie sehen denn deine Einstellungen in: Systemsteuerung -> Energie sparen aus?

Ist dort "Ruhezustand bei Netzwerkzugriff beenden" aktiviert?

@FBPatcher

Ich glaube für den FBPatcher muss auch noch der PortLimitPatch aktiv sein, kann mich aber auch irren.

Aber probieren geht über studieren 😄

Beitrag von „Neozee“ vom 17. Oktober 2018, 16:16

Hast du eine PCIe Airport Karte mit Bluetooth verbaut? Hatte bis Montag das selbe „Problem“.

Und der FBPatcher funktioniert mit Serie 6 Chipsätzen nur eingeschränkt.

Beitrag von „al6042“ vom 17. Oktober 2018, 21:09

[MiChaNiot](#)

Nachdem die Kiste bereits läuft, muss der Thread sogar zu "Post-install allgemein"... 😊

Beitrag von „MiChaNiot“ vom 18. Oktober 2018, 13:06

[al6042](#) Danke fürs verschieben!

[Neozee](#) Japp das habe ich! Hast du eine Lösung ?

@[CrazyCreator](#) "Ruhezustand bei Netzwerkzugriff" hatte ich bereits deaktiviert

Beitrag von „Neozee“ vom 18. Oktober 2018, 13:40

Nur indirekt, stehe momentan mit dem selben Problem da. Hatte eigentlich gedacht das ich es gelöst habe. :-/

Es liegt an dem Bluetooth welches am USB hängt, dies verursacht den Walke. Eine Lösung sollte sein, den Port als „Integriert“ zu markieren. Allerdings hat es bei mir nur teilweise was

gebracht.... Die Anleitungen zum Ports konfigurieren die ich so gefunden habe sind nur für neuere Chipsätze (Serie 7 oder neuer) unsere (Z68 bei mir H67 bei dir) sind da etwas anders gestrickt. :-/

Aber da wird bestimmt jemand hier im Forum helfen können. Ich lade gleich mal meine DSDT und den EFI Ordner hoch.

{Edit} Die DSDT wurde gerade mit Clover gedumped und befindet sich noch im Origin Ordner.

Beitrag von „MiChaNiot“ vom 18. Oktober 2018, 18:00

Also der FB-Patcher scheint mit 6er Chipsätzen wirklich nix anfangen zu können, auch nicht mit einem PortLimitPatch als KextToPatch Eintrag.

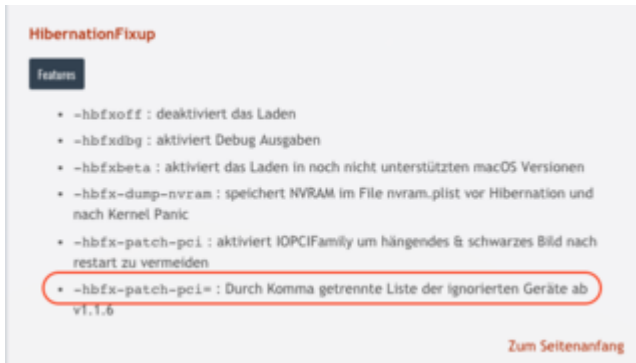
Ich häng auch mal eine frisch mit F4 in Clover produzierte DSDT ran. Ans DSDT bearbeiten mit MaciASL traue ich mich noch nicht wirklich ran.

Beitrag von „cobanramo“ vom 18. Oktober 2018, 18:22

[Zitat von MiChaNiot](#)

Lese ich also richtig das es am Ethernet liegt? Wie fixe ich das?

Versuchs mal mit dem [HibernationFixup](#) und dem entsprechenden [bootflag](#).



Gruss Coban

Beitrag von „G.com“ vom 18. Oktober 2018, 19:06

Ihr benötigt eine saubere SSDT-USB für Euer Board. Hierzu gibt es eine gute Anleitung im Board.

Die USBInjectAll in Zusammenspiel mit dem Limit Patch ist super, der Connector an dem die BT Karte hängt wird jedoch als externer Anschluss erkannt. Dieser muss mittels der SSDT gepascht.

Vorgehensweise ist ungefähr so:

- 1.) IORegistryExplorer öffnen
- 2.) Einen USB2.0 Stick in alle USB Ports stecken, dabei die angezeigten Ports aus dem ioregistryexplorer notieren.
- 3.) Das ganze mit einem USB3.0 Stick in den USB3 Plätzen wiederholen.
- 4.) Die Definitionen in der SSDT-USB eintragen und den Port an dem die BT Karte hängt den Connector Type 255 (intern) geben.

Evtl. kann man das auch nur für den einen Port machen - das habe ich nicht versucht, da ich ein sauber gepatchtes System bevorzuge.

[Anleitung: USB 3.0 El Capitan / \(High-\) Sierra für jedermann \(Zukunftssicher für Updates und komplett gepatcht\)](#)

Beitrag von „Neozee“ vom 18. Oktober 2018, 19:20

Die Anleitung und das portmapping (255) funktioniert nicht mit den SandyBridge Chipsätzen. 😊 Deshalb läuft der fbpatcher auch nicht.

[cobanramo](#) Bei mir klappt's damit nicht.

Zitat

Die Anleitungen zum Ports konfigurieren die ich so gefunden habe sind nur für neuere Chipsätze (Serie 7 oder neuer

Beitrag von „MiChARiot“ vom 18. Oktober 2018, 21:26

Wie muss die bootflag genau aussehen? Mit `-hbfx-patch-pci=EHC2` funktioniert bei mir schonmal nicht.

[Neozee](#) hast du das SSDT-Patchen schon probiert? Ansonsten würde ich das in den nächsten Tagen mal probieren wenn ich ein wenig mehr Zeit aufwenden kann.

Saubere DSDT und SSDTs wären schon was cooles...

Beitrag von „kuckkuck“ vom 18. Oktober 2018, 21:34

Hängt mal bitte einen IORegistryExplorer Dump an...

Ich vermute, dass eure Boards nicht XHC nutzen (obwohl sich XHCI im ACPI finden lässt). Dementsprechend bringen auch etwaige PortLimitPatches, FB-Patcher, normale UIAC_SSDTs, etc. nichts.

Einfallen würde mir da spontan die Möglichkeit entweder per USBInjectAll die Ports als intern zu definieren (mit einer SSDT die sich an den entsprechenden EHCI Port richtet), oder in der DSDT per _UPC die Ports zu markieren und zu hoffen, dass macOS das ganze auch so übernimmt. Für letzteres wären primär erstmal folgende Renames in der config nötig:

- change EHC1 to EH01
- change EHC2 to EH02

Beitrag von „cobanramo“ vom 19. Oktober 2018, 10:18

[MiChaNiot](#)

Laut dem Wake Reason Log würde bei dir der Bootarg dann so aussehen;

```
-hbfx-patch-pci=GLAN, EHC2
```

Wobei ich persönlich würde mich an [kuckkuck](#) halten, EHC2 ist schon mal nicht Apple like.

Gruss Coban

Beitrag von „kuckkuck“ vom 19. Oktober 2018, 10:32

Andersrum, auf EHC2 matchen Apples Port Injectoren, weshalb der ConnectorType des Ports immer nur dem Connector entsprechen wird, den das gewählte SMBios an diesem Port haben

will. Um den ConnectorType der DSDT zu injecten, muss erstmal der Apple Port Injector durch einen Rename deaktiviert werden 😊

Beitrag von „cobanramo“ vom 19. Oktober 2018, 10:40

öhm, hab ich jetzt nicht verstanden, jetzt bitte bisschen klarer erklären 😊

Erwartet Apple jetzt EHC1 oder EH01 bei diesen Geräten? 😊

Gruss Coban

Beitrag von „kuckkuck“ vom 19. Oktober 2018, 10:46

Grundsätzlich: Im ACPI (DSDT) werden über die _UPC Methode connector-types der einzelnen Ports definiert. Wenn es keine eigenen OS-Informationen gibt, versucht macOS die connector-types aus dem ACPI auszulesen und zu benutzen.

Interne Informationen zu connector-types besitzt macOS für jedes SMBios in den Port-Injectoren. Dort steht nicht nur welche Ports injected werden, sondern auch welchen connector-type sie haben. Die Port-Injectoren matchen auf EHCX, laden also nur bei EHC1/EHC2. Da die Ports des bestimmten SMBios aber nicht den Ports unseres Hackys entsprechen, muss der Port-Injector für unsere Änderungen an den connector-types deaktiviert werden. Dafür benennt man (Apple like -) EHC2 in (non Apple -) EH02 um.

Beitrag von „cobanramo“ vom 19. Oktober 2018, 10:49

Danke, wie immer erleuchtend deine Beiträge 😊

Beitrag von „MiChaNiot“ vom 19. Oktober 2018, 13:42

Habe heute leider keine Zeit fürs werkeln aber die nötigen Screenshots werden von mir am WE oder Ende nächste Woche mal gemacht!

Beitrag von „Neozee“ vom 19. Oktober 2018, 16:29

Wobei ich denk connector bei mir schon als intern Makiert habe, dass wird auch im Systembericht so angezeigt (Integriert: Ja)

{Edit} @[kuckkuck](#) anbei mein ioregistryexplorer dump.

Beitrag von „kuckkuck“ vom 20. Oktober 2018, 22:50

Ich werd mir das erst am Montag anschauen können, ich werd dann nochmal schreiben...

Beitrag von „Neozee“ vom 21. Oktober 2018, 00:43

Alles klar. 😊 Ich danke dir schonmal vorab. 😊

Beitrag von „kuckkuck“ vom 22. Oktober 2018, 08:42

[Zitat von MiChaNiot](#)

die nötigen Screenshots werden von mir am WE oder Ende nächste Woche mal

gemacht

Hast du die Daten schon da? Dann kann ich mir gleich beide zusammen anschauen...

Beitrag von „Neozee“ vom 23. Oktober 2018, 09:13

[MiChaNiot](#) ? 😄

[kuckkuck](#) könntest du in meine Dateien schon mal reinschauen? Hab diese Woche noch Zeit mich damit zu beschäftigen. Nächste Woche bin ich beruflich wieder in Berlin und habe nur indirekt Zugriff auf den iHack.

Danke 😊

Beitrag von „kuckkuck“ vom 23. Oktober 2018, 12:49

Habe gerade mal reingeschaut, der problematische Port sollte HP16 sein. Der Port ist bereits mit portType 0x2 versehen, was aber nicht aus der DSDT kommt, sondern von irgendwo anders herkommen muss... Kannst du ohne `FixUSB`, sowie ohne `USBInjectAll` booten und mir einen IOReg schicken?

Übrigens den XHC K2P kannst du entfernen und unter ACPI kannst du den MATS-Drop entfernen und stattdessen `FixHeaders` aktivieren.

Gibt es in deinem BIOS irgendwelche Einstellungsmöglichkeiten zu XHC? Dein Board besitzt einen XHC Controller laut ACPI...

Füg außerdem mal noch diese SSDT (neben alles bereits dort existierende) nach ACPI/patched ein:

Beitrag von „Neozee“ vom 23. Oktober 2018, 18:09

Hey,

erstmal danke für die ausführliche Antwort. Also den Port Type habe ich in der USBInjectAll.kext manuell angepasst. Und ansonsten nicht viel verändert. Den Kext2Patch eintrag hab ich bereits gelöscht.

Im EFI kann ich nur XHCI Handoff ein und aus schalten.

Werde gleich mal FixHeader und die SSDT Testen.

Den ioreg dump werde ich später mal machen.

[kuckkuck](#) So hab die SSDT mal probiert. Keine Besserung. Im Anhang mal der blanke dump aus dem ioregistryexplorer. Alles USB relevante habe ich rückgängig gemacht. Meinen EFI hänge ich auch nochmal an.

P.s: Die Karte hängt jetzt an HP12 wollte mal testen ob es an dem On/Off Charge Port besser klappt.

Code

```
1. 2018-10-23 20:22:37.713784+0200 localhost kernel[0]: (AppleACPIPlatform)
AppleACPIPlatformPower Wake reason: GLAN XHC EHC1
```

Beitrag von „kuckkuck“ vom 23. Oktober 2018, 21:17

Dann fällt mir leider aktuell nur dieser Versuch ein:

Beitrag von „Neozee“ vom 23. Oktober 2018, 21:20

Nur für mich zum Verständnis, was hast du in der DSDT gepatched? 😊

Beitrag von „kuckkuck“ vom 23. Oktober 2018, 21:35

Ich habe dem ganzen Controller das Recht genommen den Computer aus dem Sleep zu wecken.

Dementsprechend kannst du den Computer nun nur noch bedingt per USB aus dem Sleep wecken. Nur wenn ein USB Gerät an einem Port hängt, der nicht über EHC1 angesteuert wird, kann das Gerät den Computer aus dem Sleep wecken.

Alle Geräte an EHC1 (so auch die BL Karte) können den Computer nicht mehr aus dem Sleep wecken. PWR-Button geht natürlich sowieso.

Beitrag von „Neozee“ vom 23. Oktober 2018, 21:53


Alles klärchen 😊

Ich hab es jetzt geschafft, dass die USB Ports alle nicht mehr erkannt werden xD Mal sehen wie ich das wieder gerade gebogen bekomme.

Beitrag von „kuckkuck“ vom 23. Oktober 2018, 21:54

Eventuell XHCI/EHCI-Handoff? Oder liegts ander DSDT (in der keine Renames sind)?

Beitrag von „Neozee“ vom 23. Oktober 2018, 21:56

Ne habe an der USBHost.kext geschra^l. Klassischer fall von try and error... Hab vergessen nach dem zurück spielen des Backups die caches zu rebuilden.

Beitrag von „kuckkuck“ vom 23. Oktober 2018, 21:57

Sehr schön  Funktioniererts jetzt wieder?

Beitrag von „Neozee“ vom 23. Oktober 2018, 21:59

Noch nicht xD. Bin gerade mal dabei die genaue Ursache für die Wakes herauszufinden, meine Vermutung liegt beim Powermanagment. Der BT-Controller braucht wohl eine mindest Spannung die der USB Port nicht liefert. Bei meinem Macbook (Ja ein echtes xD) sind die werte der Karte beim Powermanagment komplett unterschiedlich.

Beitrag von „kuckkuck“ vom 23. Oktober 2018, 22:01

Schick mir mal bitte einen IOReg mit installierter SSDT-EC...

Beitrag von „Neozee“ vom 23. Oktober 2018, 22:03

Mache ich. Muss nur mal eben OSX neu installieren xD

{Edit} [kuckkuck](#) So hier die ioregistryexplorer mit DSDT und SSDT. Sleep geht immer noch nicht. Reason ist weiterhin GLAN XHC EHC1

Beitrag von „kuckkuck“ vom 23. Oktober 2018, 23:06

Ist ja interessant, dass da auch XHC mit drinnen steht... Dann probiers mal so:

Beitrag von „MiChaNiot“ vom 24. Oktober 2018, 11:41

Heyho und sorry Leute, hatte viel zu tun und somit echt keine Zeit zum basteln deshalb auch jetzt erst die Rückmeldung! Sollte ich dazu kommen lade ich alles benötigte noch heute Abend hoch und schau auch nochmal nach eventuellen XHC Optionen im Bios.

MfG

Beitrag von „Neozee“ vom 24. Oktober 2018, 20:11

[Zitat von kuckkuck](#)

Ist ja interessant, dass da auch XHC mit drinnen steht... Dann probiers mal so:

Ja ist echt merkwürdig. Ich hab jetzt nochmal alle internen Ports probiert ohne DSDT, SSDT oder sonstigen Änderungen.... Nur am On/Off charge Port wird BT al integriert angezeigt. Ich denke man könnte per dsdt das irgendwie fixen. Ich Probier mal ein paar patches und schau mal was passiert. 😄

BTW Wake reason nur noch EHCI mit dsdt und ssdt bei deaktiviertem usb3

Beitrag von „MiChaNiot“ vom 26. Oktober 2018, 11:15

So Leute also:

Im Bios gibts keine XHC Option allerdings einen EHCI Hand-off der Standardmäßig auf Disabled steht (Foto hängt im Anhang)

Anbei meine IORegDateien. Meine EFI liegt hier ja schonmal irgendwo rum 😊

Beitrag von „kuckkuck“ vom 26. Oktober 2018, 14:44

[MiChaNiot](#) Füg mal folgende Patches bitte in deine config ein: [Sleep geht nicht](#)

Aktiver bitte außerdem mal EHCI-Handoff und schick mir dann noch einen IOReg.

[Neozee](#) Probiers mal mit angehängter DSDT:

Beitrag von „Neozee“ vom 26. Oktober 2018, 15:25

Probire ich nachher mal aus.

Bin mal wieder am neu installieren 😊

Beitrag von „kuckkuck“ vom 26. Oktober 2018, 16:12

Was machst du auch immer mit deinem armen Hackintosh ? 😄

Beitrag von „Neozee“ vom 26. Oktober 2018, 16:49

Ich hasse es halt, wenn so Kleinigkeiten nicht funktionieren. Da wird halt solange probiert, bis es läuft. 😄 Und dank Meier Diskstation und Timemachine ist das ja alles ganz entspannt.

Beitrag von „MiChaNiot“ vom 26. Oktober 2018, 20:05

[Zitat von kuckkuck](#)

[MiChaNiot](#) Füg mal folgende Patches bitte in deine config ein: [Sleep geht nicht](#)

Aktiver bitte außerdem mal EHCI-Handoff und schick mir dann noch einen IOReg.

Bitteschön 😊

Die Patches sind in der Config

Beitrag von „Neozee“ vom 27. Oktober 2018, 10:25

[Zitat von kuckkuck](#)

[Neozee](#) Probiert mal mit angehängter DSDT:

So mit der DSDT schläft er in Seelen ruhe durch. Danke 😊

Für mein Verständnis, du hast jetzt die "Wake" Funktion für alle USB Port "deaktiviert". Korrekt? Besteht theoretisch die Möglichkeit es nur auf den betroffenen zu limitieren?

Bzw. was hast du genau gepatched 😊 Würde dann selbst nochmal schauen was ich so hinbekomme.

Beitrag von „kuckkuck“ vom 27. Oktober 2018, 15:25

Ich habe ganz schlampig einfach die _PRW Methoden der Geräte entfernt, die Probleme machen... Beschränken auf die einzelnen Ports kann man das leider nicht, weil die einzelnen Ports keine _PRW besitzen, nur der Controller hat ein _PRW was somit auch alle darüber verbundenen Ports beeinträchtigt.

Beitrag von „MiChaNiot“ vom 27. Oktober 2018, 16:13

Bist du aus meinen iOReg-Daten schlau geworden bzw. kann man das bei mir ähnlich fixen?

Beitrag von „kuckkuck“ vom 27. Oktober 2018, 18:19

Probiers mal damit:

Beitrag von „MiChaNiot“ vom 28. Oktober 2018, 10:22

Mhh geht bei mir leider nicht 😞

Was ich gemacht hab:

DSDT.aml in meiner EFI unter ACPI/patched gepackt

anschließend:

USBinject-Kext rein und raus
EHCI-Hand-off dis- und enabled
und über das Terminal via "pmset sleepnow" schlafen geschickt.

keine Variante ging.

PS: Wakereason ist immernoch die gleiche

Beitrag von „kuckkuck“ vom 28. Oktober 2018, 11:36

Na dann so:

Beitrag von „MiChaNiot“ vom 29. Oktober 2018, 09:42

Danke funktioniert Prima!

Lass mich raten: Kein USB-Port darf nun wecken? 😊 Mir reicht's!

LG

Beitrag von „kuckkuck“ vom 29. Oktober 2018, 10:31

Genau so ist es. Ist aktuell die einfachste Lösung für dein Problem... 😊

Beitrag von „Neozee“ vom 8. November 2018, 19:52

Problem gelöst. 😄

Hab mir eine [USB3 Pcie Karte](#) bei Amazon bestellt und an den Internen Port die Broadcom. Nun schläft er Seelen ruhig und ich kann ihn per USB Mouse aufwecken.

Wecken per Bluetooth läuft wohl nicht, aber so kann ich damit leben.