

Erledigt

LENOVO IDEAPAD 14 DSDT Battery Patch

Beitrag von „LordSea“ vom 8. Februar 2019, 14:22

Hab den Laptop [link](#) geschenkt bekommen.

Danach mit viel Hilfe alles soweit hingekriegt, einzige was nicht funktioniert ist die Battery Anzeige.

(Ps: Hab gearbeitet und dann war licht aus alles weg...😭)

Naja egal könnt Ihr mir dabei helfen org DSDT ist dabei.

Beitrag von „LordSea“ vom 12. Februar 2019, 17:07

Hat keiner ne Idee?

Beitrag von „al6042“ vom 12. Februar 2019, 19:47

Versuche es bitte mal damit... 😊

Beitrag von „LordSea“ vom 15. Februar 2019, 20:58

Danke für den Versuch hat aber leider nicht geklappt.

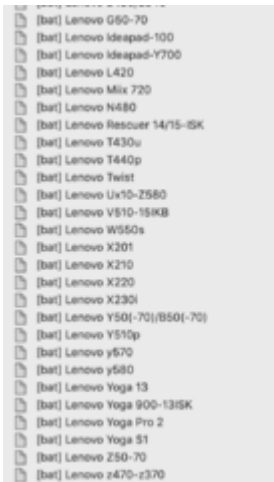
Beitrag von „LordSea“ vom 24. Februar 2019, 16:25

Falls keiner Zeit hat das zu machen wäre ich erfreut wenn Ihr mir eine Anleitung verlinken würdet.

PS:Am besten auf Deutsch

Beitrag von „al6042“ vom 24. Februar 2019, 17:04

Dazu gibt es keine Anleitung, da man einfach die im Maciasl vorhandenen Lenovo-basierenden Battery-Patches durchprobiert.



Ggf. muss auch noch nachgearbeitet werden, wenn die vorhandenen DSDT-Methoden noch granularer in 8-bit-Elemente aufgeteilt werden müssen.

Da kennt sich aber [grt](#) sehr gut aus.

Beitrag von „LordSea“ vom 24. Februar 2019, 17:35

[grt](#) kannst du mir da Helfen?

Beitrag von „grt“ vom 24. Februar 2019, 20:56

kann ich machen, aber die nächsten tage werden ein unberechenbares drunter und drüber (fenstererneuerung in der wohnung) - wenn das überstanden ist, gerne 😊

Beitrag von „LordSea“ vom 24. Februar 2019, 21:32

Klar Danke im voraus und Hals und Bein bei der Fenstererneuerung

Beitrag von „LordSea“ vom 4. März 2019, 19:49

[grt](#) wie lief die Fenstererneuerung?

Oder ist Sie noch nicht fertig?

Beitrag von „grt“ vom 4. März 2019, 20:54

jetzt tatsächlich entgültig fertig. hab heute in aller herrgottsfrühe noch mal alle möbel und sachen von den bereits eingebauten und eingeputzten fenstern weggeschoben, dem maler den schlüssel in die hand gedrückt und bin losgezogen.

wieder nach hause gekommen und eine superliebe überraschung vorgefunden: eigentlich sollten nur die fensteröffnungen übergepinselt werden, dort wo verputzt werden musste.. aber - der maler hat mal eben die komplette fensterwand im schlafzimmer mitgestrichen. ganz ausserplanmässig 😊

und sonst auch alles gut überstanden 😊

Beitrag von „LordSea“ vom 5. März 2019, 18:23

[grt](#) sry hat ich ganz vergessen zu fragen, hast du schon mal über die DSDT drübergekuckt?

Beitrag von „grt“ vom 5. März 2019, 20:02

nein sorry... wahrscheinlich wirds erst gegen ende der woche was. 😞

Beitrag von „LordSea“ vom 5. März 2019, 20:14

[grt](#) is kein Problem ich bin dir und dem Forum dankbar das ich überhaupt hilfe bekomme, also keine Eile und noch n schönen Abend. 

Beitrag von „LordSea“ vom 11. März 2019, 16:21

[grt](#) hast du n bissl Zeit?

Beitrag von „grt“ vom 11. März 2019, 16:28

was gibts? *füllwort*

Beitrag von „LordSea“ vom 11. März 2019, 17:03

[grt](#) ich wollte dich mal fragen, wie du das DSDT patchen eigentlich gelernt hast?

LG M

Beitrag von „grt“ vom 11. März 2019, 18:46

anleitung von rehabman bei den tomaten gefunden.

ist eigentlich nicht wirklich schwer.

im ec-device gibt es diverse speicheradressen (sitz am händy, codebeispiel könnte ich nachher mal posten) in unterschiedlichen grössen:

operation region "irgendwas", dann folgen die zeiger auf speicherbereiche:

"abcd", "eine zahl" wobei das erste eine bezeichnung ist, die zahl die grösse des speicherbereichs in bit.

darin werden informationen gespeichert und ausgelesen.

gemeinerweise erwartet nun osx, dass die infos immer in 8bit häppchen serviert werden, und das tut die dsdt eines pc-laptops nicht. wenn du dir die werte ansiehst, die hinter den bezeichnern stehen, siehst du, dass da von 1 bis 256 stehen kann...

und da muss man eingreifen. man teilt die grösseren bereiche auf (vorher prüft man, ob der speicherbereich überhaupt genutzt wird, wenn nicht, kann man ihn so lassen, wie er ist) in osx-mundgerechte 8bit "schnipsel"

beispiel: da steht abcd, 16 - beim auskommentieren gibts einen error, abcd wird im verlauf des codes verwendet.

also zelegt man abcd in abc1, 8 und abc2, 8 und hat nun 2 8bit schnipsel aus dem ursprünglichen 16 bit bereich gemacht. der ursprüngliche abcd, 16 wird gelöscht oder auskommentiert.

an der stelle, wo abcd weiterverwendet wird, muss man nun die beiden "schnipsel" verwenden, statt des ganzen in einem stück. dafür gibt es eine methode, die eingefügt und angewendet werden muss, die das kann.

für grössere bereiche 32bit oder 128bit geht man genauso vor, und wendet die dafür

vorgesehenen methoden zum zusammenfügen der information aus 32 oder 128bit speicherbereichen an.

ist ziemlich viel schreibkram und man muss sich mächtig konzentrieren, sonst kanns auch mal passieren, dass batterieanzeige oder lüfterdrehzahl wie gewürfelt aussehen.

EDIT:

hier mal ein beispiel aus der "richtigen" praxis - kommt vom lenovo W520:

Code

1. //fix: 8-bit
- 2.
3. Field (ECOR, ByteAcc, NoLock, Preserve)
4. {
5. Offset (0xA0),
6. //fix: 8bit SBBM, 16,
7. //fix: 8bit SBMD, 16,
8. //fix: 8bit SBCC, 16
9. SBB1, 8,
10. SBB2, 8,
11. SMD1, 8, //split
12. SMD2, 8, //split
13. SCC1, 8, //split
14. SCC2, 8 //split
15. }

Alles anzeigen

die ursprünglichen 16bit speicherbereiche aufgeteilt in je 2x 8bit -> SBBM, 16 zu SBB1 und SBB2, originalcode auskommentiert

beim aufruf von SBBM werden nun statt des (nicht mehr vorhandenen) SBBM mit der methode B1B2 die beiden teilmformationen in der richtigen reihenfolge übergeben:

Code

1. //fix: 8bit Store (SBBM, Local7)
2. Store (B1B2 (SBB1, SBB2), Local7)

die methode B1B2 muss auch eingefügt werden, ich mach das meist am anfang der DSDT:

#

Code

1. //16 zu 8-bit
2. Method (B1B2, 2, NotSerialized)
3. {
4. Or (ShiftLeft (Arg1, 0x08), Arg0, Local0)
5. Return (Local0)
6. }

dasselbe für 32bit speicherbereiche:

SBCH aufgeteilt in SBC1 - SBC4

und aus

Code

1. Store (SBCH, BTYP)

wird

Code

1. Store (B1B4 (SBC1, SBC2, SBC3, SBC4), BTYP) /* _SB_.PCI0.LPC_.EC__.GBIF.BTYP */

B1B4 muss ebenfalls eingefügt werden, damit sie aufgerufen und ausgeführt werden kann:

Code

1. //32 zu 8-bit
2. Method (B1B4, 4, NotSerialized)
3. {
4. Or (ShiftLeft (Arg1, 0x08), Arg0, Local0)

5. Or (ShiftLeft (Arg2, 0x10), Local0, Local0)
6. Or (ShiftLeft (Arg3, 0x18), Local0, Local0)
7. Return (Local0)
8. }

last but not least gibt es auch noch eine L1L4 für 128bit zu 8bit, sowie eine methode speicherbereiche, die "krumme" grössen haben, oder grösser als 128bit sind direkt schreiben und lesen zu können, ohne dass sie sozusagen "benamt" worden sind. die sind dann so richtig eklig...

Beitrag von „grt“ vom 14. März 2019, 21:56

[LordSea](#) nicht, dass du denkst, ich würde dich böswillig mit deiner batterieanzeige im regen stehen lassen ... aber ich hab im moment sowas von immer wieder neuen unvorhergesehenen sachen zu tun, ich komm einfach nicht dazu, mich zu kümmern. wird bestimmt wieder anders,

aber gerade ist kein ende abzusehen. nicht böse sein



Beitrag von „LordSea“ vom 14. März 2019, 22:29

[grt](#) kein Problem ich bin dir wirklich Dankbar, dass du mir überhaupt hilfst.

Außerdem hast du ja sogar versucht mir das Patchen zu erklären (kapiert ich noch nicht ganz wird aber noch)

Also mach dein Zeug in Ruhe ich warte Geduldig 😊

Beitrag von „grt“ vom 14. März 2019, 22:48

wenn ich wieder luft hab, versuch ich das nochmal richtig zu erklären.. ist kein hexenwerk, nur

leider ziemlich individuell. deswegen greifen auch oft die patches für verwandte läp-topmodelle nicht wirklich, und man muss in etwa genauso viel nacharbeiten und überprüfen, wie man werkeln müsste, wenn man den patch von vorneherein zu fuss einbaut.

richtig gemein wird es nur, wenn eins von den krummen oder grösser als 128 registern drin ist, die auch weiterverwendet werden (da muss man dann bits und bytes zählen, und den speicher direkt beschreiben - das kann schon mal einen knoten in den hirnwindungen hervorrufen...) aber beim flüchtigen durchgucken von deiner dsdt war keiner von denen drin.

btw. ist deine dsdt richtig roh, oder ist da schon was passiert? nutzt du neben der noch ssdt's?

Beitrag von „LordSea“ vom 14. März 2019, 23:11

Soweit ich weiß ist das die Originale (hab ich mithilfe von Cover extrahiert)

Eine SSDT verwende ich (hab ich irgendwo her wo weiß ich leider nicht mehr) um die Bildschirmhelligkeit einzustellen.(anbei)

Beitrag von „LordSea“ vom 28. März 2019, 16:32

[grt](#) bist du vorangekommen?

LG M

Beitrag von „grt“ vom 28. März 2019, 16:35

mit der schulung gehts fleissig voran 😊

und die pflegeproblematik bzgl. meiner mutter ist evtl. auch gelöst..

mit häckisachen nicht wirklich 😞

Beitrag von „LordSea“ vom 28. März 2019, 16:37

Naja solange es bei dir weiterhin glatt läuft muss ich mir keine Sorgen machen.

Also kümmer dich weiterhin um deinen Alltag danach erst um dieses Schlachtfeld von DSDT.

Lg M

Beitrag von „LordSea“ vom 12. April 2019, 16:04

[grt](#) wie schauts aus?

Hast du wieder etwas mehr Zeit?

Beitrag von „grt“ vom 12. April 2019, 18:02

immer noch total viel um die ohren... sorry, sorry 😞

Beitrag von „LordSea“ vom 3. Mai 2019, 23:39

[grt](#) Und wie läuftts?

Beitrag von „grt“ vom 4. Mai 2019, 09:09

immer noch keine luft... über der woche weiterhin anstrengende schulung, abends platt wie flunder und an den wochenenden ontherailroad... weit weg von den häckis.

Beitrag von „LordSea“ vom 28. Mai 2019, 18:04

[grt](#) Wie ist es jetzt?

Beitrag von „LordSea“ vom 31. Juli 2019, 17:41

[grt](#) hast du mich vergessen? 😭😞😞

Beitrag von „grt“ vom 1. August 2019, 07:17

nee... nicht vergessen, und auch ein schlechtes gewissen..

in 2 1/2 wochen bin ich mit fortbildung vorläufig durch, aber vorher geht nix mehr...

Beitrag von „LordSea“ vom 23. September 2019, 14:43

[grt](#) bist du immernoch bei der Fortbildung?

Beitrag von „grt“ vom 23. September 2019, 18:49

aua.. nee, hab für 2 wochen die seite gewechselt, und unterrichte (muss mal wieder was für

den kontostand tun... 😊)

nach der hackcon hab ich etwas luft..

Beitrag von „LordSea“ vom 24. Oktober 2019, 16:08

[grt](#) na wie schauts aus?

Beitrag von „grt“ vom 24. Oktober 2019, 16:25

könntest du mir mal den "origin"-ordner (nach F4 beim booten in clover/acpi/..) rüberschieben?

ich guck am we mal drauf.

edit: config.plist bitte auch noch

Beitrag von „gerox“ vom 24. Oktober 2019, 18:11

[grt](#)

Ig nach Berlin

...darf ich mich mit ähnlicher Fragestellung : DSDT MOD für Batterie und vllt. auch fürs Touchpad bei meinem Helix " mit dranhängen " ?

Die APCI Daten und die EFI vom Helix hat [al6042](#). ggfs. noch auf seinem Stick aus Essen

... oder auch schon gelöscht

... dann müsste ich sie noch mal erstellen und hochladen...

für eine " Büchersendung " nach " Friedrichshain " 🤔 , finde ich keine Strasse und HausNr. ? -->. hier vllt. PM ?

LG gerox



Beitrag von „grt“ vom 24. Oktober 2019, 18:13

[gerox](#) battery kann ich reingucken, touchpad ist eher was für davorsitzen und probieren...

Beitrag von „al6042“ vom 24. Oktober 2019, 21:30

Uh... und die Daten aus Essen sind schon in den ewigen Jagdgründen... 😂

Beitrag von „grt“ vom 25. Oktober 2019, 07:26

dann bitte nochmal ein F4 und die efi hier hochladen [gerox](#)

Beitrag von „gerox“ vom 25. Oktober 2019, 09:32

moin. moin [grt](#)



mach ich gerne 😊 ... spätestens am WE

LG nach Berlin ...

gerox

Beitrag von „LordSea“ vom 25. Oktober 2019, 17:01

Hier meine Config

Beitrag von „grt“ vom 25. Oktober 2019, 17:11

hättest du noch den kompletten "origin"-ordner für mich?

Beitrag von „gerox“ vom 27. Oktober 2019, 17:29

[grt](#)

hi schoenes WE..... nach Berlin

im Anhang die EFI des Helix... nach F4..

happy patching.... speziell Battery und was dich sonst noch im Ordner ACPI - origin so anlacht...

zusätzlich noch ein Systemreport erstellt mit dem Kext Updater. -->. hier noch mal Dank [Sascha](#)

LG gerox



P.S. still waitingnot for "root Device" but for number and street... 😊