

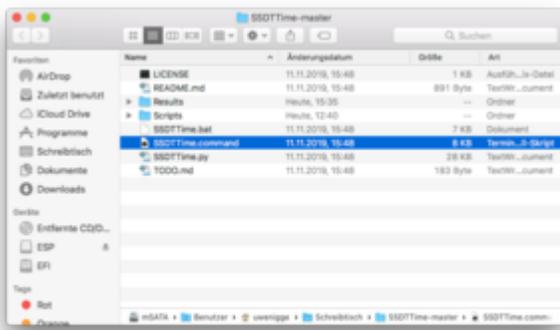
# SSDTTime - Ein einfaches Tool zum einfachen Erstellen von SSDTs.

Beitrag von „derHackfan“ vom 30. Dezember 2019, 16:03

Hallo Community,

im Anhang findet ihr das Tool [SSDTTime](#).

Ausgeführt wird das Tool mit deinem Doppelklick auf die Datei SSDTTime.command,



dann in meinem Fall die folgenden Schritte,

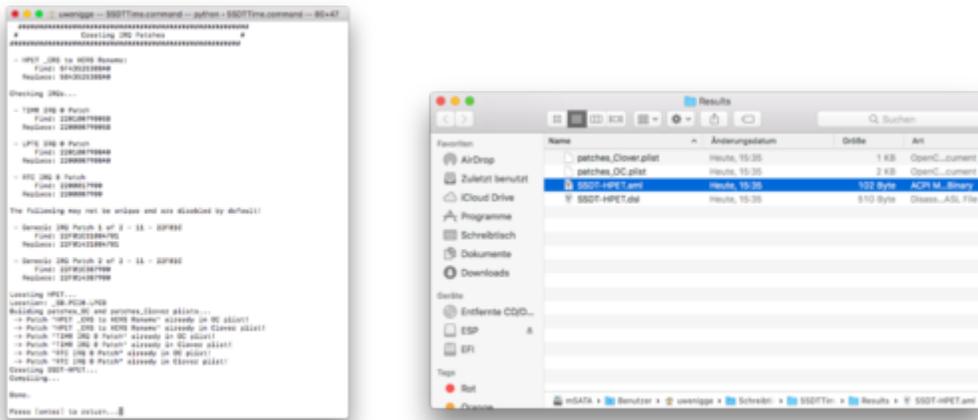
```
uwerigge — SSDTTime.command — python · SSDTTime.command — 80x24
##### SSDT Time #####
Current DSDT: None
1. FixMPET - Patch out IRQ Conflicts
2. FakeEC - OS-aware Fake EC
3. PluginType - Sets plugin-type = 1 on CPU0/P000
D. Select DSDT or origin folder
Q. Quit
Please make a selection: D
```

```
uwerigge — SSDTTime.command — python · SSDTTime.command — 80x24
##### Select DSDT #####
M. Main
Q. Quit
Please drag and drop a DSDT.sml or origin folder here: /Volumes/EFI/EFI/CLOVER/
ACPI/origin/DSDT.sml
```

weiter gehts mit folgenden Schritten,



anschließend erhält man den Ordner Results,



Ich möchte hier am Beispiel von meinem DELL E7240 versuchen zu erklären weshalb ich diesen Weg gegangen bin.

Beim Wechsel von Clover zu OpenCore ist mir aufgefallen das Audio und Bluetooth nicht mitgenommen wurden,





## Beitrag von „schmalen“ vom 30. Dezember 2019, 16:48

[derHackfan](#) Ich sehe du benutzt den OC Configurator, läuft der schon ohne Fehler?

---

## Beitrag von „derHackfan“ vom 30. Dezember 2019, 21:24

[schmalen](#) Das kann ich dir nicht mit Gewissheit sagen, vielleicht treibt er hier und da sein Unwesen, aber mein DELL Hackbock läuft einwandfrei, den Weg dorthin habe ich ausschließlich mit dem OCC abgerissen.

Ich habe die erste Zeit nach jeder Änderung einen Abgleich mit DiffMerge gemacht, konnte aber keine Unstimmigkeiten feststellen, also bitte nicht alles glauben was die Community nachplappert. 😊

Solltest du einen Fehler finden dann melde ihn bitte, ich persönlich bin davon überzeugt dass der OCC ein tolles Tool ist, man muss sich die OpenCore Grundlagen vorher aneignen um damit zu arbeiten!

---

## Beitrag von „derHackfan“ vom 30. Dezember 2019, 22:34

### [Zitat von derHackfan](#)

den dazu notwendigen FixHPET habe ich über die App DPCI Manager und einem "Extract DSDT" nach einem Clover Boot überbrückt.

Ich bin hier mal so unverschämt und mache einen weiteren Post,

Code

1. Another other possible problem is IRQ conflicts, Clover has plenty of different fixes that it can apply without you directly setting them. This makes it much more difficult when converting from Clover to OpenCore though luckily CorpNewt's also got a fix: SSDTTime's

FixHPET option



---

### **Beitrag von „SPIDER“ vom 8. Januar 2020, 09:00**

[derHackfan](#)

Sehr schön beschrieben. Mit dem Tool habe ich auch den CPU Takt angepasst (-Turbo 4400).

---

### **Beitrag von „xyz2610“ vom 8. Januar 2020, 21:20**

Ich kann das Tool leider gar nicht nutzen, bei mir schließt sich das Terminal Fenster direkt wieder und es passiert gar nichts.

EDIT: Funktioniert bei mir wenn ich es direkt über den Pfad im Terminal auswähle

---

### **Beitrag von „derHackfan“ vom 8. Januar 2020, 22:25**

[xyz2610](#) Was war dein eigentliches Anliegen, welches Problem wolltest du bzw. hast du mit dem Tool lösen können?

---

### **Beitrag von „xyz2610“ vom 8. Januar 2020, 23:04**

[derHackfan](#) Ich wollte meine DSDT patchen damit das power Management meiner CPU unter OpenCore sauber arbeitet. Das hat dann auch geklappt

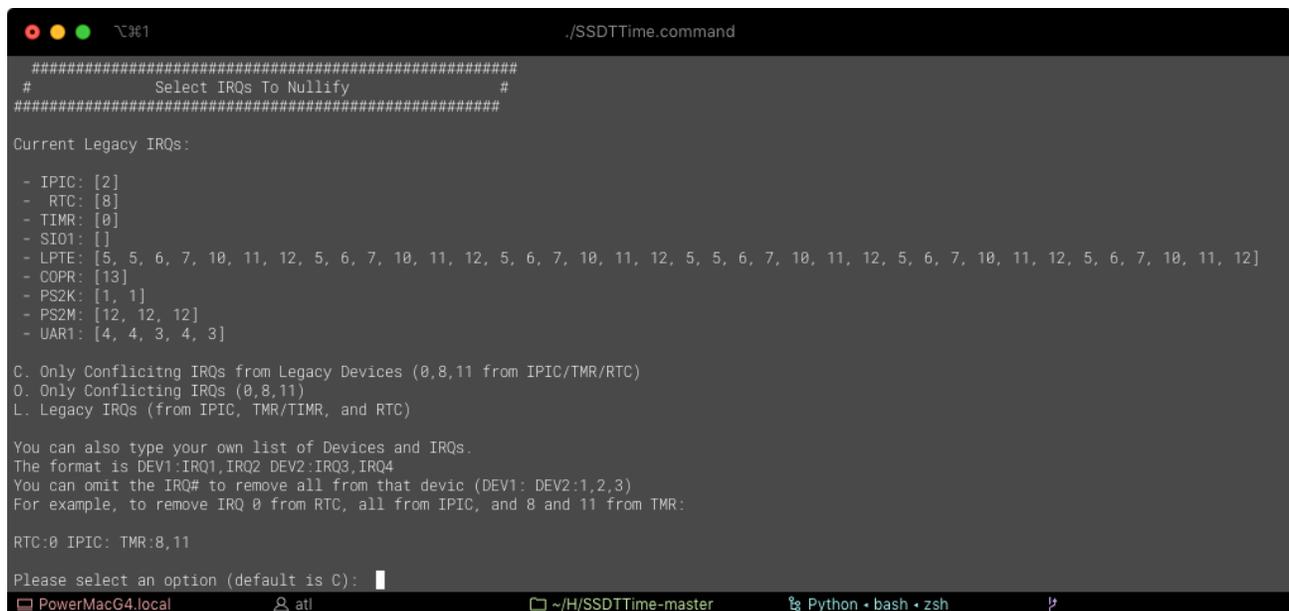
---

## Beitrag von „atl“ vom 29. April 2020, 20:23

SSDTime findet man in einigen Anleitungen. Das Skript erzeugt ja 3 SSDTs:

1. FixHPET
2. FakeEC
3. PluginType

Für 2. (ssdtPRGen.sh) und 3. (Hackintool) gibt es ja mittlerweile auch andere Tools. Für 1. habe ich noch nichts gefunden. Allerdings frage ich mich ob und wann ich **FixHPET** benötige? Bei mir zeigt SSDTime.sh folgendes an, nach der Analyse der DSDT:



```
#####
#          Select IRQs To Nullify          #
#####

Current Legacy IRQs:

- IPIC: [2]
- RTC: [8]
- TIMR: [0]
- SI01: []
- LPTE: [5, 5, 6, 7, 10, 11, 12, 5, 6, 7, 10, 11, 12, 5, 6, 7, 10, 11, 12, 5, 5, 6, 7, 10, 11, 12, 5, 6, 7, 10, 11, 12, 5, 6, 7, 10, 11, 12]
- COPR: [13]
- PS2K: [1, 1]
- PS2M: [12, 12, 12]
- UAR1: [4, 4, 3, 4, 3]

C. Only Conflicting IRQs from Legacy Devices (0,8,11 from IPIC/TMR/RTC)
O. Only Conflicting IRQs (0,8,11)
L. Legacy IRQs (from IPIC, TMR/TIMR, and RTC)

You can also type your own list of Devices and IRQs.
The format is DEV1:IRQ1,IRQ2 DEV2:IRQ3,IRQ4
You can omit the IRQ# to remove all from that device (DEV1: DEV2:1,2,3)
For example, to remove IRQ 0 from RTC, all from IPIC, and 8 and 11 from TMR:

RTC:0 IPIC: TMR:8,11

Please select an option (default is C):
```

Ich verwende OpenCore. Kümmert sich das automatisch darum?

---

## Beitrag von „Resistance\_47“ vom 23. Mai 2021, 05:53

Welche anderen tools gibt es dann für ssdtPRgen.sh? Ich krieg das absolut nicht hin das die CPU den Turbo benutzt.