# Erledigt Ryzentosh First Time

### Beitrag von "Phoenix85" vom 12. Mai 2020, 08:07

Servus,

bin ein Neuling hier und versuche mich erstmalig am Ryzentosh.

Als Basis zum Lesen diente folgende Anleitung:

https://dortania.github.io/OpenCore-Desktop-Guide/

Mein Rechner ist folgender siehe Spoiler:

Ergebnis:

Die Umsetzung mit Clover hat nicht funktioniert daher versuche ich es nun mit dem latest OpenCore

Meine aktuelle EFI habe ich als .zip hinterlegt.

Beim Booten vom Stick kommt die Meldung:

OC: Failed to load configuration.

Ich glaube mir fehlt ein EC und diese config.plist??

Muss man diese selbst für AMD erstellen oder?

Spoiler anzeigen

## Beitrag von "Aluveitie" vom 12. Mai 2020, 08:27

Die AMD patches werden für Clover nicht mehr weiter unterstützt, daher nur noch OpenCore wie du bereits gemerkt hast.

Ohne deine config.plist im OC folder kann OpenCore gar nicht erst starten.

Die BT/Wifi PCIe-Karte scheint einen Intel AX200 zu haben, welcher von MacOS nicht Unterstützt wird. Allenfalls kriegst du Bluetooth mit https://github.com/zxystd/IntelBluetoothFirmware zum laufen, Wifi support ist noch in Entwicklung.

Die ganzen Brcm Kexte kannst du wohl raus, ebenso alle dSYM files, die brauchst du mit OpenCore nicht.

#### Beitrag von "Phoenix85" vom 12. Mai 2020, 08:38

Hi,

die config.plist erstelle ich gerade.

Mein Problem ist das ich mit ProperTree zwar meine config.plist einsehen und bearbeiten kann.

Wenn ich aber für Ryzen 17 th die patches.plist damit öffnen will kommt eine Fehlermeldung.

Der Schritt den ich gerade vollziehen möchte ist "Remove Patch in config.plist --> erledigt " und soll nun von patches.plist den entsprechen Patch Teil in die config.plist übernehmen --> siehe https://dortania.github.io/Ope...esktop-Guide/AMD/zen.html -->

Kernel patches:

• <u>Ryzen/Threadripper(17h)</u> (10.13, 10.14, and 10.15)

To merge:

- Open both files,
- Delete the Kernel -> Patch section from config.plist
- Copy the Kernel -> Patch section from patches.plist
- Paste into where old patches were in config.plist

Die config. plist wird dann später in den EFI --> OC Ordner einfach abgelegt --> korrekt?

Die ganzen Brcm Kexte kannst du wohl raus, ebenso alle dSYM files, die brauchst du mit OpenCore nicht --> habe ich erledigt. Danke für den Hinweis.

Bzgl. AX 200 welche Datei davon muss wo hin?

Fühle mich das erste Mal seit langem wieder wie ein Newbie aber es macht echt Spass dieses Projekt.

Beitrag von "Aluveitie" vom 12. Mai 2020, 08:43

AmbestenziehstdudirdiePatchesmitcurlcurl https://github.com/AMD-OSX/AMD\_Vanilla/blob/opencore/17h/patches.plist--output patches.plist.

Mit dem Browser speichert er manchmal doch wieder ein html.

## Beitrag von "Phoenix85" vom 12. Mai 2020, 09:33

Hi,

selbst mit curl runterladen und dann mit ProperTree öffnen kommt die selbe Fehlermeldung.

Noch jemand Ideen?

# Beitrag von "Aluveitie" vom 12. Mai 2020, 09:45

Mein Fehler, das curl lädt das gleiche html... ich such kurz den raw link raus.

So, das geht: curl https://raw.githubusercontent.com/AMD-OSX/AMD\_Vanilla/opencore/17h/patches.plist --output patches.plist

## Beitrag von "Phoenix85" vom 12. Mai 2020, 10:07

So hat es funktioniert.

Hatte aber schon alternativ das gesamte AMD Vanilla OSX runtergeladen und darin ging dann die .plist für 17th. Habe es nun entsprechend ausgetauscht.

Und gehe mit der Anleitung weiter.

Danke dir !

Update:

So nun bootest es auch und habe Menü 2 ausgewählt für Installation.

Nachdem ich das Problem bei "PCI configuration begin" mit einem anderen Boot-Args gelöst habe stehe ich nun vor der nächsten Herausforderung.

Jemand Ideen?

Aktualisierte EFI.zip ist im Anhang.

### Beitrag von "kfuchs" vom 12. Mai 2020, 15:20

Bist Du Dir sicher, dass Dein SSDT passt?

Ich nutze das spezielle SSDT-EC-USBX-AMD.aml

• • •	3FU/OC/config.plist		
Key	Type	Value	
* ACPI	B Dictionary	4 key/value pairs	
™ Add	a Array	1 child	
<b>#0</b>	<ul> <li>Dictionary</li> </ul>	3 key/value pairs	
Comment	+ String	SSDT-EC-USBX-AMD.aml	
Path	a String	SSDT-EC-USBX-AMD.aml	
Enabled	a Boolean	True	
* Block	a Array	2 children	
=0	B Dictionary	6 key/value pairs	
All	# Boolean	False	
Comment	+ String	Drop CpuPm	
Enabled	# Boolean	False	
OemTableId	a Data	<43707550 6D000000>	
TableLength	a Number	0	
TableSignature	+ Data	<53534454>	
<b>T1</b>	a Dictionary	6 key/value pairs	
All	# Boolean	False	
Comment	a String	Drop Cpu0ist	
Enabled	# Boolean	False	
OemTableId	e Data	<43707530 49737400>	
TableLength	a Number	0	
TableSignature	+ Data	<53534454>	
Patch	a Array	0 children	
	a Dictionary	5 key/value pairs	
FadtEnableReset	a Boolean	False	
NormalizeHeaders	# Boolean	False	
RebaseRegions	# Boolean	False	
ResetHwSig	# Boolean	False	
ResetLogoStatus	# Boolean	False	

# Beitrag von "Phoenix85" vom 12. Mai 2020, 17:51

Ich probiere das mal aus.

Die beiden anderen dann entsprechend raus nehme ich an?

Merci

Update 13/05/2020

Hi, selbst nach Austausch der SSDT und den rausnehmen der zwei anderen aus config-plist und aus dem EFI Verzeichnis unter ACPI weiterhin derselbe Fehler.

Der OpenCore Sanity Checker meldet ein Feld gelb bei ROM alles andere auf grün

https://opencore.slowgeek.com/?file=amd058qtpVhM&rs=amd058

Muss bei ROM die MAC Adresse des PC rein oder kann ich einfach eine Fake MAC , oder z.B.. eine echte von einem MacBook Pro was ich hier habe nehmen?

Bei GenSMBIOS war es korrekt das ich iMacPro1,1 ausgewählt habe oder hätte ich MacPro7,1 nehmen müssen?

- iMacPro1,1: AMD RX Polaris and newer
- MacPro7,1: AMD RX Polaris and newer(Note that MacPro7,1 is also a Catalina exclusive)

Jemand noch Ideen?

#### Beitrag von "kfuchs" vom 13. Mai 2020, 12:12

Ich habe die MAC Adresse im BIOS Setup ausgelesen und dann in die config.plist eingetragen (no worries later), aber man kann wohl jede Fake MAC Adresse auch nehmen und erst später ändern...

Ich weiß nicht mehr genau warum, aber ich habe mich für MacPro 6,1 entschieden.

Also mit Deinen boot-args kannst Du noch folgendes probieren:

npci=0x2000 falls im BIOS nicht Above4GDecoding enabled ist (ich brauchte es auch mit dem flag enabled)

agdpmod=pikera. falls Du eine RX 5000 series GPU verwendest

## Beitrag von "Aluveitie" vom 13. Mai 2020, 12:53

Ich glaube ROM spielt für die Installation keine Rolle, steht auch so im Guide.

# Beitrag von "Phoenix85" vom 13. Mai 2020, 14:17

Die beiden Argumente npci=0X2000 und agdpmod=pikera habe ich unter boot-args neben -v in der config.plist schon drin gehabt.

Das interessante ist mit Mojave hat er direkt durchgebootet erkennt aber Ethernet nicht.

Muss mal schauen wie man Kext im Nachgang installiert.

Update:

Läuft nun.

iCloud läuft auch.

Muss noch schauen wie ich SideCar mit meinem iPad Pro hinbekomme.

Wie bekomme Ich es hin das ich ohne den USB Stick Catalina am Rechner booten kann?

Ist das dieser Bereich hier?

https://dortania.github.io/Ope...uide//post-install/oc2hdd

Warum ist die Timemachine so sau langsam?

Wie bekomme ich das WLAN an den Start?

Bluetooth habe ich gerade hinbekommen.

Habe eine Asus WLAN & Bluetooth Karte mit ALX 200 Chipsatz von Intel.

Meine aktuelle EFI.zip überschreitet die 25 MB.

Wie hängt Ihr Sie in solch einem Fall ein per externem Link einbinden wenn es vorher auf einem Sharehoster hochgeladen worden ist?