

# USB 3.0 Ports nur auf 2.0 Standard

**Beitrag von „Planschili“ vom 21. Dezember 2020, 18:19**

Hallo zusammen,

ich bekomme einfach bei keinen Port eine 3.0 Geschwindigkeit zustande, trotz aktivierter SSDT-EC-USBX.aml im ACPI Ordner und/oder USBmap.kext. Ja, [Bios Einstellungen](#) stimmen. Alles läuft auf 2.0 Standard.

Meine

---

**Beitrag von „bluebyte“ vom 21. Dezember 2020, 18:51**

[Planschili](#)

HS = USB2.0

SS = USB3.0

---

**Beitrag von „Planschili“ vom 23. Dezember 2020, 03:28**

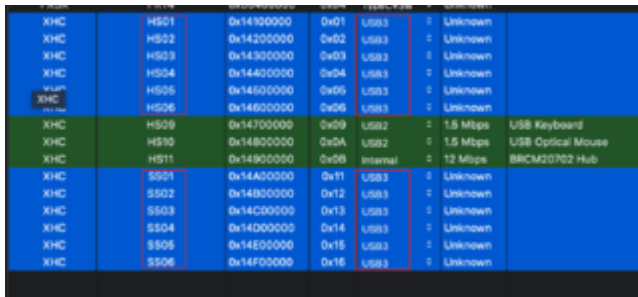
[bluebyte](#)

Na das weiss ich selbst. Wenn ich das Spritze-Icon im Hackintool oft genug drücke, kann ich so viele SS Einträge hinzufügen wie ich will. Ich habe das Problem, dass auch alle physischen USB 3.0 Ports als HS deklariert werden, obwohl einige Geräte nativ 3.0 Standard unterstützen und bis jetzt dadurch nur gedrosselt laufen

---

## Beitrag von „karacho“ vom 23. Dezember 2020, 05:35

HS und SS teilen sich jeweils einen Port. Z.b. HS01 & SS01. Beide Ports müssen dann als USB 3 deklariert werden. In der config.plist von OC bei Kernel->Quirks->XhciPortLimit auf Yes und nur mit der SSDT-EC-USBX.aml ohne usbinjectall booten. Dann mit Hackintool weiter machen und einen eigenen USBPorts.kext erstellen. So sieht das bei mir aus.



Port	Vendor	Product	Class	Protocol	Speed	Device
XHC	HS01	0x14100000	0x01	USB3	3	Unknown
XHC	HS02	0x14200000	0x02	USB3	3	Unknown
XHC	HS03	0x14300000	0x03	USB3	3	Unknown
XHC	HS04	0x14400000	0x04	USB3	3	Unknown
XHC	HS05	0x14500000	0x05	USB3	3	Unknown
XHC	HS06	0x14600000	0x06	USB3	3	Unknown
XHC	HS09	0x14700000	0x09	USB2	1.5 Mbps	USB Keyboard
XHC	HS10	0x14800000	0x0A	USB2	1.5 Mbps	USB Optical Mouse
XHC	HS11	0x14900000	0x0B	Internal	12 Mbps	BCM20702 Hub
XHC	SS01	0x14A00000	0x11	USB3	3	Unknown
XHC	SS02	0x14B00000	0x12	USB3	3	Unknown
XHC	SS03	0x14C00000	0x13	USB3	3	Unknown
XHC	SS04	0x14D00000	0x14	USB3	3	Unknown
XHC	SS05	0x14E00000	0x15	USB3	3	Unknown
XHC	SS06	0x14F00000	0x16	USB3	3	Unknown