

Startet selber wieder nach ca. 30 Sekunden

Beitrag von „weyerma“ vom 17. Januar 2021, 18:33

Hallo zusammen,

Ich habe bereits einiges dazu gefunden und auch ausprobiert bezüglich des Shutdown Fix, jedoch zeigt das alles keine Wirkung.

Fixing Shutdown aus der Dortania Anleitung habe ich gemacht.

Der Shutdown funktioniert ja eigentlich auch, jedoch startet sich die Kiste nach ca. 30 Sekunden einfach wieder selber neu nach dem Shutdown.

Mit Clover hatte ich das Problem nicht, erst seit OpenCore.

Hatte sonst jemand das selbe Problem?

Beitrag von „davidjoa“ vom 17. Januar 2021, 22:32

Großer,und wie hast du es mit clover geschafft ? Bei mir (Gigabyte mainboard) geht den Rechner garnicht aus [] [] [] []

Beitrag von „weyerma“ vom 17. Januar 2021, 22:52

[Zitat von davidjoa](#)

Großer,und wie hast du es mit clover geschafft ? Bei mir (Gigabyte mainboard) geht den Rechner garnicht aus [] [] [] []

Hat eine Option [x]Fix Shudown im Clover Configurator, die hats bei mir gelöst.

Beitrag von „anonymous_writer“ vom 17. Januar 2021, 23:14

Du benötigst für OpenCore eine SSDT wie diese.

<https://github.com/RehabMan/In.../blob/master/SSDT-PTS.dsl>

Beitrag von „weyerma“ vom 18. Januar 2021, 00:43

Zitat von anonymous writer

Du benötigst für OpenCore eine SSDT wie diese.

<https://github.com/RehabMan/In.../blob/master/SSDT-PTS.dsl>

Hab ich gemacht, so wies hier steht: <https://dortania.github.io/Ope...ll/usb/misc/shutdown.html>

Habe die FixShutdown.dsl so angepasst und kompiliert:

Code

```
1. // _PTS override to fix "auto restart after shutdown"
2.
3. DefinitionBlock ("", "SSDT", 2, "hack", "_PTS", 0)
4. {
5. // In DSDT, native _PTS is renamed ZPTS
6. // As a result, calls to these methods land here.
7. External(ZPTS, MethodObj)
8. External(_SB.PCI0.XHC.PMEE, FieldUnitObj)
9. Method(_PTS, 1)
10. {
11. ZPTS(Arg0)
12. If (5 == Arg0)
13. {
14. // avoid "auto restart" after shutdown
```

```
15. \_SB.PCI0.XHC.PMEE = 0
16. }
17. }
18. }
19. //EOF
```

Alles anzeigen

Beitrag von „davidjoa“ vom 18. Januar 2021, 04:33

Das habe ich schon gemacht aber leider ohne Erfolg ,oder habe ich es falsch gespeichert ☹☹

Beitrag von „anonymous_writer“ vom 18. Januar 2021, 07:24

Damit das funktioniert muss es das Device "SB.PCI0.XHC" auch geben in eurem BIOS. Weiter muss die SSDT als kompiliert *.aml abgespeichert werden das diese funktioniert.

Beides kann ich nicht beurteilen ob es richtig ist da weitere Information wie die verwendete EFI oder die original DSDT fehlen im Post.

Beitrag von „bluebyte“ vom 18. Januar 2021, 08:57

Hast du mal die Einstellungen in den Energieeinstellungen überprüft? Wake On LAN ist da oft der Übeltäter ☹☹♂

Beitrag von „5T33Z0“ vom 18. Januar 2021, 11:30

Würd's anspnsten mal mit Kernel > Quirks > PowerTimeoutKernelPanic testen.

Beitrag von „apfelnico“ vom 18. Januar 2021, 13:29

[Zitat von anonymous writer](#)

Damit das funktioniert muss es das Device "SB.PCI0.XHC" auch geben in eurem BIOS. Weiter muss die SSDT als kompiliert *.aml abgespeichert werden das diese funktioniert.

... und das Field Unit Object "PMEE" innerhalb von "XHC". Aber selbst damit (korrekte SSDT) funktioniert noch nichts.

Die Methode "_PTS" (Prepare To Sleep) darf in der DSDT nicht mehr aktiv sein, ein Umbenennen via ACPI-Patch erledigt das (_PTS -> ZPTS). In der genannten SSDT werden dann entsprechende Argumente an das nun nicht mehr von allein funktionierende "ZPTS" gesendet, in einer für macOS verständlichen Form.

Es funktioniert also nur mit der SSDT (inkl. korrekter Pfade) + ACPI-Patch.

Beitrag von „weyerma“ vom 23. Januar 2021, 21:18

[Zitat von davidjoa](#)

Das habe ich schon gemacht aber leider ohne Erfolg ,oder habe ich es falsch gespeichert ☐☐

Verstehe ich nicht ganz... ich speichere es als aml Datei... was kannst du da falsch speichern?

[Zitat von 5T33Z0](#)

Würd's anspnsten mal mit Kernel > Quirks > PowerTimeoutKernelPanic testen.

Hab ich auch schon aktiviert.

[Zitat von anonymous writer](#)

Damit das funktioniert muss es das Device "SB.PCI0.XHC" auch geben in eurem BIOS. Weiter muss die SSDT als kompiliert *.aml abgespeichert werden das diese funktioniert.

Beides kann ich nicht beurteilen ob es richtig ist da weitere Information wie die verwendete EFI oder die original DSDT fehlen im Post.

Wenn es das device nicht gibt, kriegst du eine Fehlermeldung beim kompilieren... eigentlich kannst du das gar nicht falsch machen.

Dann als aml speichern und sie wird automatisch kompiliert.

Hab mal das EFI angehängt.

[Zitat von apfelnico](#)

Es funktioniert also nur mit der SSDT (inkl. korrekter Pfade) + ACPI-Patch.

Ja den Patch habe ich au drin.

Zusätzlich hab ich auch alle Ports noch richtig gemapt mit dem Hackintool.

Beitrag von „anonymous_writer“ vom 23. Januar 2021, 23:30

Lade dir bitte mal dieses Tool herunter

[IORegistryExplorer](#)

und speichre die Informationen des Tools als "File > Save a copy as ..." und lade diese Datei als ZIP hier hoch.

Beitrag von „weyerma“ vom 24. Januar 2021, 00:25

[Zitat von anonymous writer](#)

und speichre die Informationen des Tools als "File > Save a copy as ..." und lade diese Datei als ZIP hier hoch.

Ok, hab ich gemacht. Danke 😊

Beitrag von „Davide“ vom 24. Januar 2021, 01:59

Hast du die Einstellung im Bios : Einschalten durch Pci-e ?

hatte genau das selber Problem ! alles was ich eingestellt und umgestellt und ausprobiert habe hat nicht geholfen.

bis auf es auszustellen.

Beitrag von „davidjoa“ vom 24. Januar 2021, 02:10

Habe eine Gigabyte z390 es startet immer noch neu trotz alle versuche ☐

Beitrag von „anonymous_writer“ vom 24. Januar 2021, 10:52

Wurden Com und Serial Ports im BIOS deaktiviert wenn möglich?

Beitrag von „weyerma“ vom 24. Januar 2021, 12:53

Ok ich habs jetzt endlich rausgefunden 🙌👉👈😊

Im Bios muss die Option Power->Erp aktiviert sein... dann gehts.

Vielen Dank an Alle für die Hilfe!