Monterey Installation Hilfe

Beitrag von "Delta1" vom 12. Februar 2022, 22:20

Moin,

hatte meinen Hackintosh jetzt ein Jahr lang ohne Probleme auf Catalina laufen gehabt und wollte dieses Wochenende auf Monterey updaten, da ich mir eine RX 6600 xt kaufen möchte. Leider hat das Update nicht so wie geplant geklappt. In der Annahme, dass ein fresher Install einfacher ist, habe mittlerweile meine komplette Festplatte formatiert. Leider hat dies ebenfalls nicht geklappt und ich komme, egal wie ich meinen Stick konfiguriere, nicht an diesem Screen vorbei: https://www.dropbox.com/s/2chlo3yyxcaosu0/IMG_0643.HEIC?dI=0

Mein System:

Intel i5 10600k mit iGPU

Gigabyte H470 HD3

G.Skill Trident Z RGB/NEO (2x8 2666 + 2x16 3600) Fenvi Wlan/Bluetooth Karte

Hier aktueller installieren: ist mein Versuch Monterey zu https://www.dropbox.com/sh/xd0...Zzmh0LZ3qG9WkNlUeipa?dl=0 Windows Hier ist meine alte EFI (mit Dual Boot): https://www.dropbox.com/s/izybsv219r6aul3/EFI.zip?dl=0

Vielen Dank für eure Hilfe!

Beitrag von "cobanramo" vom 12. Februar 2022, 23:37

Hallo Delta1,

lst aber auch leicht verständlich warum du da nicht vorbei kommst oder? 🙂



Da ist doch nichts zu laden vorhanden, deine Config.plist heisst immer noch Sample.plist.



Hab den im Anhang als Basis OpenCore 0.7.8 erstellt, versuch mal mit dem hier zu starten,

Im Menü 1x leertaste und Nvram reset tätigen nicht vergessen.

Gruss Coban

Beitrag von "Delta1" vom 13. Februar 2022, 16:59

vielen Dank erstmal für die Hilfe. Hätte ich vielleicht auch selbst drauf kommen können...

Außerdem habe ich es mit deiner EFI probiert (vielen Dank nochmal) und damit komme ich zumindest schonmal in den OC Picker. Allerdings bleibe ich nach ein paar Zeilen auf dem Screen bei einem Blackscreen hängen. Nachdem ich meine plist umgenannt habe, passiert bei mir mit der Debug version dasselbe. Hier ist der Log davon:<u>opencore-2022-02-13-165332.txt</u>

Beitrag von "badbrain" vom 13. Februar 2022, 17:05

Zitat

• Note: With macOS 10.15.5 and newer, there seems to be a lot of issues with black screen using 07009B3E, if you get similar issues try swapping to 00009B3E

We also add 2 more properties, framebuffer-patch-enable and framebufferstolenmem. The first enables patching via WhateverGreen.kext, and the second sets the min stolen memory to 19MB. This is usually unnecessary, as this can be configured in BIOS(64MB recommended) but required when not available.

framebuffer-patch-enable Data 01000000 framebuffer-stolenmem Data 00003001

Beitrag von "Delta1" vom 13. Februar 2022, 17:09

Vielen Dank badbrain,

Hi,

aber tatsächlich habe ich den Guide gelesen (Ik wirkt nicht so wenn man vergisst seine plist

umzubenennen)	und	das	hat	für	mich	leider	nicht	nichts	geändert.
✓ Add				≎ Die	ctionary	2	key/value p	airs	
PciRoot(0x0)/Pci	(0x1b,0x0))		\$ Die	ctionary	1	key/value p	air	
layout-id				\$ Da	ita	<(1000000>	•	
PciRoot(0x0)/Pci	(0x2,0x0)			\$ Die	ctionary	3	key/value p	airs	
AAPL, ig-platfo	orm-id			\$ Da	ita	<()7009B3E>		
framebuffer-p	atch-enal	ble		\$ Da	ita	<(01000000>		
framebuffer-s	tolenmem	h		\$ Da	ita	<(00003001>	•	

Trotzdem vielen Dank für die Hilfe!

Beitrag von "badbrain" vom 13. Februar 2022, 17:14

Das hast du auch schon versucht?

Zitat

try swapping to 00009B3E

SecureBootModel auf Disabled

Beitrag von "Delta1" vom 13. Februar 2022, 17:14

Ja, beides schon mehrfach.

Beitrag von "cobanramo" vom 13. Februar 2022, 18:43

Ich würde dir empfehlen das du dich an den Bios konzentrierst...

Dein CFG-Lock ist aktiv...

Heidel Beidele DCC/U: Wr services Pag 1 Cares 6 Threads 2 - Tutcess	
00:548 00:057 0CDVD: Found 3ntell00 Corv(TW) 15-10000K CPU 0 4.3001c	
MH:100 AB:404 DCCMU: Signature ABASS Stepping 3 Model AS Family 6 Type 8 ExtModel A ExtFamily 8 vCode CA CPUED MAX (16/0608080	
001229 001030 DCD401 E257 CPG Lank 1	
HEIDIR BRIRDR DEEPEI THE ANDIANT R	
Michiel 60:400 00070: Fallback Core Crystal Clock Prequency 2400000000	
00:321 00:000 000740 070740000127 41040000004 4204090 + 24000000 + 342 / 2	
MEINED MAILAND DECEMBER TANDAR IN A TYUA UNANAMA DATEL	
Mil 200 Mil 200 GCCPG: Failed to get FSBFrequency dute using Apple Platform Info - Not Found	
H1423 08:428 00270; Drivi TiC; 428400000000, 4284700; F18; 1800175000; 18070; Nachushatio: 41	
MALACA BELEDE DELTALI DETECTAD Apple Processor Type: 86 -> 6689	
REGAR BELEDE GEDRUI DRUFTEBURINGFTEBURINGTE BIZ BRIZ	
11/E18 61:108 (CDPU) DVPrequency 418484444440 (1849)	
11012 MILET DUTY PERFECTION STREET	
RIETZ BEIEGE BLUMUI PRE 1 COMES 5 TRIBUES 12	
34:365 BRIBH OVER: Band barral unreins 31 3 B (318388)	
anima enterna ocani meno acimel versioni zalore tzanevi	
24:794 00:032 DCAK: Replacing score scope mirs data 226 76	
24:835 00:048 OCAK: Replacing scon core scope mars data 226 406416	
34:863 88:827 DCAK: Replacing area core scope mars data 236 16384	
and an and a second sec	
24:093 00:030 DCAK: Not matching _ktom_core_scope_mars data 46 422876	
24:925 00:032 DCAK: 64-bit XcpmCfgLockRel replace count - 2	
24:978 88:852 DCAK: 64-bit PanicKestDuma replace count - 1	
The set as the start of the start and the start of the st	
25:000 WEIRSE ULAR: Patch Success Kext dump	
25:040 00:050 ULAR: Faton Success Next dump 25:041 00:032 OCAK: 64-bit PowerStateTimeout replace count - 1	
12:000 00:000 ULAN: FRITE Success KAX dump 25:041 00:012 DCAK: 64-bit PowerStateTimeout replace count - 1 25:071 00:010 DCAK: Patch success inline power state	
25:848 Bei28 GUAR Faich Success Act ownp 25:848 Bei20 COAK: 6 Act PaurishtTimeour replace count - 1 25:873 Bei28 COAK: Faich success inline power state 25:873 Bei28 COAK: Faich success inline power state	

https://dortania.github.io/Ope...-lake.html#starting-point



Ausserdem was ist mit der alten EFI die bei Catalina lief?

funktionierte da die Graphic? Warum übernimmst du nicht diese werte die schon mal gingen?

ACH Distance ACH Distance Construing Activity Construing Constr
> Boxar Distancy 2 3 delations/Vech Faun > Distancy 2 3 delations/Vech Faun > Mode Distancy 2 3 delations/Vech Faun > Politociphic/Pol(phita/bit) Distancy 2 3 delations/Vech Faun > Politociphic/Pol(phita/bit) Distancy 2 3 delations/Vech Faun > Politociphic/Pol(phita/bit) Distancy 2 1 delations/Vech Faun > Politociphic/Pol(phita/bit) Distancy 2 1 delations/Vech Faun - Advaction Distancy 2 1 delatio: Distancy 2 delations/Vech
Decken/regents Distriction 2 1 5 distribution/the Parallel v Add Distribution 2 1 5 distribution/the Parallel v Pelfinet/bit/Philphil/bit/bit/bit Distribution 2 1 5 distribution/the Parallel v Addit/bit/bit/bit/bit/bit/bit/bit/bit/bit/b
• Add Distance 2 3 5 addisave/host Paus >> Polifexephil/Phi[Dh1b0) Distance 2 1 5 addisave/host Paus >> Polifexephil/Phi[Dh1b0] Distance 2 1 5 addisave/host Paus >> Polifexephil/Phi[Dh1b0] Distance 2 1 5 addisave/host Paus -> Polifexephil/Phi[Dh1b0] Distance 2 1 5 addisave/host Paus -> Polifexephil/Phi[Dh1b0] Distance 2 1 5 addisave/host Paus -> Addit_pipelification Distance 2 4 Bytes 15000000 -> Addit_pipelification Distance 2 4 Bytes 15000000 -> andit=dysolm=Astron Distan
> Politicution/Politicit.bold Data and the second sec
> Pollworthol (Phytick Abit) Distance > 1 / Indexact/Vent Parm -> Pollworthol (Phytick Abit) Distance > 1 / Indexact/Vent Parm AAPL, gradement & Distance > 1 / Indexact/Vent Parm AAPL, gradement & Distance > 1 / Indexact/Vent Parm distance > 1 / Indexact/Vent Parm > 1 / Indexact/Vent Parm distance > 1 / Indexact/Vent Parm > 1 / Indexact/Vent Parm distance > 1 / Indexact/Vent Parm > 1 / Indexact/Vent Parm distance > 1 / Indexact/Vent Parm > 1 / Indexact/Vent Parm distance > 1 / Indexact/Vent Parm > 1 / Indexact/Vent Parm distance > 1 / Indexact/Vent Parm > 1 / Indexact/Vent Parm distance > 1 / Indexact/Vent Parm > 1 / Indexact/Vent Parm distance > 1 / Indexact/Vent Parm > 1 / Indexact/Vent Parm member/>distance > Dam > 1 / Indexact/Vent Parm > 1 / Indexact/Vent Parm member/>distance > Dam > 1 / Indexact/Vent Parm > 1 / Indexact/Vent Parm member/>distance > Dam > 1 / Indexact/Vent Parm > 1 / Indexact/Vent Parm
• Pollweit/Beitglicheit/schlid Dieter 0 1 Enderset/Text 0 IF AMPL, gestellmeit Dater 0 1 Fighter S0000888 Ample 4 Fighter S000088 Ample 4 Fighter S000088 Ample 4 Fighter S000088 Ample 4 Fighter S00008 Ample Ample 4 Fighter S00008 Ample 4 Fighter S00008 Ample Ample Ample 4 Fighter S00008 Ample Ample 4 Fighter S00008 Ample Ample Ample Ample Ample Ampl
AAPL, gradient al Date 5 8 (price 000000000) discher als für Aufgest aufgeste Date 5 8 (price 1800000) discher alle für Aufgest aufgeste Date 5 8 (price 1800000) andels-hörnig Date 5 8 (price 1800000) andels-hörnig Date 5 6 (price 1800000) andels-hörnig Date 5 6 (price 1800000) andels-hörnig Date 5 6 (price 1800000) melle-hörnig Date 5 6 (price 1800000) melle-hörnig Date 5 1 (price 100000) Nameluffer-opri-afstels Date 5 1 (price 100000) Nameluffer-opri-afstels Date 5 1 (price 100000) Nameluffer-opri-amable Date 5 1 (price 1000000) Nameluffer-opri-amable
device id Date 0 4 //types 1800000 4pc/d max trim rate Date 0 4 //types 1800000 and/m-8pc/d max trim rate first Date 0 4 //types 1800000 and/m-8pc/d max trim rate first Date 0 4 //types 1800000 and/m-8pc/d max trim rate first Date 0 4 //types 1800000 and/m-8pc/d max trim rate first Date 0 4 //types 19000000 0 //types 10
dpc/f max/the-sola Date 2 4 Bytes 10000000 amble-hom00 Dates 2 4 Bytes 6 Bytes
and/a-fpc/face/shor
andb-hdm00 Date 2 4 Bytes (\$100000 andb-hdm00 Date 2 4 Bytes (\$100000 hernshufte-cont-adated Date 5 Hytes (\$100000
andbill-legon-tapport Date 2 - 4 (byte: 9 000000) Neural-Life: cm1 allates Date 2 - 1 (byte: 9 000000) 0 00000 Neural-Life: cm1 allates Date 2 - 1 (byte: 9 000000) 0 00000 Neural-Life: cm1 allates Date 2 - 1 (byte: 9 000000) 0 00000 Neural-Life: cm2 allates Date 2 - 1 (byte: 9 000000) 0 00000 Neural-Life: cm2 allates Date 2 - 1 (byte: 9 000000) 0 00000 Neural-Life: cm2 allates Date 2 - 1 (byte: 9 000000) 0 00000 Neural-Life: cm2 allates Date 2 - 4 (byte: 9 000000) 0 00000 Neural-Life: cm2 allates Date 2 - 4 (byte: 9 000000) 0 00000
Numebulie conti addeta Date 1 12 (https: 0100000 0040000 00400000 00400000 004000000
Numebulke contrainable Date: 0 4 (f)(1)(1)(1)(1)(1)(1)(1)(1)(1)(1)(1)(1)(1)
Numeul/Le und ablatis Date 1 1 (hins: 0000000 0000000 0000000 001000000 Numeul/Le und ablatis Date 6 (hins: 0100000) Numeul/Le und ablatis Date 0 1 (hins: 0100000 000000 00100000) Numeul/Le und ablatis Date 0 1 (hins: 0100000 000000 001000000) Numeul/Le und ablatis Date 0 4 (hins: 0100000) Numeul/Le und ablatis Date 0 4 (hins: 0100000)
Numebulle-cord-anable Date: 2 8 (true to 000000) Numebulle-cord-adata Date: 2 12 (true to 00000000000000000000000000000000000
Namebuffer cord-Matain Date 1 10 (https://doi/doi/doi/doi/doi/doi/doi/doi/doi/do
Namebulfer-con3-enable Dates © 4 Bytes: 01000000 Namebulfer-con3-has-lapcon Dates © 4 Bytes: 01000000
Batwohiller-cond-has-lepton Daten 0 4 Dyles: 01000000
Trainebuller con3 preferred lapon mode Daten 0 4 Bytos: 01000000
Namebuller patch-anable Daten © 4 Bytes 0100000
Namebuller portcourt Daten C 4 Bytes 0400000
framebuffer-stolennen Deten 0 4 Bytes 0000001
transbuffer unifiedment Daten C 4 Bytes 0000000
> Delete Deleter Que de la Societada de la
> Kend Dictionary 0 7 Schlossi West Pass
Mee Dictorary D 4 Dictionary
> NVMAM Dictionary D & Deticional Viet Page
b Platenards Dictionary D 7 Dictionari/Vest Place
5 UEPI Dictionary © 5 Software Plane

Gruss Coban

EDIT: Das USB Patching ist garantiert auch ein start problem... Das mit USBInjectAll.kext kannst du eh vergessen mit BigSur & Monterey,

Guck, erstell dir ein Catalina <u>Install stick</u>, setze im Config den "XhciPortLimit" auf yes und installiere dir zuerst einen vorübergehenden MacOS Catalina, so brauchst du vorerst mal keine gedanken über USB machen.

Danach löst du deine probleme stück für stück, wenn alles funktioniert erstellst du dir einen neuen Apfs Volume namens Monterey und gehst später zu Monterey installation rüber, später kann man immer nocht den Catalina Volume löschen wen man mag.

So würde ich jedenfalls vorgehen um die neuen schwierigkeiten mit BigSur & Monterey aus dem weg zu gehen.

Beitrag von "Delta1" vom 13. Februar 2022, 18:49

Danke Conan,

vielen Dank für den Tip mit CFG lock. Ich bin gerade selbst auf die alten Werte gekommen und Überraschung! es hat sogar funktioniert, ich bin grad in der Installation. Würdest du CFG-Lock ändern wenn damit funktioniert, bzw. wofür ist das überhaupt gut?

Nochmal vielen Dank und ich hoffe mal der Install läuft jetzt ohne Probleme durch

PS. Ich hatte die Werte bisher nicht übernommen, weil es letztes Mal auch ohne ging und diese nur für Grafikbeschleunigung nötig waren (und ich wollte möglichst allen Schwachsinn raus lassen)

Beitrag von "cobanramo" vom 13. Februar 2022, 19:10

Zitat von Delta1

Würdest du CFG-Lock ändern wenn damit funktioniert, bzw. wofür ist das überhaupt gut?

Auf jedenfall, CFG-Lock ist ein Register Bit der dem Betriebsystem erlaubt Konfigurations & Powermanagment Änderungen direct vorzunehmen.

Man kan dies Hardwaremässig im Bios oder aber auch Softwaremässig über Config.plist erreichen, Im bios zu ändern sollte immer vorgezogen werden, ich mag zwar das ganze nicht genau beurteilen wie zuverlässig die Software seitige Änderung funktioniert aber hab auch schon Rechner vor mir gehabt bei denen das nicht funktioniert hat, Stichwort laptops.

https://dortania.github.io/Ope...ock.html#what-is-cfg-lock

Beitrag von "Delta1" vom 13. Februar 2022, 20:04

Ok, dann werde ich das wohl machen.

Install hat auch geklappt, vielen Dank für eure Hilfe!