

Erledigt

GA-H61N-USB3-B3 lange Bootzeit unter Mountain Lion

Beitrag von „Doe2John“ vom 11. Oktober 2012, 19:10

Wer von euch hat auch das Problem oder eine Lösung parat, dass Mountain Lion eine sehr lange Bootzeit bei dem Board GA-H61N-USB3-B3 hat. Unter Lion lief alles wunderbar.

```
...
MPC Framework successfully initialized
using 16384 buffer headers and 10240 cluster IO buffer headers
IOAPIC: Version 0x20 Vectors 04:07
ACPI: System State (S0 S3 S4 S5)
PFM64 (36 cpu) 0xf0000000, 0x00000000
waitForSystemApple
Backtrace 0xfffff000065115c 0xfffff0000651a3b 0xfffff00006520e9 0xffff
ffff000063133e
Kernel Extensions in backtrace:
  com.apple.driver.AppleRTC(1,5)18054DE73-042E-3093-0052-006609993
    dependency: com.apple.iokit.IOACPIFamily(1,4)1000913E0-C100-3
RTConsole relocated to 0xf0000000
sbinlt: done (64 MB total pool size, (42/21) split)
Pthread support (BORIS) when sync kernel primitives missed
rooting via boot-uuid from /chosen: 149C9311-2128-382C-9407-0613E3717950
Waiting on <dict ID="B"><key>IOProviderClass</key><string ID="1">IOBoard
ot-uuid=media</string></dict>
com.apple.AppleFSCompressionTypeZlib load start
com.apple.AppleFSCompressionTypeDataless load start
com.apple.AppleFSCompressionTypeZlib load succeeded
com.apple.AppleFSCompressionTypeDataless load succeeded
PCI configuration changed (bridge=1 device=2 cardbus=0)
[ PCI configuration end, bridges 3 devices 10 ]
|
```

Beitrag von „Griven“ vom 11. Oktober 2012, 22:56

Gefahr erkannt, Gefahr gebannt 😊

Ich habe mal ein wenig mit google gespielt und es gibt 2 mögliche Lösungsansätze zu dem Problem wobei eine zu einer sicheren Kernelpanik führt und daher den klassischen Holzweg darstellt, die andere jedoch ist der buchstäbliche goldene Schlüssel zum Erfolg ist...

in ML > 10.8.0 und Lion >10.7.3 hat es ganz offensichtlich gravierende Änderungen an der IOAHCIFamily.kext gegeben die zu gewissen Inkompatibilitäten mit einigen Chipsätzen unter anderem dem auf diesem Board verbauten H61 Express Chipsatz geführt hat. Ein einfaches

Rollback auf die Version aus 10.8.0 bringt die Lösung. Ihr findet die nötigen Kexte [HIER](#)

Natürlich haben wir es getestet und es funktioniert auf Boards mit H61 Express Chipsätzen.
Also viel Spass damit 😊

Beitrag von „“ vom 12. Oktober 2012, 08:50

Ja die kleinen Dinge die alles verändern.

Ich sage auch mal besten Dank. 👍

Beitrag von „Fabii“ vom 15. Oktober 2012, 15:59

Ich kann auch nur besten dank sagen 😊 mir ist das wegen SSD nicht so sehr aufgefallen, aber das erspart bei mir 25 sekunden boot zeit 😊